TUTORIAL STEP7 TIA PORTAL V14 MET S7-300



J.E.J. op den Brouw De Haagse Hogeschool Opleiding Elektrotechniek 8 februari 2019 J.E.J.opdenBrouw@hhs.nl

VERSIEHISTORIE

Rev.	Datum	Aut.	Beschrijving
0.1	08-12-2017	JodB	Eerste opzet, concept, tutorial LAD en Graph
0.2	12-12-2017	JodB	Aanpassingen na opmerkingen Gerard
0.3	03-01-2018	JodB	Tutorial SCL, peripheral access, plaats van bestanden her-
			schreven, bijlage met formules voor temperatuurmeting, scha-
			kelen tussen programmeertalen, import en export van bron-
			bestanden, dupliceren project, flankdetectie in SCL
0.4	09-01-2018	JodB	Timers is SCL, counters in SCL, extra info formules tempera-
			tuurmeting, aanpassingen na opmerkingen Gerard en Ben
0.5	27-01-2018	JodB	Sequencers in SCL, kleine aanpassingen in de tekst, aanpas-
			singen na opmerkingen Gerard
0.6	16-02-2018	JodB	Aanpassingen na opmerkingen Ben
0.61	04-02-2019	jodb	Tikfouten, logo aangepast
0.62	08-02-2019	JodB	Tekst over voorbeeld in bijlage A in rood afgedrukt

©2019, J. op den Brouw

Deze tutorial is tot stand gekomen dankzij de medewerking van Ben Kuiper (Elektrotechniek), Gerard Tuk (Mechatronica), Ernst Kouwe (Mechatronica) en Jon van den Helder (Technische Informatica).

Voor suggesties en/of opmerkingen over deze tutorial kan je je wenden tot J. op den Brouw, kamer D1.047, of je kunt email versturen naar J.E.J.opdenBrouw@hhs.nl.

INHOUDSOPGAVE

1	Inleiding	10										
2	Practicumomgeving											
3	De PLC3.1Beschrijving PLC3.1.1Processormodule CPU315F-2 PN/DP3.1.2Voedingsmodule PS3073.1.3Digitale I/O module SM3233.1.4Analoge I/O module SM3343.1.5Simulatie I/O module SM3743.2Programmeertalen3.3Gebruik PLC	 14 15 15 16 16 17 18 19 										
4	Tutorial LAD4.1Aanmaken nieuw project4.2PLC configureren4.3PLC-configuratie downloaden4.4PLC tags invoeren4.5Programma invoeren4.6Laden PLC met programma4.7Monitoren van het programma en variabelen	 21 22 25 28 29 31 32 										
5	Tutorial S7-Graph5.1Aanmaken nieuw project, PLC configuratie & download	35 35 35 35 37 37 37 38 39 40 43 44										
6	Tutorial SCL6.1Analoge ingang en temperatuur meten6.2Aanmaken nieuw project, PLC configuratie & download6.3PLC tags invoeren6.4De functie ConvertADCToTemp	46 47 47 48										

	6.5 Compileren SCL-code	. 50
	6.6 De functie CheckMinMax	. 51
	6.7 De functie Alarms	. 52
	6.8 Het functieblok AverageTemp	. 52
	6.9 OB1 invoeren	. 55
	6.10 Laden PLC met programma	. 57
	6.11 Monitoren van programma en variabelen	. 57
	6.12 Variabelen manipuleren met watch table	. 59
	6.13 Automatische temperatuurregistratie	. 61
	6.14 Foutdetectie NTC-weerstand	. 62
7	Sequencers in SCL	64
	7.1 Opzet sequencer	. 64
	7.2 Voorbeeld van een sequencer	. 65
	7.3 Eerste binnenkomst en laatste verlaten van een stap	. 67
	7.4 Het gebruik van timers in een sequencer	. 68
	7.5 Parallelle verwerking van sequencers	. 72
	7.6 Parallelle verwerking binnen een sequencer	. 73
8	Tips, tricks & troubleshoot	77
Ŭ	8.1 Projecten archiveren	. 77
	8.2 Projecten inlezen	. 78
	8.3 PLC diagnostiek	. 80
	8.4 Clock Memory Byte	. 82
	8.5 Instellen maximum scan cycle tiid	. 83
	8.6 Peripheral access	. 83
	8.7 Schakelen tussen programmeertalen	. 84
	8.8 Importeren extern bronbestand	. 85
	8.9 Exporteren naar een extern bronbestand	88
	8.10 Dupliceren van een project	. 88
	8 11 Flankdetectie in SCL	. 00 88
	8.12 Timers is SCL	. 90
	8 12 1 Simatic timers	· /0
	8.12.2 IEC timers	. 91
	8.13 Counters in SCL	. 93
	8 13 1 Simatic counters	. 93
	8 13 2 IEC counters	. 70 94
	8.14 Wijzigen van de programmeertaal in Graph	. 96
Bi	bliografie	97
-		,,
Α	LAD-programma verkeerslichten	98
B	Functie FC1 "ConvertADCToTemp"	102
C	Functie FC2 "CheckMinMax"	104
D	Functie FC3 "Alarms"	105

E	Functieblok FB1 "AverageTemp"	106
F	OB35 "CyclicInterrupt"	108
G	PLC Blocks, adressen, memory	109
H	Formules temperatuurmeting	110

LIJST VAN FIGUREN

1.1	Opzet PLC-systeem.	10
2.1	Engineering layout van de PC	12
3.1	De PLC S7-315 met I/O-modules.	14
3.2	De processormodule CPU315F.	15
3.3	De voedingsmodule PS307 5 A.	15
3.4	Digitale I/O module SM323.	16
3.5	Bitverdeling van de 8-bits analoge module SM334.	16
3.6	Analoge I/O module SM334.	17
3.7	Simulatiemodule SM374.	18
3.8	De operating modes van de PLC.	19
4.1	Pictogram Tia Portal V14	21
4.2	Openingsscherm Tia Portal V14.	21
4.3	Aanmaken nieuw project.	22
4.4	Nieuw project wordt aangemaakt.	22
4.5	Nieuw apparaat configureren.	22
4.6	Selecteren CPU-module.	23
4.7	Project view van de PLC-configuratie.	23
4.8	Volledige module-configuratie van de PLC.	24
4.9	Instellen IP-adres.	25
4.10	Instellen MPI-adres.	25
4.11	Compileren PLC-configuratie.	26
4.12	PLC-configuratie wordt gecompileerd.	26
4.13	Selecteren download naar PLC.	26
4.14	Selecteren PLC voor download.	27
4.15	Preview van de acties tijdens download naar PLC.	27
4.16	Resultaat van de download naar de PLC en de mogelijkheid om de PLC te	
	starten	28
4.17	Starten invoer PLC tags.	28
4.18	Alle PLC tags ingevoerd.	29
4.19	Aanmaken functie.	29
4.20	Functie FC1 aangemaakt en geopend.	30
4.21	Meest voorkomende componenten.	30
4.22	Invoeren PLC tags.	31
4.23	Het eerste netwerk volledig	31
4.24	OB1 roept FC1 aan	32
4.25	Selecteer OB1 en FC1 voor download.	32
4.26	Download-dialoog.	32
4.27	Monitoren eerste netwerk	33

4.28	Monitoren PLC tags.	. 34
5.1	PLC tags.	. 36
5.2	Aanmaken functie DrukknopConditioner (FC1).	. 36
5.3	Laddernetwerken FC1.	. 37
54	Aanmaken FB1	38
5 5	Openingsscherm Granh editor	
5.5		. 50
5.0		. 39
5./		. 39
5.8	Lerste stap volledig.	. 40
5.9	Aanmaken nieuwe stap.	. 40
5.10	Volledige Graph-sequencer.	. 41
5.11	Compilatie is gelukt.	. 42
5.12	Invoeren OB1	. 42
5.13	Aanmaken Data Block voor FB1.	. 42
5.14	Volledige OB1 voor aanroepen FC1 en FB1.	. 43
5.15	Download alle blokken.	. 44
5.16	Download preview.	. 44
5 17	Download preview	45
5 18	PLC tags online bekijken	45
5.10		. 15
6.1	Aansluitschema van de NTC- en serieweerstand	. 46
6.2	PLC tags.	. 47
6.3	Aanmaken nieuwe functie ConvertADCToTemp (FC1)	. 48
6.4	Functie ConvertADCToTemp aangemaakt en de SCL-editor is gestart.	. 48
6.5	De interface van functie ConvertADCToTemp	49
6.6	De SCL-code van functie ConvertADCToTemp	49
6.7	Selecteren compilatie	50
6.8	Voortgang compilatie	. 50
6.0	Compilatio goglaagd	. 50
0.9	Voorboold van een midulte commiletie	. 50
0.10		. 51
0.11	De SCL-code van functie checkminmax (FC2). \ldots \ldots \ldots	. 51
6.12	De SCL-code van functie Alarms (FC3)	. 52
6.13	Aanmaken van een array van structures.	. 53
6.14	Invullen van de structure.	. 53
6.15	De complete interface van functieblok AverageTemp (FB1)	. 54
6.16	De SCL-code van functieblok AverageTemp (FB1).	. 54
6.17	Functie ConvertADCTOTemp toevoegen aan eerste rung OB1	. 55
6.18	Functie ConvertADCTOTemp geplaatst in eerste rung van OB1	. 55
6.19	Functies CheckMinMax en Alarms geplaatst in OB1.	. 56
6.20	Aanmaken datablok voor functieblok AverageTemp.	. 56
6.21	Functieblok AverageTemp is in de vierde rung geplaatst.	. 57
6.22	De vierde rung compleet.	. 57
6.23	Downloaden van de blokken naar de PLC.	. 57
6.24	Download preview	58
6 25	Monitoren van functie ConvertADCToTemp	. 50 58
6.26	Moitoren van de PIC tags	50
6 27	Monitoren van datablok AverageTemp DP	. 59
0.4/		. 39

6.28 6.29 6.30 6.31 6.32 6.33	B Toevoegen nieuwe watch table. De ingevulde watch table. D De ingevulde watch table. Watch table monitort de variabelen. Watch table monitort de variabelen. Wijzigen van de waarde van een variabele. Wijzigen van de waarde van een variabele. ScL-code OB35.	60 60 61 61 62 63
7.1 7.2 7.3	Declaratie van de stappen	65 70 74
8.1 8.2 8.3 8.4 8.5 8.6 8.7 8.8 8.9 8.10 8.11 8.12 8.13 8.14 8.15 8.14 8.15 8.16 8.17 8.18 8.19 8.20 8.21 8.22 8.23 8.24	Archiveren project. Project opslaan. Bestandsnaam en doelmap opgeven. Project wordt gearchiveerd. Inlezen project. Inlezen project. Huidige project wordt afgesloten. Selecteer het opgeslagen project. Selecteer de doelmap. Overschrijf de doelmap. Project wordt geopend. Verbinding opzetten voor diagnostiek. De verbinding is opgezet. Instellen clock memory byte. Instellen maximum scan cycle tijd. Foutieve invoer PLC tag met peripheral access. Correcte invoer in de tags-tabel. Aanroep van peripheral access in OB1. Omzetten van een blok in LAD naar FBD. Het blok in FBD. Add new external file. Selecteer extern bronbestand.	77 77 78 78 78 78 78 79 79 79 79 80 80 81 81 82 83 84 84 84 85 85 86 86 87
8.25 8.26 8.27 8.28	Waarschuwing overschrijven blok. Voortgang conversie extern bronbestand naar blok. Het blok is gegenereerd. Selectie te exporteren blok.	87 87 88 88 89
8.29 8.30 8.31 8.32 8.33 8.34 8.35	 Specificeer de naam van het te exporteren blok. Huidige en voorgaande waarden bij flankdetectie. SCL-code voor het detecteren van een opgaande en neergaande flank. Tags-tabel voor gebruik van een timer. SCL-code voor het instantiëren en gebruiken van een Simatic timer. Tags-tabel voor gebruik van een IEC timer. Aanmaken van een datablok voor gebruik van een IEC timer. 	89 90 90 91 91 91 92 92
8.36 8.37	SCL-code voor het instantiëren en gebruiken van een IEC timer. Zags-tabel voor gebruik van een counter.	92 92 93

8.38 SCL-code voor het instantiëren en gebruiken van een counter.	94
8.39 Tags-tabel voor gebruik van een IEC counter.	94
8.40 Aanmaken van een datablok voor gebruik van een IEC counter.	95
8.41 SCL-code voor het instantiëren en gebruiken van een IEC counter	95
8.42 Selectie van de taal van de overgangscondities bij een Graph-programma.	96

LIJST VAN TABELLEN

3.1	Enkele spanningen en stromen bij analoge modules.	17
8.1	Frequenties en periodetijden van de clock memory byte	83

LISTINGS

66
1. 67
<u>le</u> . 0/
68
69
71
73
75
76
102
103
104
105
106
107
108

1. INLEIDING

Het zal de meeste mensen niet opvallen, maar veel van onze producten worden gemaakt in fabrieken. We denken hierbij aan bijvoorbeeld mobiele telefoons, microprocessoren maar ook colaflessen (en het vullen ervan).

Het vervaardigen van deze producten wordt, omdat er massaproductie nodig is, gedaan door middel van een productielijn, in de volksmond lopende band genoemd. Vroeger waren hier grote groepen arbeiders voor nodig, tegenwoordig worden veel van deze klussen gedaan door machines.

Deze machines moeten bestuurd worden. Het besturen wordt onder andere gedaan door Programmable Logic Controllers, afgekort tot PLC¹. Een PLC is te beschouwen als een computer met gespecialiseerde I/O. De computer, bestaande uit een microprocessor en geheugen, is te programmeren. De I/O wordt gebruikt om de machines aan te sturen en informatie betreffende de voorgang van het proces te vergaren.

De Faculteit voor Technologie, Innovatie en Samenleving / Delft beschikt over een schaalmodel van een productiesysteem van Festo en PLC's van Siemens. Deze beide componenten worden verderop toegelicht. Zie figuur 1.1.



Figuur 1.1: Opzet PLC-systeem.

Een korte introductie van de blokken:

- PLC (Programmable Logic Controller), de aanstuurder van (een deel van) het productiesysteem;
- Productiesysteem, de te besturen productieomgeving, bv. van de firma Festo,
- PC, de computer waarop de software voor de PLC wordt ontwikkeld, tevens monitoring systeem;

¹ In de Verenigde Staten wordt veelal de term Programmable Controller gebruikt, afgekort tot PC. Dit geeft echter verwarring omdat een ander veel voorkomend apparaat, de Personal Computer, óók wordt afgekort tot PC.

• HMI-station/Operator Panel, een terminal waarop de engineer/operator het productieproces kan volgen.

Tussen de diverse blokken is communicatie mogelijk:

- PLC ↔ Productiesysteem, meetsignalen en stuursignalen (gezien vanuit de PLC);
- PLC ↔ PC, programmeerkabel, communicatie d.m.v. MPI of Ethernet. Deze kabel kan voor meer doeleinden gebruikt worden, maar in eerste instantie voor programmeren;
- PLC \leftrightarrow HMI-station/OP, communicatie d.m.v. MPI, Profibus en Profinet.

Over de tutorials

Deze handleiding begeleidt de lezer aan de hand van diverse tutorials door de veelzijdigheid van de TIA Portal-programmeeromgeving. De eerste tutorial laat een ladderprogramma zien voor een eenvoudig verkeerslichtsysteem. In de tweede tutorial wordt het programma opnieuw ingevoerd, maar nu in S7-Graph. De derde tutorial betreft iets geheel anders; met behulp van een NTC-weerstand en een weerstand wordt een thermometer ontwikkeld. Het bijbehorende programma is in SCL geschreven. Daarna volgt een hoofdstuk over het implementeren van sequencers in SCL.

Hoe moet dit document gelezen worden

In de eerste twee tutorials wordt de lezer "aan de hand meegenomen". Van bijna alles wat de lezer moet invullen of aanklikken is een screenshot weergegeven. Vanwege de layout zijn sommige screenshots na de begeleidende tekst geplaatst, bijvoorbeeld op de volgende bladzijde. De lezer kan het best een alinea per keer lezen om een beeld te krijgen van de te verrichten handelingen.

Noot betreffende de plaats waar de projectbestanden moeten worden opgeslagen

TIA Portal maakt vrij weinig bestanden aan in een project. De bestanden zijn verder ook niet heel erg groot. Het is daarom mogelijk om een project op een USB-stick te zetten. Zorg er wel voor dat de USB-stick snel is. Een langzame stick levert toch wat vertraging op. Het gebruik van de H:-schijf is niet mogelijk. Verder is het mogelijk om een project te archiveren. Archiveren wordt besproken in hoofdstuk 8.

Boeken, datasheets en manuals

Siemens heeft een keur aan boeken, datasheets en manuals. Veel is te vinden op de support-website van Siemens [1]. Een goed boek dat veel beschrijft over de S7-300 en TIA Portal is van Berger [2].

2. PRACTICUMOMGEVING

De PC is een gewone IBM compatible computer en heeft in dit project meerdere functies: het is een ontwikkelstation om de PLC te configureren en programmeren, het is een ontwikkelstation voor de SCADA software en het is een monitoring station voor SCADA. Dit is in figuur 2.1 schematisch weergegeven.



Figuur 2.1: Engineering layout van de PC.

Aan de PC is een Ethernetkaart gekoppeld. Hiervoor zijn diverse drivers geïnstalleerd. De PC is met de PLC verbonden via de Ethernet-interface. De PC kan ook uitgerust worden met een PC Adapter USB van Siemens. Hiermee kan de PC met de PLC verbonden worden via de MPI-bus, een Siemens-eigen bus en protocol. Deze interface kan omgeschakeld worden naar Profibus, een gestandaardiseerd bussysteem dat gebruikt wordt in de automatiseringstechniek. Beide maken gebruik van het RS-485 protocol.

Op de PC is de volgende software geïnstalleerd:

Windows 7 SP1

Eén van de Operating Systems van Microsoft, aangevuld met de laatste Service Packs.

Simatic STEP 7 TIA Portal V14 Professional

Dit is de software van Siemens waarmee het PLC-programma ontwikkeld wordt en waarmee dat programma in de PLC geladen wordt. Dit laden gebeurt via de MPI-bus of Ethernet-bus. Deze versie heeft naast de bekende programmeertalen LAD, FBD en STL ook Graph en SCL.

WinCC Advanced V14²

Deze software van Siemens wordt gebruikt voor procesvisualisatie (HMI = Human Machine Interface) en toezichthouderscontrole (SCADA = Supervisory Control And Data

² Bij de studentenlicentie wordt alleen WinCC Basic geïnstallleerd.

Aquisition). WinCC Advanced is een onderdeel van het totale pakket waarmee een *runtime* ontworpen wordt. Hier kan je dus knoppen, I/O-velden, etc. aanmaken en acties koppelen aan die knoppen en I/O-velden. Is een runtime ontworpen, dan wordt het gecompileerd en kan het draaien in de WinCC Advanced Runtime (RT) of op een HMIpaneel.

WinCC Advanced RT V14³

WinCC Advanced RT is de component die de gecompileerde code uitvoert en daadwerkelijk interactie met de PLC vertoont. Het zal dus gegevens uit de PLC opvragen en bijvoorbeeld in een trenddatabase loggen. Zo kan de gebruiker informatie over langere tijd vergaren en opslaan om bijvoorbeeld historische trends te analyseren, zodat het productieproces verbeterd kan worden. De PC is te gebruiken als HMI-station.

PLCSIM V14

Het is mogelijk om het PLC-programma te testen in een simulator. Dit droogzwemmen is handig als het programma niet op de plek van de machinerie wordt ontwikkeld en getest. PLCSIM bootst een PLC met invoer en uitvoer na. Na ontwikkeling van de programmatuur kan deze in de PLC-simulator geladen worden en getest worden. Let op: PLCSIM V14 ondersteunt alleen de S7-1200 en de S7-1500.

PLCSIM V5.4

Deze versie van PLCSIM ondersteunt de S7-300 en de S7-400. Het is onderdeel van PLCSIM V14.

Alle tutorials kunnen met de studentenversie TIA Portal V14 SP1 en PLCSIM V5.4 uitgevoerd worden.

³ Deze software zit niet bij de studentenlicentie.

3. DE PLC

Het aansturen van fabrieksmachines wordt gedaan met een Programmable Logic Controller, afgekort tot PLC. We maken gebruik van één uit de familie van de S7-300 serie van Siemens.

3.1 Beschrijving PLC

Het exemplaar dat tijdens deze tutorial wordt gebruikt is de CPU315F-2 PN/DP, gecombineerd met voeding, digitale en analoge I/O-module en een simulatiemodule. Een foto van de configuratie is te zien in figuur 3.1.



Figuur 3.1: De PLC S7-315 met I/O-modules.

Geheel links op de foto is de voedingsmodule te zien. Direct rechts daarvan, met gele sticker is de CPU-module te zien. Rechts van de CPU-module zijn achtereenvolgens de digitale I/O-module, de analoge I/O-module en de simulatiemodule te zien.

Meer informatie over de CPU-module kan gevonden worden in [3]. Meer informatie over de signaalmodules kan gevonden worden in [4].

3.1.1 Processormodule CPU315F-2 PN/DP

Dit is het hart van het systeem. Op de foto is deze module in het midden gesitueerd. Het bevat een CPU-eenheid en een FLASH-opslagkaart. De CPU kan worden geprogrammeerd door middel van TIA-Portal software. De module heeft naast een MPI/Profibus-aansluiting ook een Ethernet aansluiting voor Industrial Ethernet of Profinet.



Figuur 3.2: De processormodule CPU315F.

3.1.2 Voedingsmodule PS307

De volgende onderdelen zijn (figuur 3.2):

- 1. Bus Fail; statusleds betreffende de bussen.
- 2. Diverse statusleds, o.a. System Fail, Run en Stop mode.
- 3. Het MMC-slot. Hierin wordt de MMC-kaart geplaatst. Zonder deze kaart werkt de PLC niet.
- 4. Operation Switch. Zet de PLC in RUN of STOP.
- 5. Leds van de Ethernet Link.
- 6. De Ethernet/Profinet-aansluiting.
- Voedingsspanning-aansluiting (+24V)
- 8. De MPI/Profibus-aansluiting

Het geheel wordt gevoed met een aparte voeding, links op de foto. De voeding kan 5 A leveren en is krachtig genoeg om de CPU en de I/O-modules aan te sturen.



Figuur 3.3: De voedingsmodule PS307 5 A.

De volgende onderdelen zijn (figuur 3.3):

- 1. "24 Volt aanwezig"-lamp.
- 2. Aansluitingen voor 24 V DC.
- 3. Trekontlasting.
- 4. Spanningsaansluiting 230 V AC en aarde.
- 5. 24 V DC aan-uit schakelaar.

3.1.3 Digitale I/O module SM323

Deze module, rechts naast de CPU-module, heeft 16 digitale ingangen en uitgangen. De module werkt op 24 V gelijkspanning. Voor zowel de ingangen als de uitgangen geldt: een logische '0' komt overeen met 0 V, een logische '1' komt overeen met 24 V. De uitgangen kunnen maximaal 0,5 A leveren. Links op figuur 3.4 is de voorkant van de module afgebeeld. Links zijn de ingangen, rechts de uitgangen gesitueerd.



De onderdelen zijn (figuur 3.4):

- 1. Kanaalnummer.
- 2. Statusled (groen indien logisch '1'.
- 3. Backplane.

Figuur 3.4: Digitale I/O module SM323.

3.1.4 Analoge I/O module SM334

Deze module staat rechts naast de digitale I/O-module op de foto. Het heeft vier analoge ingangen en twee analoge uitgangen. De ingangen kunnen d.m.v. spanning of stroom worden aangestuurd. De uitgangen kunnen een spanning of een stroom leveren. Het spanningsbereik ligt nominaal tussen 0 en 10 V, het stroombereik ligt nominaal tussen 0 en 20 mA. Aangezien de PLC verder een digitaal systeem is, moeten de analoge waarden worden geconverteerd. Er wordt gebruik gemaakt van 8-bits resolutie voor zowel ingangen als uitgangen.

De digitale waarden bestaan allemaal uit 16 bits, ook al worden maar 8 bits effectief gebruikt. De analoge spanningen zijn allemaal positief, het tekenbit is dan ook 0. Daarna volgen de 8 bits. De overige bits zijn allemaal 0. Zie ook figuur 3.5.

Bitnummer	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
Waarde	0	v	v	v	v	v	v	v	v	0	0	0	0	0	0	0

Figuur 3.5: Bitverdeling van de 8-bits analoge module SM334.

Voor zowel spanning als stroom geldt een "rated range", het bereik waarin normaal gewerkt wordt. Mocht een spanning of stroom daarboven komen, dan wordt over de "overshoot range" gesproken. Bij een nog hogere spanning of stroom wordt gesproken over "overflow". Zie ook tabel 3.1. Opmerking: deze waarden gelden voor alle analoge modu-

17

Decimaal	Hexadecimaal	Spanning	Stroom	Opmerking
32767	7FFF	11,852 V 23,70 mA		Overflow
32512	7F00			Overnow
32511	7EFF	11,759 V	23,52 mA	Overshoot
27649	6C01			Oversitööt
27648	6C00	10,000 V	20,00 mA	
20736	5100	7,500 V	15,00 mA	Rated range
128	80	46,296 mV	92,59 uA	Trated Tallge
0	0	0 V	0 mA	

 Tabel 3.1: Enkele spanningen en stromen bij analoge modules.

Merk op dat de SM334 de digitale waarde in stappen van 128 kan aanpassen vanwege de 8-bits resolutie.

Indien een uitgang in de overflow range wordt gestuurd, levert de uitgang een spanning van 0 V of een stroom van 0 mA. Indien een ingang in de overflow range wordt gestuurd levert dit een waarde van 7FFF op.



Figuur 3.6: Analoge I/O module SM334.

3.1.5 Simulatie I/O module SM374

Geheel rechts op de foto is een I/O-module te zien, waarmee digitale ingangen en uitgangen gesimuleerd kunnen worden. Nu is simuleren niet helemaal het juiste woord, het zijn wel gewoon in- en uitgangen. Alleen zijn de ingangen te bedienen door een gebruiker die hiermee de werking van een machine kan simuleren. De module is te gebruiken als:

- 16x ingang via schakelaars,
- 16x uitgang via leds,

- De onderdelen zijn (figuur 3.6):
 - 1. Interne voeding.
 - 2. Analoog-digitaal converter.
 - 3. Ingangen: spanningsmeting.
 - 4. Uitgangen: spanningsaansluiting
 - 5. Digitaal-analoog converter.
 - 6. Backplane
 - 7. Equipotential bonding.
 - 8. Functionele aarding.

• 8x ingang en 8x uitgang gecombineerd.

In deze laatste modus wordt de module gebruikt tijdens de tutorials.



Figuur 3.7: Simulatiemodule SM374.

De onderdelen zijn (figuur 3.7):

- 1. Schakelaars.
- 2. Modus-selector.
- 3. Kanaalnummer.
- 4. Leds

Tijdens de tutorials wordt de 8x input / 8x output modus gebruikt. De selector moet daarvoor in het midden staan. Het bovenste gedeelte werkt als 8x output; de schakelaars hebben geen functie. Het onderste gedeelte werkt als 8x input; de leds geven de stand van de schakelaars weer.

3.2 Programmeertalen

De PLC is ontstaan in de energie- en automatiseringstechniek en niet in de "echte" computerhoek. De programmeurs hadden geen opleiding tot computerprogrammeurs gevolgd. Hierdoor ontbrak in het begin een echte programmeertaal. In de loop der jaren zijn diverse methoden van programmeren ontworpen. Noot: hieronder volgt slechts een korte beschrijving.

De internationale norm IEC 61131-3⁴ beschrijft een aantal programmeertalen. Hieronder een overzicht. In de opsomming wordt eerst de IEC-naam gegeven en tussen de haakjes de IEC-afkorting en de afkorting die Siemens gebruikt.

Ladder Diagram (LD, LAD)

Deze taal bestaat uit een set van symbolische instructies die op een grafische wijze worden gepresenteerd. Er zijn vijf catagorieën van instructies: relais⁵, timer/counter, rekenkundig, data-manipulatie en programmabesturing. Deze symbolen kunnen zo worden opgesteld dat de gewenste werking in het geheugen wordt ingevoerd. Ladderdiagrammen worden gebruikt voor het besturen van (contact-)uitgangen gebaseerd op ingangscondities.

Function Block Diagram (FBD, FBD)

⁴ Zie http://www.plcopen.org

⁵ Vroeger waren de uitgangen van relais voorzien. Tegenwoordig worden de uitgangen ook met transistoren of thyristoren uitgevoerd. Men heeft echter de oude terminologie aangehouden.

Dit is een grafische taal waarbij de logische functies als blokken worden weergegeven. Naast de bekende AND en OR zijn er ook blokken voor tellers, timers enz. Het is een alternatief voor ladderdiagrammen.

Instruction List (IL, STL)

Dit is het best te omschrijven als een assemblertaal voor PLC's. Diverse instructies zoals L (load) en T (output) zijn voor handen. Hierin is het mogelijk om zeer nauwkeurig de werking van een programma te beschrijven omdat de instructies één op één worden vertaald naar machinetaal. STL staat voor Statement List. STL is niet conform de IEC-norm.

Structured Text (ST, SCL)

Deze taal lijkt erg op Pascal. Er kan geprogrammeerd worden als een echte programmeertaal, compleet met IF's, functieaanroepen, verschillende datatypes etc. SCL staat voor Structured Control Language. SCL is conform de IEC-norm en heeft enkele uitbreidingen.

Sequential Function Chart (SFC, Graph)

Ook dit is weer een grafische taal. Het is te vergelijken met het beschrijven van een toestandsmachine uit de digitale techniek; de condities van de overgangen worden beschreven d.m.v. LD's of FBD's. Aftakkingen (Branch) en parallelisme (Simultaneous Branch) zijn mogelijk. Siemens heeft een variant, S7-Graph genaamd, die voldoet aan de IEC 61131-3 norm.

Siemens levert een softwareapplicatie, genaamd TIA Portal Professional, waarin al deze programmeertalen zijn opgenomen.

3.3 Gebruik PLC

De PLC is een robuust apparaat. Dat neemt niet weg dat er voorzichtig met een PLC moet worden omgegaan. De PLC kan tijdens de tutorials en werkzaamheden gewoon onder spanning blijven staan. Wel is het raadzaam om de PLC in STOP te zetten als er wijzigingen in het geheugen worden gedaan. Hierbij valt te denken aan configuratieaanpassing en nieuwe blokken verzenden. Hieronder staan de operating modes van de PLC afgebeeld. Zie figuur 3.8.



Figuur 3.8: De operating modes van de PLC.

Uitleg van de overgangen:

- 1. Na aanzetten komt de CPU in STOP.
- 2. De CPU gaat naar STARTUP als de schakelaar in RUN wordt gezet.

- 3. De CPU komt in STOP als de schakelaar in STOP wordt gezet of de PLC een fout detecteert.
- 4. Hold mode (wordt niet besproken).
- 5. Hold mode (wordt niet besproken).
- 6. Hold mode (wordt niet besproken).
- 7. De CPU komt in RUN als alles goed is gegaan.
- 8. De CPU komt in STOP als de schakelaar in STOP wordt gezet of de PLC een fout detecteert.
- 9. Hold mode (wordt niet besproken).
- 10. Hold mode (wordt niet besproken).

4. TUTORIAL LAD

In deze tutorial wordt uitgelegd hoe een project moet worden aangemaakt. Er wordt een eenvoudig verkeerslichtsysteem ingevoerd. Eerst wordt een nieuw project aangemaakt, dan worden de netwerk- en hardwareconfiguratie van de PLC opgesteld. Daarna wordt de PLC tags-lijst aangemaakt zodat het programmeren wat eenvoudiger wordt. Vervolgens wordt het programma ingevoerd en als laatste wordt het programma online gevolgd (monitoren).

TIA Portal is een groot programma met zeer veel mogelijkheden. In deze tutorial wordt slechts een deel van de mogelijkheden getoond.

Start STEP7 Tia Portal V14 door op het pictogram te klikken, zie figuur 4.1. Na enige tijd volgt het openingsscherm, zie figuur 4.2.



Figuur 4.1: Pictogram Tia Portal V14.

TIA Siemens			_ 🗆 X
		Totally Integrated Auto	mation PORTAL
Start İşş		Open existing project	
Devices &	🥚 Open existing project	Recently used Project Path	Last
	Create new project		
PLC programming	Migrate project		
Motion & technology	Close project		
Visualization	Welcome Tour		
F	First steps		
Online & Diagnostics	Installed software		
	Help	Activate basic integrity check	
	Wser interface language	Browse Remove	Open
Project view			

Figuur 4.2: Openingsscherm Tia Portal V14.

4.1 Aanmaken nieuw project

Selecteer in het midden van het TIA Portal-scherm Create new project. Vul als projectnaam tut_lad in. Selecteer onder Path een geschikte map om het project onder te brengen, eventueel op een USB-stick. Klik daarna op **Create**. Zie figuur 4.3.

	Create new project	
Open existing project	Project name : Path	tut_lad
🥚 Create new project	Author:	jesse
Migrate project	Comment:	
Close project		✓
Welcome Tour		Create

Figuur 4.3: Aanmaken nieuw project.

TIA Portal gaat nu een nieuw project opzetten. Dat kan enige tijd duren. Tijdens het creëer-proces wordt een scherm getoond met de voortgang. Zie figuur 4.4.



Figuur 4.4: Nieuw project wordt aangemaakt.

4.2 PLC configureren

Nadat het project is aangemaakt verschijnt een scherm (figuur 4.5). Klik hierin op **Configure a device**.



Figuur 4.5: Nieuw apparaat configureren.

Er wordt een scherm geopend (figuur 4.6) Klik links op **Add new device** en daarna op de pictogram **Controllers**. Selecteer in de lijst van PLC's het type CPU 315F-2 PN/DP met ordernummer 6ES7 315-2FH13-0AB0. Dit kost enige tijd. Klik daarna onderaan op de knop **Add**. De schermindeling verandert nu radicaal. Dit is te zien in figuur 4.7.



Figuur 4.6: Selecteren CPU-module.



Figuur 4.7: Project view van de PLC-configuratie.

Figuur 4.7 toont de *project view* van alles wat zich in het project bevindt. In het linker paneel, de zogenoemde *project tree*, worden de apparaten en alles wat daarmee samenhangt weergegeven. In het midden is de PLC-configuratie op schematische wijze weergegeven. De CPU-module is geplaatst in slot 2. Nu moeten de voeding, de digitale I/O, analoge I/O en de simulatiemodule worden toegevoegd. Deze zijn te kiezen via het rechter paneel.

Selecteer via de catalogus in het rechter paneel de voedingsmodule via PS \rightarrow PS 307 5A \rightarrow 6ES7 307-1EA00-0AA0 en plaats deze in slot 1. Let hierbij op de Siemens ordernummers. Plaats vervolgens de drie overige modules. De ordernummers zijn:

- Het ordernummer voor de voedingsmodule is 6ES7 307-1EA00-0AA0 (slot 1)
- Het ordernummer voor de digitale I/O-module is 6ES7 323-1BL00-0AA0 (slot 4).
- Het ordernummer voor de analoge I/O-module is 6ES7 334-0CE01-0AA0 (slot 5).
- Het ordernummer voor de simulatiemodule is 6ES7 323-1BH01-0AA0 (slot 6).

De volledige moduleconfiguratie is te zien in figuur 4.8.



Figuur 4.8: Volledige module-configuratie van de PLC.

Nu moeten het IP-adres en het MPI-adres van de PLC geconfigureerd worden. Klik in de PLC-configuratie in het paneel in het midden op het groene vierkantje. Dit is het symbool voor de Profinet-interface. In het paneel midden onderaan verschijnen nu de eigenschappen van de CPU-module. Kies in het paneel onderaan de optie PROFINET interface [X2]. Navigeer in het rechter deel van het paneel naar het veld IP protocol. Vul hier het IP-adres in. Zie figuur 4.9.

PLC_1 [CPU 315F-2 PN/DP]		🖳 Properties 🚺 Info 🚺 🗓 Diagnostics 👘 🗖 🖃 🤊	-
General IO tags	Syste	m constants Texts	
 General 	^	Add new subnet	^
▶ Fail-safe			
MPI/DP interface [X1]		IP protocol	
PROFINET interface [X2]			
Startup		IP address: 192 . 168 . 0 . 100	
Cycle		Subnet mask: 255 , 255 , 255 , 0	
Clock memory	_		
Interrupts			
Diagnostics system		Router address: 0 . 0 . 0 . 0	
 System diagnostics 	-		
Time of day		PROFINET	
 Web server 		_	
Operating mode		Generate PROFINET device name automatically	
Retentive memory		PROFINET device name plc_1	
Protection		Converted name: plcyh1d0ed	
Connection resources	\mathbf{v}		v

Let op: voor elke PLC moet een ander IP-adres worden ingevuld.

Figuur 4.9: Instellen IP-adres.

Afhankelijk van de gekozen PLC moet een IP-adres in het bereik van 192.168.0.100 t/m 192.168.0.107 worden ingevuld.

Het MPI-adres kan op vergelijkbare wijze worden ingesteld. Klik in de PLC-configuratie (figuur 4.8) op de oranje rechthoek. Dit is het symbool voor de MPI-interface. Selecteer in het paneel midden onderin op MPI/DP interface [X1]. Navigeer in het rechter deel van het paneel naar het veld Parameters. Vul in het veld Address de waarde 2 in. Zie figuur 4.10.

PLC_1 [CPU 315F-2 PN/DF	·]			🔍 Prop	erties	🚺 Info	追 🗓 Diagnostic	s	
General IO tags	Syst	em constants	Texts						
General	^	MPI address							^
▶ Fail-safe		Interface not	tworked with						
MPI/DP interface [X1]		interface net	WOIKed With						
PROFINET interface [X2]			Subne	t MPL 1				-	
Startup						1 4			
Cycle				P	aa new s	ubnet			
Clock memory									
Interrupts		Parameters							
Diagnostics system									
System diagnostics	-		Interface typ	e: MPI					
Time of day			Addres	s: 2				•	
Web server			Highest addres	s: 31					
Operating mode		Tra	nemission spee	d 1875k	hns				
Retentive memory		110	institussion spee	u. 107.5 K	ups				
Protection								^	
Connection resources	~								~

Figuur 4.10: Instellen MPI-adres.

De configuratie is nu klaar en kan in de PLC worden geladen. Klik op de PLC-configuratie en selecteer via het menu **Edit** \rightarrow **Compile**. Zie figuur 4.11. TIA Portal gaat nu de configuratie compileren. Zie figuur 4.12. Dit kan enige tijd duren.

4.3 PLC-configuratie downloaden

Zet de PLC nu eerst in STOP door de operating mode schakelaar van RUN naar STOP te zetten. Nu kan de configuratie naar de PLC worden gestuurd via het menu **Online** \rightarrow **Download to device**. Zie figuur 4.13.

TIA V14	Siem	ens - C:\Users\jesse\[Documen	utomation\tut_lad\tut_lad			_ 🗆 X
Pr	oject	Edit View Insert	Online	tions Tools Window Help	Tota	Ily Integrated Automation	
	ř 🎦	Open object		🔇 🏷 ± 🥂 ± 🐻 🛄 🏦 🚆 🗛 💋 Go online 🖉 Go offline ∦	•	PORT	AL
	Proje	🏹 Undo Modifydata	Ctrl+Z	tut_lad ▶ PLC_1 [CPU 315F-2 PN/DP]	∎∎×	Hardware catalog 🛛 🗊 🔳	
	De	C ^{al} Redo	Ctrl+Y	Topology view	iow	Ontions	
		🗶 Cut	Ctrl+X		/iew	options	
	36	🛅 Сору	Ctrl+C	👬 [PLC_1 [CPU 315F-2 PN/DP] 🔽 🖽 🖭 🍊 🛄 🍎 🛄	Device		l ar
		📋 Paste	Ctrl+V		**	✓ Catalog	Wa
	- 🗋	🗙 Delete	Del	the strength of the strength	_	i tivi	init 👸
Start		Select all	Ctrl+A	15 ⁸		Filter <all></all>	ata 👔
	-	🌆 Search in project	Ctrl+F	6 ³⁰ 6 ⁷ 0 ¹⁰ p ⁴¹ 0 ⁴¹ -		6ES7 307-1E	∼ g
		ab Find and replace	Ctrl+F	1 2 4 5 6 7		6ES7 307-1E	
		न Compile	Ctrl+B			PS 307 10A	2
		Properties A	lt+Enter			🕨 🧰 CPU	_ <u>9</u>
		- teennology obje				🕨 🧰 IM	li.
		🕨 🔙 External source	files			DI	eto
		PLC tags				▶ III DO	s lo
		PLC data types					
	<		>			▼ DI 8/DO 8x24VDC/	=
	✓ D	etails view				DL 8/DV 8	H
	Mc	dule					as l

Figuur 4.11: Compileren PLC-configuratie.



Figuur 4.12: PLC-configuratie wordt gecompileerd.



Figuur 4.13: Selecteren download naar PLC.

TIA Portal laat nu een scherm zien waarin de PLC geselecteerd kan worden. Zie figuur 4.14. Via de knop **Start search** wordt een lijst samengesteld met daarin alle adresseerbare PLC's. Selecteer de PLC met het juiste IP-adres. In dit voorbeeld is dat de PLC met IP-adres 192.168.0.100 en klik op de knop **load**. Raadpleeg de docent als het juiste IP-adres niet te zien in.

	Device	Device type	Slot Type	e Address	Subnet
	PLC_1	CPU 315F-2 PN/DP	2 X2 PN/I	E 192.168.0.100	
=		CPU 315F-2 PN/DP	2 X1 MPI	2	
		Type of the PG/PC inte	rface: 🖳 PN/	ΊΕ	•
		PG/PC inter	rface: 🔝 Inte	el(R) 82579LM Gigabit Networ	k Connection 🔻
		Connection to interface/su	bnet: Direct	atslot'2 X2'	T
		1st gate	eway:		
	Select target de	evice:		Show all compatib	ole devices
	Device	Device type	Interface type	Address	Target devic
Τ β μ.∽	PLC_1	CPU 315F-2 PN/DP	PN/IE	192.168.0.100	PLC_1
	PLC_1	CPU 315F-2 PN/DP	PN/IE	192.168.0.101	PLC_1
	PLC_1	CPU 315F-2 PN/DP	PN/IE	192.168.0.102	PLC_1
	PLC_1	CPU 315F-2 PN/DP	PN/IE	192.168.0.103	PLC_1
	PLC_1	CPU 315F-2 PN/DP	PN/IE	192.168.0.104	PLC_1
ash LED	PLC_1	CPU 315F-2 PN/DP	PN/IE	192.168.0.105	PLC_1
	PLC_1	CPU 315F-2 PN/DP	PN/IE	192.168.0.107	PLC_1
					<u>S</u> tart :
status inform	ation:			Display only erro	or messages
nnection esta	blished to the device	with address 192.168.0.100.			
	. 7 compatible device	s of 11 accessible devices fo	und.		
an completed					
an completed rieving device	e information				

Figuur 4.14: Selecteren PLC voor download.

Daarna wordt een scherm zichtbaar waarin de acties vermeld staan die worden uitgevoerd. Zie figuur 4.15. Klik nogmaals op de knop **Load** en de configuratie wordt naar de

atus !		Target	Message	Action
† ∐	<u> </u>	▼ PLC_1	Ready for loading.	
	A	 Protection 	Protection from unauthorized access	
	A		Devices connected to an enterprise network or directly to the internet must be appropriately protected against unauthorized access, e.g. by use of firewalls and network segmentation. For more information about industrial security, please visit http://www.siemens.com/industrialsecurity	
	_			
	v	Stop modules	The modules are stopped for downloading to device.	Stop all
	0	Device configurati	Delete and replace system data in target	Download to device
	0	Software	Download software to device	Consistent download
			101	

Figuur 4.15: Preview van de acties tijdens download naar PLC.

PLC gestuurd (eigenlijk naar de CPU-module).

Als de PLC niet in STOP is gezet voordat de configuratie geladen werd, verschijnt figuur 4.16. Deze figuur geeft het resultaat weer van de download naar de PLC. Er wordt een mogelijkheid gegeven om de PLC te starten, zie de checkbox **Start all**. Klik op de knop **Finish** om de PLC te starten.

Load res	sults				×
? s	itatus a	and actions after download	ding to device		
Status	1	Target	Message	Action	
+1	A	▼ PLC_1	Downloading to device completed without error.		
	4	 Start modules 	Start modules after downloading to device.	🗹 Start all	
<					>
			F	inish Load	Cancel

Figuur 4.16: Resultaat van de download naar de PLC en de mogelijkheid om de PLC te starten.

4.4 PLC tags invoeren

Het onthouden van de adressen van ingangen, uitgangen en timers, is een lastige en vermoeiende bezigheid. Gelukkig kan een symbolenlijst, in TIA Portal PLC tags genoemd, worden opgesteld. Er kan dan gerefereerd worden met de symbolische naam in plaats van het eigenlijke adres. Open in het linker paneel Devices het onderdeel PLC tags. Dubbelklik daarna op het onderdeel Default tag table. Zie figuur 4.17.



Figuur 4.17: Starten invoer PLC tags.

De PLC tags-editor wordt dan gestart. Voer de tags in zoals is weergegeven in figuur 4.18 (het veld Data Type wordt door de editor zelf ingevuld). Sluit de editor af, de definities worden automatisch opgeslagen.

tut_lad → PLC_1 [CPU 315F-2 PN/DP] → PLC tags → Default tag table [15]										
					🕣 Tags	ΞU	ser con	stants	System constants	
9	2 2 B 🕾 🕅									
D	Default tag table									
	1	lame	Data type	Address	Retain	Acces	Visibl	Comment		
1	-00	drukknop1	Bool	%18.0				Drukknop	1	
2	-00	drukknop2	Bool	%I8.1				Drukknop	2	
з	-00	reset	Bool	%18.7				Reset sys	teem	
4	-00	voet_gezien	Bool	%M8.0				Voetgang	jer gezien	
5	-00	timer_geel_klaar	Bool	%M8.1				Timer voo	or geel klaar met tijdmeten	
6	-00	timer_groen_klaar	Bool	%M8.2				Timer voo	or groen klaar met tijdmeten	
7	-00	voet_gezien_flank	Bool	%M8.3				Flankdete	ector voet_gezien	
8	-00	voet_lampje	Bool	%Q8.0				Voetgang	jer gezien feedback lamp	
9	-00	auto_rood	Bool	%Q8.2				Verkeers	icht auto rood	
10	-00	auto_geel	Bool	%Q8.3				Verkeers	icht auto geel	
11	-00	auto_groen	Bool	%Q8.4				Verkeers	icht auto groen	
12	-00	voet_rood	Bool	%Q8.6				Verkeers	icht voetganger rood	
13	-00	voet_groen	Bool	%Q8.7				Verkeers	icht voetganger groen	
14	-00	timer_geel	Timer	%ТО				Timer voo	or auto geel	
15	-00	timer_groen	Timer	%T1				Timer voo	or auto groen	
16		<add new=""></add>]		~	~			
	<								>	

Figuur 4.18: Alle PLC tags ingevoerd.

4.5 Programma invoeren

Zoals bekend moet een PLC-programma altijd Organization Block 1 (OB1) bevatten, ook al roept deze niets anders aan dan Functions (FC) en Function Blocks (FB). Eerst wordt FC1 geprogrammeerd met het eigenlijke verkeerslichtprogramma, vervolgens wordt OB1 geprogrammeerd met daarin een aanroep van FC1. Deze volgorde is van belang. Vanuit TIA Portal moet eerst FC1 aangemaakt worden. Selecteer in het linker paneel onder Program blocks de optie Add new block. Er wordt een scherm geopend waarmee een programmablok kan worden toegevoegd. Klik op de pictogram Function en vul bij Name het woord verkeerslicht in. Zet de programmeertaal op LAD. Zie figuur 4.19. Klik op de knop Add (niet in de figuur weergegeven).

VA Siemens - C:\Users\Mushroom\Docume	Add new block
Project Edit View Insert Online Op	Name: verkeerslicht
Project tree Project tree Devices Project tree Project tree Project tree Project tree Project tree Project 1 [CPU 315F-2 PN/DP] Project configuration Project configuration Project diagnostics Project diagno	Language: LAD Number: Manual Automatic Description: Function block Cription: Function block

Figuur 4.19: Aanmaken functie.

TIA Portal zal nu functie FC1 aanmaken en openen. Dit is te zien in figuur 4.20.

Een ladderdiagram bestaat uit één of meerdere netwerken (ook wel een rung genoemd).

👫 Siemens - C:\Users\jesse\Documents\Automation\tut_lad\tut_lad 📃 🗆 🗙						
Project Edit View Insert Online C 🌁 🎦 🔒 1	Optio <u>n</u> s Tools Window Help ★ 🍤 ± (ᠯ ± 🖥 🔃 🟠 🖳 🙀 🖉 Go online 🖉 Go offline 🏭	lly Integrated Automation PORTAL				
Project tree 🔲 🖣	:15F-2 PN/DP] + Program blocks + verkeerslicht [FC1] 🛛 🗕 🖬 🗮 🗙	Instructions 📑 🗉 🕨				
Devices		Options				
	🚜 🐼 学 👻 🐛 🖿 🚍 💬 🗐 ± 🚇 ± 😫 ± 😫 💓 🥙 ' 📑	• Inst				
2	verkeerslicht	> Favorites				
🔽 🔽 tut_lad 🔨 🔨	Name Data type Offset Def	✓ Basic instructions				
🗧 📑 Add new device	1 🕣 🔻 Input 🔨	Name				
🗟 🛗 Devices & networks 🔤	2 Add new>	Ceperal				
▼ 1 PLC_1 [CPU 315F-2 P	< · · · · · · · · · · · · · · · · · · ·	Bit logic operations				
2 Device configuration		Timer operations				
😵 Online & diagnostics		Counter operations				
🔻 🔙 Program blocks	▼ Plask titla	Comparator operations				
🗳 Add new block	Commont	Math functions				
💶 Main [OB1]	comment					
🔹 verkeerslicht [FC1	 Network 1: 	Conversion operations				
Technology objects	Comment	Program control operations				
External source files	comment	Word logic operations				
🕨 🚂 PLC tags		Shift and rotate				
🕨 💽 PLC data types 🛛 🗸		Additional instructions				
<						
✓ Details view		rie				
	< Ⅲ > 100% ▼					
	Properties 7 Info (1) Diagnostics	< III >				
Name Address		> Extended instructions				
	General (1) Cross-references Compile Syntax	> Technology				
	😢 🛕 🜖 Show all messages 🔹	Communication				
X 100 X 1	Compiling finished (errors: 0; warnings: 0)	> Optional packages				
Portal view Overview	/ 🔓 PLC_1 🔹 verkeerslicht 🔛 🗸 Project tut_lag	created.				

Figuur 4.20: Functie FC1 aangemaakt en geopend.

Per netwerk kan één logische schakeling geprogrammeerd worden met één of meerdere uitgangen. Als ingangen kunnen PLC-ingangen en merkers dienen. Zie voor de pictogrammen figuur 4.21. De eerste en tweede pictogrammen zijn respectievelijk *normally open* en *normally closed* contacten. Als uitgangen (*coils*) kunnen PLC-uitgangen of merkers gebruikt worden. Dit is te zien in het derde pictogram. Een logische OR wordt gemaakt met behulp van de laatste twee pictogrammen.



Figuur 4.21: Meest voorkomende componenten.

Het programmeren vergt enige routine. Om ingangen in te voegen moet b.v. eerst een rung van een netwerk worden geselecteerd. Dan worden de pictogrammen uit figuur 4.21 geactiveerd en kunnen ze worden ingevoegd. Niet alle mogelijkheden kunnen via de pictogrammen worden ingevoerd. Aan de linkerkant staan alle mogelijkheden, zoals SR-elementen, timers, counters en rekenkundige operaties. Tijdens het invoeren van symbolische namen als voet_gezien verschijnt de PLC tags-lijst. Dan kan eenvoudig de juiste tag worden gekozen. Zie figuur 4.22.

Indien iets niet ingevoerd kan worden, zoals een BYTE-adres bij een contact, wordt dit rood afgebeeld en kan de laddereditor niet worden afgesloten. Ook als adressen niet zijn ingevuld, zoals in figuur 4.22 zichtbaar is, kan de editor niet worden afgesloten.

%18_0		?.?			
"drukknop1"	P_TRIG	SR			?.?
	<mark>— сік q — </mark>	5	Q		-()
%18.1	- voet_gezien"		Bool	%M8.0	Voetganger ge.
"drukknop2"	voet_gezien_flank		Bool	%M8.3	Flankdetector
	- voet_groen"		Bool	%Q8.7	Verkeerslicht v.
	🛥 "voet_lampje"		Bool	%Q8.0	Voetganger ge.
?.?	- voet_rood		Bool	%Q8.6	Verkeerslicht v.
— —	-				
?.?					

Figuur 4.22: Invoeren PLC tags.

Als voorbeeld is het eerste netwerk in figuur 4.23 afgebeeld. Het complete programma is opgenomen in bijlage A. Voor correcte werking moet het hele programma ingevoerd worden.



Figuur 4.23: Het eerste netwerk volledig.

Nu moet in OB1 nog een aanroep naar FC1 worden geprogrammeerd. Dat kan vrij eenvoudig. Dubbelklik in het linker paneel op Main (OB1). Sleep vervolgens FC1 naar het eerste netwerk in de editor. FC1 zal daar geplaatst worden. Zie figuur 4.24.

4.6 Laden PLC met programma

Nu moeten de diverse onderdelen in de PLC geladen worden. Zet de PLC eerst in STOP. Selecteer in het linker paneel de blokken OB1 en FC1. Klik op de **rechter** muisknop en selecteer de menu-optie **Download to device** \rightarrow **Software (only changes)**. Zie figuur 4.25.

Er wordt een dialoog geopend, te zien in figuur 4.26. Klik op de knop Load. Het PLCprogramma kan nu getest worden.

CONCEPT

 Description Descript							
Device configuration	→ ⊢ → ⊢ → ↑ ▼ Block title: "Main Program Sweep (Cycle)"						
😼 Online & diagnostics							
🔻 🔂 Program blocks							
💕 Add new block							
💶 Main [OB1]	Comment						
verkeerslicht [FC1]	▼ Network 1:						
System blocks							
🕨 🙀 Technology objects	Comment						
External source files	9FC1						
🕨 🚂 PLC tags	"verkeerslicht"						
PLC data types	EN ENO						
Watch and force tables							
🕨 📴 Online backups							
🕨 🎆 Device proxy data	1						
📴 Program info	▼ Network 2:						
🖙 PLC supervisions & alarms	Comment						

Figuur 4.24: OB1 roept FC1 aan.

IDEC_1 [CPU 315F-2 PN/DP] Device configuration Online & diagnostics Program blocks Add new block Add new block Devin [OB1] Devin		⊣⊢ ⊣⊢ Image: Imag
Externa ()	Cut Copy Paste	Ctrl+X Ctrl+X Ctrl+C 1 naar 0 gaat en de SET-actie nog s
Delta	C Delete Rename	Del %M F2 voet_
Device Program Program	Compile Download to de Ø Go online	vice Software (only changes)

Figuur 4.25: Selecteer OB1 en FC1 voor download.

Status ! Target			Message	A	Action		
† ∎	0	▼ PLC_1	Ready for loading.				
Software		 Software 	Download software to device		Download selection		
	0	 Overwrite online? 	Online blocks will be overwritten				
	verkeerslicht [FC1]		(selected)	·	🖉 Overwrite		
	0	Main [OB1]	(selected)		Overwrite		
					Refresh		

Figuur 4.26: Download-dialoog.

4.7 Monitoren van het programma en variabelen

Het programma is nu geladen; de werking kan worden getest. Start de PLC door de operating mode schakelaar van STOP naar RUN te schakelen. De PLC gaat nu starten. Daarna kunnen de schakelaars op de simulatiemodule gebruikt worden om het programma te testen.

Het programma kan ook gevolgd (*monitor*) worden via de ladder-editor. Dubbelklik hiervoor op FC1 om deze bouwsteen te openen in de editor. FC1 is nu geopend. Klik op het brilletje rechtsboven in de editor. De kleur van de titelbalk van de editor wordt nu oranje ten teken dat het hier om een online verbinding gaat. Zie figuur 4.27. In deze figuur is te zien dat contact drukknop1 is geactiveerd. Verder is het SR-element ook geactiveerd en daarmee ook de coil voet_lampje.



Figuur 4.27: Monitoren eerste netwerk.

Het is ook mogelijk om de PLC tags te monitoren. Open de PLC tags-editor en klik op het brilletje linksboven. De PLC-tags worden nu real-time gemonitord. Zie figuur 4.28.

De tutorial is hiermee ten einde. De cursist wordt uitgedaagd het eenvoudige verkeerslichtsysteem uit te breiden met bijvoorbeeld een mogelijkheid tot het laten knipperen van het gele licht indien het systeem niet operationeel is. Hiervoor is een extra schakelaar nodig.

tut_	lad 🕨	PLC_1 [CPU 315F-2 PN	I/DP] 🕨 PLC tags 🕨	Default ta	g table [15]				_ ⊫ ■ ×
					🕣 Tags 🛛 🗉 User cons		stants	🔊 System constants		
*	e [) 🎦 🕅					_			
I	Defau	It tag table								
	N	lame	Data type	Address	Reta	in Acces	Visibl	Monitor value	Commer	nt
1		drukknop1	Bool	%18.0	-			TRUE	Drukkno	p 1
2		drukknop2	Bool	%18.1				FALSE	Drukkno	p 2
3	-00	reset	Bool	%18.7				FALSE	Resetsy	steem
4	-00	voet_gezien	Bool	%M8.0				TRUE	Voetgan	ger gezien
5	-00	timer_geel_klaar	Bool	%M8.1				TRUE	Timer vo	or geel klaar met tijdmeten
6	-00	timer_groen_klaar	Bool	%M8.2				FALSE	Timer vo	or groen klaar met tijdmeten
7	-00	voet_gezien_flank	Bool	%M8.3		Image: A start and a start		TRUE	Flankdet	tector voet_gezien
8	-00	voet_lampje	Bool	%Q8.0				TRUE	Voetgan	ger gezien feedback lamp
9	-00	auto_rood	Bool	%Q8.2				TRUE	Verkeers	licht auto rood
10	-00	auto_geel	Bool	%Q8.3				FALSE	Verkeers	licht auto geel
11	-00	auto_groen	Bool	%Q8.4				FALSE	Verkeers	licht auto groen
12	-00	voet_rood	Bool	%Q8.6				FALSE	Verkeers	licht voetganger rood
13	-00	voet_groen	Bool	%Q8.7				TRUE	Verkeers	licht voetganger groen
14	-00	timer_geel	Timer	%ТО			~	S5T#0MS	Timer vo	or auto geel
15	-00	timer_groen	Timer	%T1		~	~	S5T#9S_800MS	Timer vo	or auto groen
16		<add new=""></add>				V	V			
	<					1				>

Figuur 4.28: Monitoren PLC tags.

CONCEPT

5. TUTORIAL S7-GRAPH

Veel productieprocessen kunnen worden opgelost met een *afloop*. Een (deel-)product volgt een vast aantal stappen waarin iets gebeurt. Deze stappen zijn goed van elkaar te onderscheiden. Zo'n programma kan goed worden geprogrammeerd als een *stappendiagram*. S7-Graph is een taal waarin zo'n stappendiagram kan worden geprogrammeerd.

In deze tutorial wordt uitgelegd hoe een S7-Graph programma ingevoerd moet worden. Eerst wordt de configuratie van de PLC ingevoerd, vervolgens een klein ladder-programma voor conditionering van de ingangen, dan het S7-Graph programma. Als laatste wordt dit programma en enkele variabelen gevolgd met de monitor.

5.1 Aanmaken nieuw project, PLC configuratie & download

Het aanmaken van een nieuw project, het opstellen van de PLC-configuratie en het downloaden van de configuratie gaat op identieke wijze zoals is beschreven in de paragrafen 4.1 t/m 4.3.

Opmerking: in de oudere versies van STEP7, voor het TIA Portal-tijdperk, was het mogelijk om de configuratie uit de PLC op te halen. In TIA portal is dat voor de S7-300 en S7-400 niet meer mogelijk.

Maak een nieuw project aan met de naam tut_graph, stel de configuratie van de PLC op en download de configuratie naar de PLC.

5.2 PLC tags invoeren

Natuurlijk moeten ook voor deze tutorial PLC tags ingevoerd worden. In figuur 5.1 zijn de PLC tags vermeld. Let vooral op aantal_gedrukt, dit is een merkerwoord van het type INT.

5.3 Een blok vooraf

Eerst wordt een ladderprogramma ingevoerd dat samenwerkt met het S7-Graph programma. Het conditioneert de ingangen, zodat de invoer via de drukknoppen makkelijk kan worden verwerkt. Maak hiervoor functie DrukknopConditioner (FC1) aan, zie figuur 5.2. Klik daarna op **OK**.

Voer het ladderprogramma in figuur 5.3 in.

5.4 Blokken, stappen, overgangen en acties

Naar de gebruiker toe laat de CPU en bijbehorend geheugen zich afbeelden als programmeerbare blokken. Er zijn verschillende typen, zie hiervoor bijlage G. Voorlopig is het ge-

tut_graph PLC_1 [CPU 315F-2 PN/DP] PLC tags Default tag table [15]										
√■ Tags ■ User constants ↓■ System constants										
#	🛫 🔮 🗣 📽 🛍 🔤									
1	Defau	It tag table								
	N	lame	Data type	Address	Retain	Acces	Visibl	Comment		
1	-	drukknop1	Bool	%18.0				Drukknop 1		
2	-00	drukknop2	Bool	%18.1				Drukknop 2		
з	-00	knipknop	Bool	%18.2				Drukknop voor knipperen geel licht		
4	-00	reset	Bool	%18.7				Reset systeem		
5	-00	voet_gezien	Bool	%M8.0				Voetganger gezien		
6	-00	knip_gezien	Bool	%M8.1				Knipperschakelaar gezien		
7	-	voet_gezien_flank	Bool	%M8.2				Flankdetector voet_gezien		
8	-	knip_gezien_flank	Bool	%M8.3		Image: A start and a start		Flankdetector knip_gezien		
9	-	aantal_gedrukt	Int	%MW20		Image: A start and a start		Aantal keer dat er op een drukknop is gedrukt		
10	-	voet_lampje	Bool	%Q8.0		Image: A start and a start		Voetganger gezien feedback lamp		
11	-	auto_rood	Bool	%Q8.2				Verkeerslicht auto rood		
12	-	auto_geel	Bool	%Q8.3		Image: A start and a start		Verkeerslicht auto geel		
13	-00	auto_groen	Bool	%Q8.4		Image: A start and a start		Verkeerslicht auto groen		
14	-	voet_rood	Bool	%Q8.6		Image: A start and a start		Verkeerslicht voetganger rood		
15	-00	voet_groen	Bool	%Q8.7		Image: A start and a start		Verkeerslicht voetganger groen		
16		<add new=""></add>]		V	V			
	<									



Project tree 🔲 🖣	Add new block	×
Devices	Name: DrukknopConditioner	
 tut_graph Add new device Devices & networks PLC_1 [CPU 315F-2 PN/DP] Device configuration Online & diagnostics Program blocks Add new block External source files External source files PLC tags PLC data types Online backups Online backups Device proxy data PLC alarm text lists Coal modules Documentation settings Canguages & resources 	Language: LAD Organization block Number: Organization block Manual Organization block Description: Function block Functions are code blocks or subroutines without dedicated memory. Image: Language: Image: Manual Image: Manual I	
Gonline access Gard Reader/USB memory	Add new and open OK Cancel	

Figuur 5.2: Aanmaken functie DrukknopConditioner (FC1).

noeg te weten dat elk gebruikersprogramma moet starten in Organization Block 1 (OB1) en dat S7-Graph programma's worden opgeslagen in een functieblok (FB) met bijbehorend datablok (DB). Een S7-Graph programma bestaat uit een aantal stappen (*steps*), overgangen (*transitions*) tussen de stappen en acties (*actions*). Dit geheel wordt in S7-Graph een *sequencer* genoemd. In een stap kunnen diverse operaties worden uitgevoerd, zoals het aanzetten van een uitgang of het starten van een teller. Aan de overgangen kunnen voorwaarden worden verbonden zoals "ga verder als ingang 1 actief is". De oplettende lezer
 Block title: Drukkne 	opconditioner	
 Deze FC bestaat uit two knipperdrukknop. Zie a 	ee rungs, een voor Idaar	de voetgangersdrukknoppen en een voor de
 Network 1: Voe 	tganger gezien	
 Dit netwerk zorgt ve flank is nodig omda "rondje"blijft draaie verkeerslichtsystee 	oor de conditionerir at als de drukknop o en. De merker "voet em-programma	ng van het gebruik van de drukknoppen door voetgangers. De continue wordt ingedrukt, het verkeerslichtsysteem _gezien" wordt gereset in het
% 8 -0		%M8.0
"drukknop1"	P_TRIG	"voet_gezien"
	CLK Q-	(s)
	%M8.2	
%8.1	voet_gezien_	%08.0
"drukknop2"	flank"	"voet_lampje"
		(s)
Network 2: Knip	operschakelaar gez	ien
 Dit netwerk zorgt vo systeem na afloop de knipperknop wo 	oor conditionering v van een cyclus naa orden gedrukt.	van de knipperdrukknop. Als hier op wordt gedrukt zal het r de knipperstand gaan. Om terug te keren moet nog eens op
%18.2		%M8.1
"knipknop"	P_TRIG	"knip_gezien"
	— сlк q —	(s)
	%M8.3	
	"knip_gezien_	
	flank"	

Figuur 5.3: Laddernetwerken FC1.

ziet in dit alles een overeenkomst met toestandsmachines uit de digitale techniek.

Eigenlijk is S7-Graph niets anders dan een frontend die de ingevoerde sequencer omzet naar STL. Het is dus eigenlijk een compiler.

5.5 Aanmaken functieblok

Een S7-Graph programma kan alleen in een functieblok (FB) ingevoerd worden. Aan een functieblok wordt een datablok gekoppeld. Eerst moet een FB worden aangemaakt waarin het S7-Graph programma kan "leven". Klik in TIA Portal links op Program Blocks. Dubbelklik daarna op Add new block om een functieblok in te voegen. Er wordt een dialoogvenster geopend waarin de eigenschappen van de FB kunnen worden vastgelegd (figuur 5.4). Kies verder als taal GRAPH. Klik op **OK** om de FB aan te maken.

5.6 Starten S7-Graph editor

Nu is onder Program Blocks Verkeerslichtsysteem (FB1) te vinden. Dubbelklik hierop om de S7-Graph editor met FB1 te openen. Het openingsscherm is afgebeeld in figuur 5.5.

Het scherm is in twee panelen verdeeld. Links is een overzicht van de sequencer inclusief de permanente instructies te zien (tabblad Sequences). Er kan echter ook voor andere tabbladen gekozen worden. Rechts is het edit-paneel. Hierin worden de aanpassingen aan de sequencer verricht. In het edit-paneel wordt gelijk de eerste stap geplaatst. De dubbele ring geeft aan dat het hier om een beginstap (*initial step*) gaat. Als de sequencer wordt herstart, is dit de eerste stap.

Let op: er moet minstens één initial step in het programma aanwezig zijn. Een veel voor-

CONCEPT

Add new block					×
Name:					
Verkeerslichtsysteem	1				
Organization	Language: Number:	GRAPH 1 Manual	▼ ◆		
ыск	Description:	Automatic	tore their valu	iec nermanentivin instance da	ta blocks
Function block Additional inform	so that they rem	ain available after the	block has be	en executed.	a blocks,
Add new and open				ОК	Cancel

Figuur 5.4: Aanmaken FB1.

tut_graph ► PLC_1 [CPU 315F	-2 PN/DP] > Progr	am blocks 🕨 Ve	rkeerslichtsys	teem [FB1]	_ ⊫ ■ ×
a 12 12 12 12 12 12 12 12 12 12 12 12 12	₁ X ∌ ⊉ ∎ _n ∎	= = = 🗩 3	🛨 🖓 ± 😥 🕻	° 💊 😍 🚱 🐃	=
Verkeerslichtsysteem					
Name	Data type	Offset Defau	ult value Visi	ble in Setpoint	Comment
Navigation • • • • • • • • • • • • • • • • • • •		↓ ↓ ₅ ∓ 1	⊢		
	Comment				
S1 Step1 Trans1	S1 Step1 H	ns 1			
> Permanent post-instructi					
> Alarms			100	%	▼

Figuur 5.5: Openingsscherm Graph editor.

komend probleem is dat tijdens het programmeren de initial step wordt verwijderd, en er geen nieuwe wordt aangemerkt. De sequencer start dan niet als de PLC het programma begint te verwerken.

5.7 Invoeren eerste stap

Het gebruik van de editor vergt, net als bij de laddereditor, enige routine. Als vuistregel geldt: als iets veranderd, ingevoegd of verwijderd moet worden, selecteer dan eerst het onderdeel en voer dan de operatie uit. Namen van variabelen, zoals auto_rood, kunnen zonder aanhalingstekens worden ingevoerd, de editor plaatst ze zelf. In figuur 5.6 is te zien hoe een actie wordt ingevoerd. Klik op het tabel-pictogram (rode pijl) om de actielijst te openen.



Figuur 5.6: Invoeren actie.

In figuur 5.7 is te zien hoe een overgangsconditie, in dit geval een vergelijkfunctie, wordt ingevoerd. Ook dit vergt enige routine. Selecteer in de overgangsconditie de horizontale rung en klik daarna op het pictogram CMP>T boven in het paneel. Zie de rode cirkel.

													\frown							
φ.	÷	\downarrow	ŧ	₽s	Ŧ	₽ +	┙┍		??	↦	-	- i F	CMP>T CMP>U	CONV	NEG	NOT	SWAP			
31:	<new< th=""><th>sequei</th><th>nce></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th>\smile</th><th></th><th></th><th></th><th></th><th></th><th></th><th></th></new<>	sequei	nce>										\smile							
Cor	nment																			
					-															
							S1 🏢	S	1 - Ste	ep1:	Reset, a	alles o	p rood en te	ller op	0 0					× =
						St	ep1		Inte	rlock	Ever	nt Q	ualifier	Act	ion					
					-							S		"au	to_ro	od"				"auto
												R		"au	to_ge	el"				"auto
												R "auto_groen"					"auto			
												S		"vo	et_ro	od"				"voet
												R		"vo	et_gr	oen"				"voet
											S1	N	l i i	"aa	ntal_	gedru	kt" :	= 0		"aant
								- 11				<	Add new>							
	Τ4	т	4.	ĸ	<i>.</i>		п													
	11 -	Trans	it:	- 2	s		Trans	1												
	н.,																			
	н.,	#Ste	p1.T																	
		> 			- 1															
	н.,	7#10																		
	н.,	1#10	UNS																	
							1													

Figuur 5.7: Invoeren overgangsconditie.

Merk op dat de overgangscondities in LAD worden ingevoerd. Het is ook mogelijk om de overgangscondities in FBD in te voeren. Hiervoor moet de programmeertaal gewijzigd worden. Zie paragraaf 8.14.

In figuur 5.8 is de complete stap met acties en overgangsconditie te zien. Programmeer de eerste stap precies zoals in deze figuur is weergegeven.

5.8 Invoeren volgende stappen

Aan de eerste stap moet nu de vervolgstap gekoppeld worden. Selecteer hiervoor de overgang (niet de conditie), klik op de rechter muisknop en selecteer **Insert element** \rightarrow **Step and transition**. Zie figuur 5.9. Een nieuwe stap wordt nu toegevoegd.

In figuur 5.10 zijn alle stappen, acties en overgangscondities afgebeeld. Voer deze zo in.



Figuur 5.8: Eerste stap volledig.



Figuur 5.9: Aanmaken nieuwe stap.

Let op de laatste stap (stap 6). Daar wordt een *jump* gemaakt naar stap 2. Boven stap 2 is dan een horizontale pijl te zien. Deze is pas te zien na de plaatsing van de jump.

Nu moet de sequencer nog gecompileerd worden. Selecteer in het rechter paneel onder het menuonderdeel Program Block de FB met het Graph-programma. Klik daarna op de rechter muisknop en selecteer Compile \rightarrow Software (changes only). Als er geen fouten worden geconstateerd slaagt de compilatie, zie figuur 5.11.

5.9 Invoeren OB1

Nu moet nog OB1 ingevoerd worden, die FC1 en FB1 moet aanroepen. Zonder OB1 kan de PLC geen programma draaien. OB1 wordt hier geprogrammeerd in LAD. Open OB1 door erop te dubbelklikken. In het middenpaneel zijn de rungs van OB1 te zien. Sleep nu FC1 naar de eerste rung. Sleep vervolgens FB1 naar de tweede rung. Zie de rode pijlen in figuur 5.12.

TIA Portal zal nu vragen om een Instance Data Block aan te maken. Zoals bekend is, moet



Figuur 5.10: Volledige Graph-sequencer.

Info						E
		💁 P	ropertie	s 🚺	Info 追 🛽	Diagnostics
General 🗓 Cross-references	Compile Syntax					
Show all messages	•					
Compiling finished (errors: 0; warnings: 0)						
! Path	Description	Go to	?	Errors	Warnings	Time
✓ ▼ PLC_1		- X		0	0	3:31:02 PM
Program blocks		~ ~		0	0	3:31:02 PM
Verkeerslichtsysteem (FB1)	Block was successfully compiled.	×				3:31:02 PM
S	Compiling finished (errors: 0; warnings: 0)					3:31:02 PM

Figuur 5.11: Compilatie is gelukt.



Figuur 5.12: Invoeren OB1.

aan elke FB een DB gekoppeld worden. In figuur 5.13 is te zien dat TIA Portal een DB aanmaakt met nummer 1. Klik op de knop **o**K.



Figuur 5.13: Aanmaken Data Block voor FB1.

Het programma van OB1 bevat twee rungs, één voor het aanroepen van FC1 en één voor het aanroepen van FB1, die DB1 gebruikt. Let heel goed op de aanroep van FB1. Zodra dit wordt ingevoerd, zal de LAD-editor gegevens toevoegen. Dit zijn de formele parameters van FB1. Alleen INIT_SQ moet gekoppeld worden aan de tag reset, de rest wordt niet gebruikt. De reset kan dan gebruikt worden om de sequencer te herstarten. Zie figuur 5.14 voor de inhoud van OB1. Sla de gegevens op en sluit de editor.



Figuur 5.14: Volledige OB1 voor aanroepen FC1 en FB1.

5.10 Laden PLC met programma

Het laden van het programma gaat zoals is beschreven in hoofdstuk 4. Zorg ervoor dat de PLC in STOP staat. Selecteer onder PLC_1 het menu-onderdeel Program Blocks. Klik op de rechter muisknop en selecteer **Download to device** \rightarrow **Software (only changes)**. Zie figuur 5.15.

Merk op dat onder het menu-onderdeel System Blocks→Program resources functie FC72 is aangemaakt. Dit blok is door de Graph-compiler aangemaakt. FC72 is een blok waarin generieke (voor ieder hetzelfde) code wordt geplaatst voor S7-Graph ingevoerde blokken. Dit blok moet ook in de PLC geladen worden anders werken de Graph-programma's niet.

TIA Portal komt met een dialoog waarin bevestiging wordt gevraagd voor de download. Zie figuur 5.16. Klik op de knop Load. Na download kan het programma getest worden.

CONCEPT

LOPU 315F-2 PN/DPJ Device configuration			
Conline & diagnostics			
🔻 🚘 Program blocks			
📑 Add new block	Add new group		
🌗 Main [OB1]	Add new block		
DrukknopConditioner [FC1]	Open block/FLC data type	F7	
Verkeerslichtsysteem [FB1]	X Cut	Ctrl+X	
Verkeerslichtsysteem_DB [DB1]	🛅 Сору	Ctrl+C	
System blocks	📋 Paste	Ctrl+V	
🔻 🔙 Program resources	Compile	•	
🚰 G7_STD_3 [FC72]	Download to device		Software (only changes)
Technology objects	💋 Go online	Ctrl+K	
External source files	🔊 Go offline	Ctrl+M	

Figuur 5.15: Download alle blokken.

tatus	!	Target	Message	Action
↓	0	▼ PLC_1	Ready for loading.	
	0	Software	Download software to device	Consistent download
:			1111	

Figuur 5.16: Download preview.

5.11 Monitoren van het programma en variabelen

Het S7-Graph-programma kan gemonitord worden, d.w.z. gevolgd worden. De S7-Grapheditor bevat hiervoor een speciale modus. Open de editor door op FB1 te dubbelklikken. Aan de bovenrand is een pictogram met een brilletje te vinden. Klik hier één keer op. De editor zal nu communiceren met de PLC en weergeven in welke stap de sequencer zich bevindt (groen gekleurde stap). Ook de conditie van de transitie wordt weergegeven. Zie figuur 5.17.

De variabelen kunnen op eenzelfde wijze gemonitord worden. Open de PLC tags-lijst en klik op het brilletje. De variabelen worden dan continu bijgewerkt met de meest actuele waarden. Zie figuur 5.18.

De tutorial is hiermee ten einde.

CONCEPT

tut_graph ▶ PLC_1 [C	PU 315F-2	PN/DP]	Program	m blocks	• Verkeers	lichtsysteem [FB1]						_ ₪ ■ ×
	EX Là L	X ⇒ =	# . =	. 🖂 🚍		t 😭 🍋 📞	1 2 - 2 - 1	0					
Verkeerslichtsvstee	am					- 64 - 40	•••	2					
Name		Data type		Offset	Default value	Visible in	Setpoint	Comment					
		but yp	-	onset	bendare value		·	connene					
Naviga 🔍 🔍 🖶	Instance D	B: Verke	erslichtsyste	em_DB [D	B1]								16
> Permanent pre-i	中	1	↓ ↓ _s	£. ₫	. ⊣⊢ ل	+/⊢ ??? ↦	- * _		J CONV NEG NOT SW	VAP			
 Sequences (1) 1: <new sequence=""></new> 							S1	N Kidd pours	"aantal_gedrukt"	":="aantal_ged	rukt"+1	aant.	^
					-			<add new=""></add>					
S1 Step1	Т3	- Trans	3: 2	c	Trans3								
T1 Trans1													
← Тб		#Cta	- 2 T										
S2 Step2		#3(c)											
Trans2		Tim	ie										
S3 Step3		T# 5	is										
Trans3						Uninterrupted	step activa	tion time (U):	T#35_897MS				
SH Chool					54 ===	Step activation	auto's nas	r rood	1#32_897MS			¥	
T4					Step4	54 - Step4.	K Evont	Qualifier	Action			~-	
S5						Interioci	Lvent	S	"auto rood"	"auto	808.2	TRUE	
Step5								R	"auto_geel"	"auto	%Q8.3	FALSE	
Trans5								R	"auto_groen"	"auto	%Q8.4	FALSE	
S6 Step6	•							S	"voet_rood"	"voet	€Q8.6	TRUE	
Trans6								K <add news<="" td=""><td>"voet_groen"</td><td>"voet</td><td>€Q8.7</td><td>FALSE</td><td></td></add>	"voet_groen"	"voet	€Q8.7	FALSE	
• 52	-				-			Stad news					
	T4	- Trans	4: 2	< _ ·····	Trans4								
													=
		T#35_9	OOMS										
		#Ste	р4.Т										
		Tim	e										
		T# 5	is i										
						Uninterrupted	sten activa	tion time (U):	T#105_3M5				
						Step activation	time (T):		T#105_3MS				
					S5 💷	\$5 - Step5:	Voetgang	ers naar groen				× -	
					Step5	Interloc	k Event	Qualifier	Action				
								5	"auto_rood"	"auto	808.2	TRUE	
								R	"auto_geer"	"auto	\$08.4	FALSE	
								R	"voet rood"	"voet	\$Q8.6	TRUE	
								S	"voet_groen"	"voet	\$Q8.7	FALSE	
< III >								<add new=""></add>					
> Permanent post	1												×
> Alarms							III			100%			

Figuur 5.17: Download preview.

tut_	tut_graph 🕨 PLC_1 [CPU 315F-2 PN/DP] 🕨 PLC tags 🕨 Default tag table [15]													
							-	Tags	🗉 User	constants	System constants			
#	ê [11 🏹 🕈												
D	efau	It tag table												
	N	ame	Data type	Address	Retain	Acces	Visibl	Monitor	value	Comment				
1	-00	drukknop1	Bool 🔳	%18.0	-			FALSI	E	Drukknop 1				
2	-	drukknop2	Bool	%18.1				FALSI	E	Drukknop 2				
З	-00	knipknop	Bool	%18.2			\sim	FALSI	E	Drukknop voo	r knipperen geel licht			
4	-	reset	Bool	%18.7				FALSI	E	Reset systeen	n			
5	-00	voet_gezien	Bool	%M8.0				FALSI	E	Voetganger gezien				
6	-00	knip_gezien	Bool	%M8.1				TRUE		Knipperschakelaar gezien				
7	-	voet_gezien_flank	Bool	%M8.2				FALSI	E	Flankdetector	r voet_gezien			
8	-	knip_gezien_flank	Bool	%M8.3				FALSI	E	Flankdetector	r knip_gezien			
9	-	aantal_gedrukt	Int	%MW20			\sim	6		Aantal keer d	at er op een drukknop is gedr.			
10	-	voet_lampje	Bool	%Q8.0				FALSI	E	Voetganger g	ezien feedback lamp			
11	-	auto_rood	Bool	%Q8.2				FALSI	E	Verkeerslicht	auto rood			
12	-	auto_geel	Bool	%Q8.3				FALSI	E	Verkeerslicht	auto geel			
13	-	auto_groen	Bool	%Q8.4				TRUE		Verkeerslicht	auto groen			
14	-	voet_rood	Bool	%Q8.6			\sim	TRUE		Verkeerslicht	voetganger rood			
15	-	voet_groen	Bool	%Q8.7		Image: A start and a start		FALSI	E	Verkeerslicht	voetganger groen			
16		<add new=""></add>				V	V							
	<				11	11					>			

Figuur 5.18: PLC tags online bekijken.

6. TUTORIAL SCL

In deze tutorial wordt de programmeertaal SCL (Structured Command Language) gebruikt. SCL is een variant op de IEC-taal ST. De taal lijkt erg veel op Pascal. Het is een gestructureerde taal waarin mogelijkheden als lussen en beslissingen eenvoudig kunnen worden ingevoerd. Het werken met complexe datastructuren als arrays en structures en met complexe rekenkundige functies is veel eenvoudiger dan in STL of LAD.

Voor programmeurs van andere talen zoals C zal het werken met SCL eenvoudig uitpakken. Deze tutorial laat slechts een klein deel van SCL zien. Er wordt niet ingegaan op de syntax en mogelijkheden. Zie hiervoor de SCL-handleiding.

6.1 Analoge ingang en temperatuur meten

In deze tutorial wordt gebruik gemaakt van een analoge ingang. Er wordt een thermometer gebouwd met behulp van een NTC-weerstand van Betatherm [5] en een serieweerstand. De spanning over de NTC is een maat voor de temperatuur. Het aansluitschema is te zien in figuur 6.1. Tevens wordt er een alarmering ingebouwd.



Figuur 6.1: Aansluitschema van de NTC- en serieweerstand.

Opmerking: op de analoge ingang mag maximaal 10 V aangeboden worden, zie hiervoor paragraaf 3.1.4. Zie bijlage H voor de afleiding van de formule voor de temperatuur. Als alternatief voor de NTC-weerstand kan een potentiometer gebruikt worden.

Er worden in totaal vijf blokken aangemaakt die allemaal geschreven worden in SCL. Het

eerste blok bevat de code om de ruwe ADC-waarde om te rekenen naar een temperatuur. Hier is vooral de kracht van SCL te zien voor wat betreft complexe rekenkundige functies. Het tweede blok dat wordt aangemaakt test of de berekende temperatuurwaarde binnen een bepaald bereik ligt. Alarmen worden geactiveerd om aan te geven of de temperatuur binnen of buiten het bereik ligt. Dit blok laat zien hoe beslissingen kunnen worden genomen. Het derde blok laat zien hoe een geheugenelement, in dit geval een RS-flipflop, kan worden beschreven. Het vierde blok laat zien hoe in SCL gemakkelijk met arrays en structures kan worden omgegaan. Bij dit blok wordt een *Instance Data Block* (IDB) gebruikt waarmee het mogelijk is om een blok van geheugen te voorzien dat over aanroepen van het blok heen behouden blijft. Het vijfde en laatste blok betreft een interruptroutine die ervoor zorgt dat de temperatuur eens in de 10 seconden wordt geregistreerd. Ten slotte wordt blok OB1 aangemaakt in LAD. Deze roept de andere vier blokken aan.

6.2 Aanmaken nieuw project, PLC configuratie & download

Maak een nieuw project aan met de naam tut_scl, stel de configuratie van de PLC op en download de configuratie naar de PLC.

Het aanmaken van een nieuw project, het opstellen van de PLC-configuratie en het downloaden van de configuratie gaat op identieke wijze zoals is beschreven in de paragrafen 4.1 t/m 4.3.

Opmerking: in de oudere versies van STEP7, voor het TIA Portal-tijdperk, was het mogelijk om de configuratie uit de PLC op te halen. In TIA portal is dat voor de S7-300 en S7-400 niet meer mogelijk.

6.3 PLC tags invoeren

Natuurlijk moeten ook voor deze tutorial PLC tags ingevoerd worden. In figuur 6.2 zijn de PLC tags vermeld. Merk ook het grote aantal Reals.

tut_	scl 🕨	PLC_1 [CPU 315F-2 PN/DP]	PLC tags < I	Default tag table	e [12]							
alla												
1	<u>地理」は、日本で</u>											
D	Default tag table											
	N	lame	Data type	Address	Retain	Acces	Visibl	Comment				
1	-	ANALOG_IN	Word	%IW272				The raw ADC value				
2	-	VMEAS	Real	%MD20				Measured voltage across the NTC				
з	-00	RMEAS	Real	%MD24				Calculated resistance of the NTC				
4	-00	TDEGREE	Real	%MD28				Calculated temperature				
5	-00	IMEAS	Real	%MD32				Calculated current through the NTC				
6	-00	PMEAS	Real	%MD36				Calculated power dissipated by the NTC				
7	-00	TEMPTOOHIGH	Bool	%M18.0				True = Temperature too high (output)				
8	-00	TEMPTOOLOW	Bool	%M18.1				True = Temperature too low (output)				
9	-00	RESETALARMS	Bool	%M18.2				True = Alarms will reset (input)				
10	-00	ALARMSHOLDING	Bool	%M18.3				Holding relay for alarms				
11	-	RECORD_TEMP	Bool	%M18.4				Should we record a temperature?				
12	-	AVERAGE_TEMP	Real	%MD40				Average temperature				
13		<add new=""></add>				~	~					
	_											

Figuur 6.2: PLC tags.

6.4 De functie ConvertADCToTemp

Dubbelklik in de project tree onder het onderdeel Program blocks op het onderdeel Add new block. Er wordt een dialoog geopend waarin een nieuw blok kan worden aangemaakt. Klik op de pictogram Function. Geef het blok de naam ConvertADCToTemp en selecteer als programmeertaal SCL. Klik daarna onderin op de knop **OK**. Zie figuur 6.3.

Project tree		Add new block		×
Devices	•	Name: ConvertADCToTemp		
 tut_scl tut_scl Add new device Devices & networks PLC_1 [CPU 315F-2 PN/DP] Device configuration Online & diagnostics Program blocks Add new block Add new block Add new block Main [OB1] Technology objects External source files PLC data types Watch and force tables Online backups Device proxy data Program info PLC supervisions & alarms PLC alarm text lists Local modules 		ConvertADCToTemp	Language: Number: Description: Functions are co	SCL The second s
Common data			more	
Languages & resources		> Additional inform	ation	
Gonline access Gond Reader/USB memory		Add new and open		OK Cancel

Figuur 6.3: Aanmaken nieuwe functie ConvertADCToTemp (FC1).

Het blok wordt nu aangemaakt en daarna wordt de SCL-editor gestart. Dit is te zien in figuur 6.4.

	_									
Project tree 🔲 🖣	tu	t_s	:I → PLC	C_1 [CPU 315F-2 F	N/D	P] ▶ Program bl	ock	s 🕨 Cor	vertADCToTen	ո թ [FC1]
Devices										
🖆 🔲 🖬	101	è 🛒	🦻 🖻 🗄	🔩 🖹 📲 🖀 ±	\$	🍋 🚱 🕼 🗺	1	₽ 🗲	표 태 태 I ₂	¥ 🖗 📢 化 🔗 🐃
		Со	nvertAD	CToTemp						
▼ 🚺 tut_scl			Name			Data type	-	Offset	Default value	Comment
🗳 Add new device	1		 Input 	t						
Devices & networks	2		• ~	Add new>						
PLC_1 [CPU 315F-2 PN/DP]	З		- Outpi	ut						
Device configuration	4		■ <a< th=""><th>Add new></th><th></th><th></th><th></th><th></th><th></th><th></th></a<>	Add new>						
Q Online & diagnostics	5		 InOut 	t						
🔻 🔙 Program blocks	6		• </th <th>Add new></th> <th></th> <th></th> <th></th> <th></th> <th></th> <th></th>	Add new>						
📑 Add new block	7		 Temp 	b						
📲 Main [OB1]	8		• <a< th=""><th>Add new></th><th></th><th></th><th></th><th></th><th></th><th></th></a<>	Add new>						
ConvertADCToTemp [FC1]		• •			-					
🕨 🏣 Technology objects			<u>.</u>	IF CASE FOR W OF TO DO I	HILE	(**) REGION				
External source files			h	1						
🕨 🚂 PLC tags				-						
PLC data types										
Watch and force tables										
Online backups			_							

Figuur 6.4: Functie ConvertADCToTemp aangemaakt en de SCL-editor is gestart.

Nu moeten eerst de formele parameters worden ingevoerd. In TIA Portal wordt dit de

block interface van het blok genoemd, te zien in figuur 6.5. Er is slechts één ingangsparameter, de ruwe data van de ADC. Verder zijn er vier uitgangsparameters, twee tijdelijke variabelen, negen constanten en één teruggaveparameter te zien.

tu	ut_scl PLC_1 [CPU 315F-2 PN/DP] Program blocks ConvertADCToTemp [FC1]											
3		6	🔿 + 👢 🖿 🗐 🛛 + 😭	• ≈ c., #≣ C≘ =	= 1 2 G=	구를 준을 통할 수는						
-	6	nve	artancia ang ang ang ang ang ang ang ang ang an									
		Na	me	Data type	Offset	Default value	Comment					
1	-	-	Input									
2			ADC_VALUE	Word			ADC raw data					
з	-	•	Output									
4			VNTC	Real			Measured voltage across the NTC					
5			INTC	Real			Calculated current through the NTC					
6			RNTC	Real			Calculated value of the NTC					
7	-		PNTC	Real			Calculated power of the NTC					
8		•	InOut									
9			<add new=""></add>									
10		•	Temp									
11			Z	Real	0.0		Transfer function of the voltage divider					
12			ZI	Int	4.0		For conversion from Word to Int					
13		•	Constant									
14			VPOWER	Real		24.0	Power supply voltage					
15		•	VANALOG_MAX	Real		10.0	Maximum voltage on the ADC input					
16		•	ADCVALUE_AT_VANALO	Int		27648	ADC value at maximum ADC voltage					
17		•	A	Real		0.02010974	A parameter of the NTC					
18		•	В	Real		3899.387	B (beta) parameter of the NTC					
19		•	RS	Real		47000.0	Series resistor					
20		•	RIN	Real		100000.0	Imput resistance of the ADC input					
21		•	K_TO_C	Real		273.15	Conversion from Kelvin to Celsius					
22		•	DISSIPATION_CONSTANT	Real		0.002	Dissipation constant					
23		•	Return									
24			ConvertADCToTemp	Real]		Return value is temperature in degree Celsius					

Figuur 6.5: De interface van functie ConvertADCToTemp.

Nadat de interface is ingevoerd wordt overgegaan tot het invoeren van de code. De code is te zien in figuur 6.6. Neem de code over zoals in de figuur te zien is.



Figuur 6.6: De SCL-code van functie ConvertADCToTemp.

Opmerkingen: de berekening van #ConvertADCToTemp kan eenvoudiger maar in dit voorbeeld wordt gedemonstreerd dat complexe rekenkundige bewerkingen in SCL gemakkelijk geprogrammeerd kunnen worden, zie voor een afleiding van de formules bijlage H. De volledige code van de functie, inclusief de interface, is te vinden in bijlage B.

6.5 Compileren SCL-code

Nu het programma ingevoerd is, moet het gecompileerd worden. De *compiler* vertaalt de SCL-code naar STL, de assemblertaal voor de PLC.

Selecteer in de project tree de functie ConvertADCToTemp en klik op de rechter muisknop. Er wordt een contextmenu geopend. Selecteer daarin Compile→Software (only changes). Zie figuur 6.7. Een alternatief is de sneltoetscombinatie **Ctrl+B**.



Figuur 6.7: Selecteren compilatie.

TIA Portal zal nu de compilatie starten. Er wordt een voortgangsvenster getoond, zie figuur 6.8.



Figuur 6.8: Voortgang compilatie.

In het paneel middenonder is te zien dat de compilatie is geslaagd. Zie figuur 6.9.

General i Cross-references	Compile Syntax								
Show all messages									
Compiling finished (errors: 0; warnings: 0)									
I Path	Description	Go to ?	Errors	Warnings	Time				
✓ ▼ PLC_1		N	0	0	10:15:04 PM				
Program blocks		7	0	0	10:15:04 PM				
ConvertADCToTemp (FC1)	Block was successfully compiled.	×			10:15:04 PM				
\bigcirc	Compiling finished (errors: 0; warnings: 0)				10:15:04 PM				

Figuur 6.9: Compilatie geslaagd.

Eventuele fouten worden gerapporteerd en moeten verbeterd worden. Zie voor een voorbeeld van een mislukte compilatie figuur 6.10. Merk op dat de waarschuwing in regel 14 volgt uit de syntaxfout in regel 11.

General Cross-references	Compile Syntax					
Show all messages	•					
Compiling finished (errors: 1; warnings: 1)					
! Path	Description	Go to	?	Errors	Warnings	Time
😢 🔻 PLC_1		— —		1	1	9:40:02 AM
😢 🔻 Program blocks		—		1	1	9:40:02 AM
 ConvertADCToTemp (FC1) 		- X		1	1	9:40:02 AM
8 11	Semicolon missing.	- >	?			9:40:02 AM
14	The parameter '#RNTC' might not be initialized.	× -				9:40:02 AM
8	Compiling finished (errors: 1; warnings: 1)					9:40:02 AM

Figuur 6.10: Voorbeeld van een mislukte compilatie.

6.6 De functie CheckMinMax

Er wordt nu een tweede SCL-bestand aangemaakt. De code wordt in FC2 geplaatst en zet twee merkerbits indien de temperatuur te hoog of te laag is. Maak een nieuw SCL-bestand aan en noem dit CheckMinMax.

De code, inclusief de interface, is weergegeven in figuur 6.11. Let vooral op de teruggaveparameter van de functie, deze is van het type Void, oftewel er is geen teruggaveparameter. De teruggave wordt geregeld via twee Output-parameters.

tur			1 [CDU 315E-2 DN/D	Pl > Program blo	cke 🕨 Ch	ockMinMax [EC2		
tu	_3(-]	
1	Ĩ	🦻 🖻 🛨 👘	🔍 🖹 🖀 🖀 ż 😥	🗢 😡 🖑 🖷 🗉	🗄 😍 🌾	∃ ≣ ≣ ♯ I₌	` <u>⊨</u> I# ⊊I ¢I ⊕ 😳 😳 🔒	
	Ch	eckMinMa	ах					
_		Name		Data type	Offset	Default value	Comment	
1		 Input 						
2		• C_1	TEMPTOOHIGH	Real			Upper limit temperature	
з	-00	• C_1	TEMPTOOLOW	Real			Lower limit temperature	
4		 TEI 	MPERATURE	Real			The temperature	
5		 Output 	t					
6		 TEI 	MPTOOHIGH	Bool			True = temperature is too high	
7		 TEI 	MPTOOLOW	Bool			True = temperature is too low	
8		 InOut 						
9		 <ar< li=""> </ar<>	dd new>					
10		 Temp 						
11	_	 <ar< li=""> </ar<>	dd new>					
12		 Consta 	ant					
13	_	 <th>dd new></th><th></th><th></th><th></th><th></th>	dd new>					
14		• Return	l naht fattas	Valid 🕅	ล		No estura por motor	
15		- Ch	eckivimiviex	Void	1		No recum parameter	
	×	4						
			IF OF TO DO DO	(**) REGION				
			1 IF #TEMPERAT	JRE > #C_TEMPTOOF	HIGH THEN	// If current	; temp too high	
			2 #TEMPTOO	HIGH := true;		<pre>// signal it.</pre>		
			3 ELSE					
			4 #TEMPTOO	HIGH := false;				
		-	5 [EMD_IF;					
		•	7 DIF #TEMPERAT	URE < #C TEMPTOOI	OW THEN	// If current	temp too low	
			8 #TEMPTOO	LOW := true;		// signal it.		
			9 ELSE					
			10 #TEMPTOO	LOW := false;				
			11 END_IF;					

Figuur 6.11: De SCL-code van functie CheckMinMax (FC2).

De code van CheckMinMax is zeer eenvoudig. Het zijn slechts twee simpele IF-statements. Hiermee is ook goed te zien dat SCL gebruikt kan worden voor simpele beslissingen. Natuurlijk had de code veel eenvoudiger gekund en doorgewinterde PLC-programmeurs hadden dit in LAD opgelost. In bijlage C is de code nog eens afgebeeld.

6.7 De functie Alarms

Het derde SCL-bestand beschrijft een *holding alarm* middels een eenvoudige RS-flipflop. De code wordt geprogrammeerd in de functie CheckMinMax en is te zien in figuur 6.12. Ook hier is het teruggavetype Void. Het geheugen van de RS-flipflop wordt gerealiseerd via een InOut-parameter. Bij gebruik van de functie wordt hieraan een merkerbit gekoppeld.



Figuur 6.12: De SCL-code van functie Alarms (FC3).

Het holding alarm wordt geactiveerd als één van de twee alarmingangen geactiveerd zijn en wordt gereset als de ingang RESETALARMS geactiveerd is. Merk op dat de reset overheersend is ten opzichte van de alarmingangen. De code, inclusief de interface, is te vinden in bijlage D.

6.8 Het functieblok AverageTemp

Het vierde en laatste blok dat in SCL geschreven wordt betreft een functieblok met de naam AverageTemp. Een functieblok wordt gekoppeld aan een Instance Data Block dat ervoor zorgt dat een functieblok een zogenoemd *statisch geheugen* heeft. Dat is geheugen dat behouden blijft over aanroepen van het functieblok heen. Voor C-programmeurs: dit is te vergelijken met static variabelen in een functie.

Dit functieblok maakt gebruikt van een complexe datastructuur, namelijk een array van structures. De array wordt gebruikt als circulaire buffer (of ringbuffer) om gegevens op te slaan. Met behulp van een *lus* worden de elementen van de array gemanipuleerd.

Voer de interface-parameters op de gebruikelijke wijze in. Speciale aandacht is nodig voor het invoeren van de array van structures. Maak een variabele TEMP aan onder het kopje

Static. Vul als datatype Array[1..10] of Struct in en druk op de enter-toets. Voor de variabele komt nu een klein pijltje te staan. Dit is te zien in figuur 6.13.

tu	tut scl > PLC 1 [CPU 315F-2 PN/DP] > Program blocks > AverageTemp [FB1]													
		<u> </u>		abij / nogram blocks /	Average	eremp [r br]								
1	🔮 🔮 🕒 ± 🐛 🗮 🖀 월 🌿 😥 🕼 📾 🗃 🥸 🗭 표 🎟 🗄 🎽 🎼 🖬 신 🖉 🕾 🖫													
	AverageTemp													
	Name Data type Offset Default value Visible in Setpoint Comment													
1	-	-	Input											
2		•	RECORD_TEMP	Bool		false			Flag to signal record of temperature					
З		•	CURRENT_TEMP	Real		0.0			The temperature					
4	-	•	Output											
5	-	•	AVERAGE_TEMP	Real		0.0	✓		The average temperature					
6		•	InOut											
7		•	<add new=""></add>											
8		•	Static											
9		•	RECORD_TEMP_EDGE	Bool		false	✓		Edge flag for RECORD_TEMP					
10		•	INDEX	Int		1	✓		The current index in the array					
11		•	▶ TEMP	Array[110] of Struct 🔳 💌			Image: A start and a start							
12		•	<add new=""></add>											
13		•	Temp											
14		•	<add new=""></add>											
15	-00	•	Constant											
16		•	<add new=""></add>											

Figuur 6.13: Aanmaken van een array van structures.

Klik op het pijltje om de array te openen. TIA Portal laat nu tien elementen zien die nog voorzien moeten worden van variabelen. Onder de variabele TEMP[1] is het mogelijk om de variabelen in te voeren.

In figuur 6.14 is te zien hoe de structures ingevuld moeten worden. Er worden een Real en een Bool aangemaakt. Bij het invullen van de structure onder TEMP[1] worden de elementen van de structure naar de andere array-elementen gekopieerd. Die hoeven dus niet apart te worden ingevoerd.

I	8		•	Sta	tic					
I	9	-00	•		RECORD_TEMP_EDGE	Bool		false	<	Edge flag for RECORD_TEMP
I	10	-00	•		INDEX	Int		1	<	The current index in the array
I	11	-00	•	•	TEMP	Array[110] of Struct				
I	12	-00		•	 TEMP[1] 	Struct			\checkmark	
I	13	-			temperature	Real		0.0		
I	14	-00			 valid 	Bool		false	<	
l	15				Add new>	E]			
I	16	-00		•	 TEMP[2] 	Struct			\checkmark	
J	17	-			TEMP[3]	Struct				

Figuur 6.14: Invullen van de structure.

Nu de array van structures is ingevuld kunnen de overige variabelen worden ingevuld. Dit is te zien in figuur 6.15. De array is weer "dichtgeklapt".

Nu wordt de SCL-code ingevoerd, te zien in figuur 6.16. Een korte uitleg over de code is hier wel op zijn plaats. Er wordt gebruik gemaakt van diverse taalconstructies zoals beslissingen, lussen en rekenkundige operaties. Het eerste deel zorgt voor het opslaan van een nieuwe temperatuurwaarde in de array. Daarbij wordt aangegeven dat de opgeslagen waarde geldig is. Dit alles gebeurt onder het toeziend oog van de variabele RECORD_TEMP. Samen met de variabele RECORD_TEMP_EDGE vormen ze een *flankdetector*. Hierdoor wordt bij het actief worden van RECORD_TEMP_slechts eenmaal een nieuwe temperatuur toegevoegd. Om een nieuwe waarde toe te voegen moet RECORD_TEMP eerst weer gedeactiveerd worden.

tut	tut_scl PLC_1 [CPU 315F-2 PN/DP] Program blocks AverageTemp [FB1]												
\$	1	۶ (🖻 ± 🐛 🖿 🗐 🖴 ±	🈥 🗠 💊 🖑 🗺	"B 😍 (4日日 11日	i≞ x≡ ∥⊗	କାଧାନ	00 , 00, 00 ▶ ⊣⊳ 00				
	Av	era	geTemp										
		Na	me	Data type	Offset	Default value	Visible in	Setpoint	Comment				
1		٠	Input										
2		•	RECORD_TEMP	Bool	0.0	false			Flag to signal record of temperature				
З	-00	•	CURRENT_TEMP	Real	2.0	0.0			The temperature				
4	-00	•	Output										
5		•	AVERAGE_TEMP	Real	6.0	0.0			The average temperature				
6	-00	•	InOut										
7		•	<add new=""></add>										
8	-00	•	Static										
9	-00	•	RECORD_TEMP_EDGE	Bool	10.0	false			Edge flag for RECORD_TEMP				
10	-00	•	INDEX	Int	12.0	1			The current index in the array				
11	-00	•	► TEMP	Array[110] of Struct	14.0				The temperatures and valid flags				
12	-00	•	Temp										
13	-00	•	LOOP_INDEX	Int	0.0				Loop index to visit elements in array				
14	-00	•	CUMU_TEMP	Real	2.0				Sum of all the recorded temperatures				
15		•	NUMBER_VALID	Int	6.0				Number of valid entries				
16		٠	Constant										
17		•	<add new=""></add>										

Figuur 6.15: De complete interface van functieblok AverageTemp (FB1).



Figuur 6.16: *De SCL-code van functieblok AverageTemp (FB1).*

Het tweede deel zorgt voor het berekenen van de gemiddelde temperatuur. Hierbij worden alle geregistreerde temperatuurwaarden die geldig zijn gesommeerd en gedeeld door het aantal geldige waarden. De gemiddelde temperatuur wordt via een Output-parameter teruggegeven. De complete code, inclusief de interface, is te vinden in bijlage E.

6.9 OB1 invoeren

De functies en het functieblok zijn nu ingevoerd. Nu moeten de aanroepen in OB1 geprogrammeerd worden. De aanroepen zijn gemakkelijk te programmeren. Open OB1 door erop te dubbelklikken. Als eerste wordt de functie ConvertADCToTemp aangeroepen. Sleep vanuit de project tree de functie naar de eerste rung van OB1. Zie figuur 6.17.



Figuur 6.17: Functie ConvertADCTOTemp toevoegen aan eerste rung OB1.

Nu moeten alle argumenten nog ingevuld worden. Aan de ingang van het blok wordt de variabele ANALOG_IN geplaatst. Merk op dat hier gebruik wordt gemaakt van zogenoemde *peripheral access* door achter de variabelenaam de qualifier :P te plaatsen (zie paragraaf 8.6). Aan de teruggaveparameter en de uitgangen worden achtereenvolgens de argumenten TDEGREE, VMEAS, IMEAS, RMEAS en PMEAS geplaatst. Zie figuur 6.18.



Figuur 6.18: Functie ConvertADCTOTemp geplaatst in eerste rung van OB1.

De eerste rung is nu correct ingevoerd. Voer op vergelijkbare wijze de functies CheckMinMax en Alarms in. Dit is te zien in figuur 6.19.

Als laatste moet functieblok AverageTemp worden ingevoegd. Sleep het functieblok naar de vierde rung van OB1. Merk op dat aan een functieblok een Instance Data Block is gekop-



Figuur 6.19: Functies CheckMinMax en Alarms geplaatst in OB1.

peld. TIA Portal zal eerst vragen om een Instance Data Block aan te maken. De standaard naam is de naam van het functieblok aangevuld met _DB. Dit is te zien in figuur 6.20. Klik op **OK** om het datablok aan te maken.



Figuur 6.20: Aanmaken datablok voor functieblok AverageTemp.

Het datablok is nu aangemaakt en verschijnt in de project tree onder het kopje Program blocks. Tevens wordt in de vierde rung het blok AverareTemp zichtbaar. Hierbij zijn de argumenten voor de variabelen RECORD_TEMP en CURRENT_TEMP al ingevuld. Dat heeft te maken met de wijze waarop parameteroverdracht plaatsvindt met een functieblok. Alle parameters zijn in het datablok geplaatst en hebben een standaard beginwaarde.

De argumenten moeten worden ingevuld zoals te zien is in figuur 6.22.

Alle rungs zijn nu ingevoerd. Nu kan OB1 gecompileerd worden. Selecteer onder het kopje Program blocks blok OB1 en klik op de rechter muisknop. Selecteer in het contextmenu Compile→Software (only changes). OB1 wordt nu gecompileerd.



Figuur 6.21: Functieblok AverageTemp is in de vierde rung geplaatst.

	%E "Averag D	D B1 geTemp_ DB [®]	
	%F Averag	B1 geTemp"	
%M18.4	- EN	ENO	%MD40
"RECORD_TEMP" -	RECORD_TEMP	AVERAGE_TEMP	AVERAGE_TEMP*
"TDEGREE" -	CURRENT_TEMP		

Figuur 6.22: De vierde rung compleet.

6.10 Laden PLC met programma

Het laden van het programma gaat zoals is beschreven in hoofdstuk 4. Zorg ervoor dat de PLC in STOP staat. Selecteer onder PLC_1 het menu-onderdeel Program Blocks. Klik op de rechter muisknop en selecteer Download to device \rightarrow Software (only changes). Zie figuur 6.23.



Figuur 6.23: Downloaden van de blokken naar de PLC.

TIA Portal komt nu met een dialoog waarin wordt gevraagd of de blokken in de PLC moeten worden geladen. Zie figuur 6.24. Klik op **Load** om de blokken te laden.

De blokken zijn nu geladen en de PLC kan weer in RUN gezet worden.

6.11 Monitoren van programma en variabelen

De SCL-code kan gemonitord worden, d.w.z. gevolgd worden. De SCL-editor bevat hiervoor een speciale modus. Open de editor door op ConvertADCToTEMP te dubbelklikken. Aan de bovenrand is een pictogram met een brilletje te vinden. Klik hier één keer op. De editor zal nu communiceren met de PLC en de waarden van de variabelen weergeven. Zie figuur 6.25. Merk op dat constanten en tijdelijke variabelen niet gemonitord kunnen worden.

.oad pro	eview Sheck I	pefore loading		‹ \
Status	1	Target	Message	Action
+1	v	▼ PLC_1	Ready for loading.	
	0	Simulated module	The download will be performed to a simulated PLC.	
	0	Software	Download software to device	Consistent download
<			III	>
				Refresh
			Finish	Load Cancel

Figuur 6.24: Download preview.

tut_scl → PL	C_1 [C	PU 315F-2 PN/DP] Program blocks ConvertADCToTemp [FC1]			
学 学 🖻 ±	ii,	는 溷 몰 💱 🕫 😡 🖷 🐨 🗣 💶 표 排 🖢 🦌 📢 🖉 🙄 🛍 👘			
		Block inte	rface		
	No co	ndition defined.	•		
	IF	CASE FOR WHILE (**) REGION OF TO DO DO			
	1	// ADC value to integer			
	2	<pre>#ZI := WORD_TO_INT(#ADC_VALUE);</pre>	۲.	#ZI	10000
	4	// Voltage measured			
	5	#VNTC := (1.0 * #ZI) / #ADCVALUE AT VANALOG MAX * #VANALOG MAX;	F	#VNTC	3.616898
	6		Ċ.		
	7	// Calculate Z as function of			
	8	#Z := #VNIC / #VPOWER;	۲.	#Z	0.1507041
	9	(/ Data is Ober - Describe Court with the side of Marks 40			
	10	// Ento in Ohms. Function found with the aid of Maple 10.		ADVITO	0000 702
	12	#RNIC := - (#VNIC ^ #RS ^ #RIN / (- #VEOWER ^ #RIN + #VNIC ^ #RIN + #VNIC ^ #RS));	*	#RNIC	9096.795
	13	// Calculate current through the NTC			
	14	<pre>#INTC := #VNTC / #RNTC;</pre>	F	#INTC	0.0003975141
	15				
	16	// Calculate power dissipated by the NTC			
	17	<pre>#PNTC := #VNTC * #INTC;</pre>	•	#PNTC	0.001437768
	18				
	19	<pre>// Temperature in degree C. Function found with the aid of Maple 10. This is the</pre>			
	20	// return value of the function. There is compensation for the self-heating effect		4Convent NDC	25 5660
	21	#CONVERTADUIDIEmp := #D / LN(#2 * #KD * #KIN / (#A * (#KIN - #2 * #KS - #2 * #KIN)))	•	#convertADC	20.56688

Figuur 6.25: Monitoren van functie ConvertADCToTemp.

Ook de PLC tags kunnen gemonitord worden. De PLC tags omvatten de ingangen, uitgangen en het merkergeheugen. Open de PLC tags-tabel in de project tree onder het kopje PLC tags op Default tag table te dubbelklikken. De PLC tags-tabel wordt nu geopend. Klik daarna linksboven op het pictogram met het brilletje. In de tabel worden nu de actuele waarden van de PLC tags weergegeven. Zie figuur 6.26.

Het is ook mogelijk om de variabelen in een datablok te monitoren. Open het datablok AverageTemp_DB door in de project tree onder het kopje Program blocks op de naam van het datablok te dubbelklikken. Het datablok wordt nu geopend. Klik daarna linksboven op het pictogram met het brilletje. In de tabel worden de actuele waarden van de variabelen weergegeven. Zie figuur 6.27.

tut_	tut_sci → PLC_1 [CPU 315F-2 PN/DP] → PLC tags → Default tag table [12]													
*	👻 🖶 🕞 🖬													
[Default tag table													
		Name	Data type	Address		Retain	Acces	Visibl	Monitor value	Comment				
1	-00	ANALOG_IN	Word	%IW272	-]			16#1F40	The raw ADC value				
2	-00	VMEAS	Real	%MD20					2.893518	Measured voltage across the NTC				
З		RMEAS	Real	%MD24					6887.052	Calculated resistance of the NTC				
4		TDEGREE	Real	%MD28					32.22163	Calculated temperature				
5		IMEAS	Real	%MD32					0.0004201389	Calculated current through the NTC				
6		PMEAS	Real	%MD36			Image: A start of the start		0.00121568	Calculated power dissipated by the NTC				
7		TEMPTOOHIGH	Bool	%M18.0			Image: A start and a start		TRUE	True = Temperature too high (output)				
8		TEMPTOOLOW	Bool	%M18.1			Image: A start of the start		FALSE	True = Temperature too low (output)				
9		RESETALARMS	Bool	%M18.2			Image: A start of the start		FALSE	True = Alarms will reset (input)				
10		ALARMSHOLDING	Bool	%M18.3			Image: A start of the start		TRUE	Holding relay for alarms				
11		RECORD_TEMP	Bool	%M18.4			Image: A start of the start		FALSE	Should we record a temperature?				
12	-	AVERAGE_TEMP	Real	%MD40			Image: A start and a start		23.37466	Average temperature				
13		<add new=""></add>					V	V						

Figuur 6.26: Moitoren van de PLC tags.

tut_s		PLC_1 [CPU 315F-2 PI	N/DP] 🕨 Program b	locks 🕨	AverageTem	p_DB [DB1]				
19 I	őř	h 🕏 🗮 🎇 Keep ac	tual values 🔋 🔒 Sn	apshot ^{II}	🕆 🖏 Copysr	napshots to start values	K - K -	Load start valu	ies as actua	Ivalues 💵 🕮
A	vera	geTemp_DB								
	Nar	ne	Data type	Offset	Start value	Monitor value	Retain	Visible in	Setpoint	Comment
1 🕣	•	Input								
2 🕣	•	RECORD_TEMP	Bool	0.0	false	FALSE				Flag to signal reco
3 🕣	•	CURRENT_TEMP	Real	2.0	0.0	32.22163				The temperature
4 🕣	•	Output								
5 🕣	•	AVERAGE_TEMP	Real	6.0	0.0	32.22163				The average temp
6 🕣	1	InOut								
7 🕣	•	Static								
8 🕣	•	RECORD_TEMP_EDGE	Bool	10.0	false	FALSE				Edge flag for RECC
9 🕣	•	INDEX	Int	12.0	1	3				The current index
10 🕣	•	▼ TEMP	Array[110] of Struct	14.0						The temperatures
11 🕣	1	 TEMP[1] 	Struct	14.0						The temperatures
12 🕣	1	temperature	Real	14.0	0.0	32.22163				
13 🕣	1	 valid 	Bool	18.0	false	TRUE				
14 🕣	1	 TEMP[2] 	Struct	20.0				 Image: A start of the start of		The temperatures
15 🥣	1	temperature	Real	20.0	0.0	32.22163				
16 🕣	1	 valid 	Bool	24.0	false	TRUE				
17 🕣	1	 TEMP[3] 	Struct	26.0						The temperatures
18 🕣	1	temperature	Real	26.0	0.0	0.0				
19 🕣	1	 valid 	Bool	30.0	false	FALSE				
20 🕣	1	TEMP[4]	Struct	32.0						The temperatures
21 🕣	1	TEMP[5]	Struct	38.0						The temperatures
22 🕣	1	TEMP[6]	Struct	44.0						The temperatures
23 🕣	1	TEMP[7]	Struct	50.0						The temperatures
24 🕣	1	TEMP[8]	Struct	56.0				 Image: A start of the start of		The temperatures
25 🕣	1	TEMP[9]	Struct	62.0						The temperatures
26 🕣	1	TEMP[10]	Struct	68.0						The temperatures

Figuur 6.27: Monitoren van datablok AverageTemp_DB.

6.12 Variabelen manipuleren met watch table

In de vorige paragraaf is uitgelegd hoe de variabelen gemonitord kunnen worden. De variabelen zijn op deze manier echter niet aan te passen. Dat kan wel met een *watch table*. Met een watch table kunnen variabelen selectief gemonitord en gemanipuleerd worden.

Voeg een nieuwe watch table toe door onder het kopje Watch and force tables te dubbelklikken op Add new watch table. Zie figuur 6.28.

Er wordt een nieuwe watch table aangemaakt met de standaard naam Watch table_1.

Project tree 🔲 🖣	tu	t_so	:I → PLC_1 [CPU 3	15F-2 PN/DP] > Program	n blocks 🔸	AverageTe	mp_DB [DB1]
Devices							
🖻 🗐 🖻	1	÷ 🖹	¢ ∎, ∎	Keep actual values 🛛 🔒	Snapshot [®]	ት 🖳 Copy	snapshots to start v
		Av	erageTemp_DB				
▼ 1 tut_scl			Name	Data type	Offset	Start value	Retain \
📑 Add new device	1		 Input 				
📥 Devices & networks	2		RECORD_TEMP	Bool	0.0	false	
PLC_1 [CPU 315F-2 PN/DP]	з	-00	CURRENT_TEM	IP Real	2.0	0.0	
Device configuration	4	-00	 Output 				
😵 Online & diagnostics	5	-00	AVERAGE_TEN	/IP Real	6.0	0.0	
🔻 🔚 Program blocks	6	-00	InOut				
📑 Add new block	7	-00	 Static 				
📲 Main [OB1]	8	-00	RECORD_TEMP	P_EDGE Bool	10.0	false	
Alarms [FC3]	9	-00	INDEX	Int	12.0	1	
CheckMinMax [FC2]	10	-00	TEMP	Array[110] of Str	uct 14.0		
ConvertADCToTemp							
🔤 AverageTemp [FB1]							
JAverageTemp_DB [
Technology objects							
External source files							
PLC tags							
PLC data types							
 Watch and force tables 							
Add new watch table							
Force table							
🕨 📴 Online backups							

Figuur 6.28: Toevoegen nieuwe watch table.

Vul de tabel in volgens figuur 6.29. Invullen kan op twee manieren: via de naam van de variabelen of via het adres. Een commentaarregel kan ingevoegd worden door op het pictogram met de dubbele slash te klikken. Zie de rode cirkel.

tuț	tut_scl PLC_1 [CPU 315F-2 PN/DP] Watch and force tables Watch table_1									
*										
	i Name	Address	Display format	Monitor value	Modify value	4	Comment			
1	// Inputs and markers									
2	"ANALOG_IN"	%IW272	Hex							
з	"TDEGREE"	%MD28	Floating-point nu							
4	// Data Block									
5	"AverageTemp_DB".INDEX	%DB1.DBW12	DEC+/-							
6	// Alarms and triggers									
7	"TEMPTOOHIGH"	%M18.0	Bool							
8	"TEMPTOOLOW"	%M18.1	Bool							
9	"RESETALARMS"	%M18.2	Bool							
10	"ALARMSHOLDING"	%M18.3	Bool							
11	"RECORD_TEMP"	%M18.4	Bool							
12		<add new=""></add>								

Figuur 6.29: De ingevulde watch table.

De watch table geeft de actuele waarden van de variabelen weer na een klik op het pictogram met het brilletje en het groene driehoekje dat op het "play"-symbool lijkt.

Het wijzigen van een variabele gaat eenvoudig. Vul bij de variabele die gewijzigd moet worden in de kolom Modify value de nieuwe waarde in. Let hierbij goed op het datatype. Bij een Bool kunnen alleen de waarden TRUE en FALSE worden ingevuld.

In figuur 6.31 is te zien dat variabele RESETALARMS op TRUE gezet wordt. Klik daarna op het pictogram met de bliksemschicht met een 1 (zie de rode cirkel). De waarde van RESETALARMS wordt dan op TRUE gezet. De variabele ALARMSHOLDING wordt als resultaat op FALSE gezet.

tut	tut_scl PLC_1 [CPU 315F-2 PN/DP] Watch and force tables Watch table_1									
2	· ジ · ジ · L. タ. え 22 🖤 ~									
	i	Name	Address	Display format	Monitor value	Modify value	4	Comment		
1	// Input	ts and markers								
2		"ANALOG_IN"	%IW272	Hex	16#1858					
3		"TDEGREE"	%MD28	Floating-point nu	36.17617					
4	// Data	Block								
5		"AverageTemp_DB".INDEX	%DB1.DBW12	DEC+/-	6					
6	// Alarm	ns and triggers								
7		"TEMPTOOHIGH"	%M18.0	Bool	TRUE					
8		"TEMPTOOLOW"	%M18.1	Bool	FALSE					
9		"RESETALARMS"	%M18.2	Bool	FALSE					
10		"ALARMSHOLDING"	%M18.3	Bool	TRUE					
11		"RECORD_TEMP"	%M18.4	Bool	FALSE					
12			<add new=""></add>							

Figuur 6.30: Watch table monitort de variabelen.

tut	tut_scl PLC_1 [CPU 315F-2 PN/DP] Watch and force tables Watch table_1									
2	# # 1 th 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1									
	i	Name	Address	Display format	Monitor value	Modify value	9	Comment		
1	// Input	s and markers								
2		"ANALOG_IN"	%IW272	Hex	16#2710					
з		"TDEGREE"	%MD28	Floating-point nu	25.56688					
4	// Data	Block								
5		"AverageTemp_DB".INDEX	%DB1.DBW12	DEC+/-	6					
6	// Alarm	ns and triggers								
7		"TEMPTOOHIGH"	%M18.0	Bool	FALSE					
8		"TEMPTOOLOW"	%M18.1	Bool	FALSE					
9		"RESETALARMS"	%M18.2	Bool 💌	TRUE	TRUE	🗹 📐			
10		"ALARMSHOLDING"	%M18.3	Bool	FALSE					
11		"RECORD_TEMP"	%M18.4	Bool	FALSE					
12			<add new=""></add>							

Figuur 6.31: Wijzigen van de waarde van een variabele.

Opmerking: bitvariabelen kunnen ook direct op TRUE of FALSE gezet worden. Druk op de sneltoetscombinatie **Ctrl+F2** om een bitvariabele op TRUE te zetten en druk op de sneltoetscombinatie **Ctrl+F3** om een bitvariabele op FALSE te zetten.

6.13 Automatische temperatuurregistratie

Het registreren van een temperatuur in één van de TEMP-variabelen in datablok DB1 moet met de hand gebeuren. Hiervoor moet variabele RECORD_TEMP even op TRUE gezet worden en daarna weer op FALSE. De registratie is echter te automatiseren om bijvoorbeeld elke minuut een nieuwe waarde te registreren. Dat kan opgelost worden middels een listige timer-constructie die zichzelf opnieuw start. Maar het kan ook anders namelijk door gebruik te maken van een *cyclische interrupt*⁶. De programmatuur van de interruptroutine wordt geplaatst in OB35. Deze bouwsteen wordt, als het in de PLC bestaat, om de 100 milliseconden aangeroepen (deze tijd is instelbaar). Door nu het aantal interrupts te tellen met behulp van een variabele kan een bepaalde tijd worden afgemeten. Stel dat eens in de minuut een nieuwe registratie van de temperatuur moet plaatsvinden dan moet van 0 t/m 599 geteld worden om deze minuut af te tellen. De variabele RECORD_TEMP wordt dan even op TRUE gezet zodat de registratie kan plaatsvinden. De scan cycle-tijd is in de regel korter dan 100 milliseconden. RECORD_TEMP blijft zodoende meerdere scan cycles

⁶ Een interrupt is een onderbreking van het lopende programma.

TRUE. Door de flankdetectie in functieblok AverageTemp is dat niet erg.

Maak om te beginnen een nieuwe tag aan in de tag-lijst. De naam van de nieuwe variabele is CYCLIC_INTERRUPT_COUNTER, het type is Int en de opslagruimte is MW44.

Maak vervolgens een nieuw blok aan door onder het kopje Program blocks op Add new block te dubbelklikken. Klik op het pictogram Organization Block en selecteer OB35. De naam van OB35 moet veranderd worden in CyclicInterrupt. De taal moet ingesteld worden op SCL. Klik daarna op **OK**. Zie figuur 6.32. De volledige code, inclusief de interface, is opgenomen in bijlage **F**.

Add new block			×
Name:			
cyclication			
Cryanization block FB Function block	 Time interrupts Time of day Time delay Cyclic Cyclic (YC_INTS [0B 35]) Hardware interrupts Startup Alarming Fault interrupts 	Language: Select OB: Description: Organization blo execution. Wth C cyclic, time-base during program of	SCL 35
		more	
> Additional inform	ation		
Add new and open			OK Cancel

Figuur 6.32: Toevoegen cyclische interrupt OB35.

OB35 wordt nu aangemaakt en is te vinden onder het kopje Program blocks.

De code van OB35 is te vinden in figuur 6.33. Zoals bekend heeft een OB geen ingangsen uitgangsparameters, alleen maar tijdelijke variabelen die door het operating system van de PLC worden aangemaakt. Bewerkingen kunnen alleen maar gedaan worden op variabelen die in de PLC tags-lijst of datablokken voorkomen.

De code is eenvoudig van opbouw. Er wordt getest of de teller op de waarde 599 staat. Als dat het geval is wordt de RECORD_TEMP op TRUE gezet en de teller op 0. Zo niet, dat wordt RECORD_TEMP op FALSE gezet en de teller wordt met één verhoogd. Zodoende wordt eens in de 600 keer een puls gegeven op RECORD_TEMP.

6.14 Foutdetectie NTC-weerstand

Bij normaal gebruik zal de NTC-weerstand een waarde hebben binnen het gespecificeerde bereik. Maar er zijn twee mogelijke bronnen van fouten. De eerste fout betreft kortsluiting van de NTC-weerstand. De spanning over de NTC-weerstand is dan 0 V. De ADC zal een

tut_scl_extra PLC_1 [CPU 315F-2 PN/DP] Program blocks CyclicInterrupt [OB35]										
erente en la companya de la company										
	Block interface									
Image: CASE FOR WHILE (**) REGION										
<pre>1 // Check if counter is expired (1 minute) 2 ⊟IF "CYCLIC_INTERRUPT_COUNTER" = 599 THEN 3 // If so, set RECORD_TEMP and start counting from 0 4 "RECORD_TEMP" := TRUE; 5 "CYCLIC_INTERRUPT_COUNTER" := 0; 6 ELSE 7 // If not, reset RECORD_TEMP and update counter 8 "RECORD_TEMP" := FALSE; 9 "CYCLIC_INTERRUPT_COUNTER" := "CYCLIC_INTERRUPT_COUNTER" + 1; 10 [END_IF; 11]</pre>	<pre>"CYCLIC_INTERRUPT_COUNTER" %MW44 "RECORD_TEMP" %M18.4 "CYCLIC_INTERRUPT_COUNTER" %MW44 "RECORD_TEMP" %M18.4 "CYCLIC_INTERRUPT_COUNTER" %MW44</pre>									

Figuur 6.33: SCL-code OB35.

waarde van 0 teruggeven. Diverse berekeningen in functie ConvertADCToTemp leveren dan onbruikbare waarden op omdat er gedeeld wordt door 0. Dit is eenvoudig af te vangen door in functie ConvertADCToTemp te testen of de ADC-waarde 0 is. Wiskundig gezien is een deling door 0 onbepaald. Maar in de specificatie van *floating point* getallen wordt het resultaat plus of min oneindig. De tweede fout betreft het ontbreken of defect zijn van de NTC-weerstand. Vanwege de spanningsdeling van de serieweerstand en de ingangsweerstand van de ADC-ingang zal de spanning boven het "overflow"-bereik uitkomen (maar nog wel onder de maximale spanning die aan de ingang mag worden aangeboden). Dit is eenvoudig af te vangen door in de functie ConvertADCToTemp te testen of de ADC-waarde 32767 is. Deze aanpassingen moeten gedaan worden in functie ConvertADCToTemp. Tevens kan hier dan ook een Output-parameter worden ingebouwd die aangeeft of de temperatuur een geldige waarde heeft. In de functie Alarms kan deze waarde meegenomen worden bij het instellen van de holding alarm.

De lezer wordt uitgedaagd deze aanpassingen in de diverse functies door te voeren.

7. SEQUENCERS IN SCL

Een *sequencer* is een programma dat een aantal stappen (steps) doorloopt. Op enig moment is een sequencer in een bepaalde stap. Het is mogelijk om van de ene stap naar een andere stap te gaan aan de hand van *overgangscondities* (transitions). De overgangscondities worden gerealiseerd door de ingangswaarden van de sequencer. Bij elke stap worden *acties* (actions) ondernomen. Hierbij worden uitgangen (of merkers, timers, counters) op een bepaalde waarde gezet. Het is mogelijk om de ingangswaarden mee te nemen in de actie-conditie. Het geheel is te vergelijken met een toestandsmachine in de digitale techniek. De ISA-88-norm spreekt echter over Sequential Function Charts (SFC).

7.1 Opzet sequencer

In listing 7.1 is de opzet van een sequencer te zien. De sequencer is uitgerust met een

```
1 // On a reset, we do ...
2 IF _reset_is_active_possibly_with_edge_detect_ THEN
      STEP := _reset_step_;
3
      output := _value_of_output_;
4
5
      . . .
6 ELSE
      // Evaluate which step we're in...
7
      CASE STEP OF
8
          _reset_step_: // Do something in the reset step
9
10
          _some_step_1_: // Do something...
11
          _some_step_2_: // example of a step evaluation
                          IF input = _some_value_ THEN
14
                               STEP := _some_new_step_;
                               output := _value_of_output_;
16
17
                               . . .
                          ELSE
18
                               STEP := _some_new_step_;
19
                               output := _value_of_output_;
20
                          END_IF;
           _some_step_3_: ...
23
          ELSE // If something's horribly wrong, ...
24
               STEP := _reset_step_;
               output := _value_of_output_;
26
      END_CASE;
27
28 END_IF;
```

Listing 7.1: Opzet sequencer in SCL.

overheersende reset. Dat houdt in dat als de reset wordt geactiveerd, de sequencer de code direct onder het IF-statement in regel 1 uitvoert. Vaak wordt gebruikgemaakt van *flankdetectie* anders blijft de sequencer hangen in het stukje code zolang de reset actief is. Flankdetectie wordt besproken in paragraaf 8.11. Er is niet altijd een resetfaciliteit nodig, maar een noodstop wordt wel vaak ingebouwd. De noodstop is op eenzelfde wijze te implementeren als de reset.

Als de reset niet actief is, moet de sequencer zijn gewone stappenplan volgen. Dat stappenplan wordt geëvalueerd in de statements CASE ... OF tot en met END_CASE. Op enig moment is slechts één van de stappen actief. In dit voorbeeld is de stap _some_step_2_ nader uitgewerkt. Te zien is dat onder besturing van de ingang input de uitgang output een waarde krijgt toegewezen evenals de variabele STEP waarin de huidige stap wordt bijgehouden. Na het doorlopen van de code is de stap dus veranderd en bij een volgende evaluatie van de code is een andere stap actief (dat hoeft niet zoals later te zien is).

Binnen het CASE-statement is nog een ELSE-statement te zien. Deze "stap" wordt uitgevoerd als de stapvariabele een onbekende waarde bevat. Bij normaal gebruik van de sequencer zal dit nooit voorkomen maar er kunnen natuurlijk programmeerfouten gemaakt worden.

7.2 Voorbeeld van een sequencer

In deze paragraaf wordt een voorbeeld van een sequencer behandeld. De eerste stap is het aanmaken van de stappen van de sequencer, dat zijn de stapnamen die gebruikt worden in het CASE-statement.

Het CASE-statement kan alleen variabelen van het type Int afhandelen. Dat betekent dus dat de stappen als gehele getallen moeten worden opgegeven. SCL ondersteunt geen enumeratietypes (althans niet in TIA Portal V14) zodat we zijn aangewezen op het gebruik van constanten. Een voorbeeld van het gebruik van constanten is te zien in figuur 7.1. Deze worden aangemaakt in de interface van het gebruikte blok.

9	 Constant		
10	 RESET_ST	Int	0
11	 STEP1_ST	Int	1
12	 STEP2_ST	Int	2

Figuur 7.1: Declaratie van de stappen.

De stapnummers zijn hier opvolgend vanaf 0 toegewezen maar dat hoeft natuurlijk niet. Let erop dat alle constanten een unieke waarde moeten krijgen. Er mogen dus geen dubbelingen in voorkomen.

De code van de sequencer is te zien in listing 7.2. Naast de constanten die de stappen vertegenwoordigen wordt er gebruikgemaakt van globale variabelen, variabelen die voorkomen in de PLC tags-lijst.

De sequencer begint met een overheersende reset. Zolang de reset actief is wordt deze code uitgevoerd. Nadat de reset gedeactiveerd is wordt naar stap #RESET_ST gegaan. Dat gebeurt pas in de volgende scan cycle. In deze stap is te zien dat de uitgangen output1 en output2 afhankelijk zijn van de ingangen input1 en input2. Merk op dat de statements IF ... ELSIF worden afgesloten met een ELSE. Als geen van de beschreven condities waar

```
// If reset is active...
1
      IF "reset" = TRUE THEN
2
           "STEP" := #RESET_ST;
3
           "output1" := FALSE;
4
           "output2" := FALSE;
5
      ELSE
6
           // Evaluate each step
7
           CASE "STEP" OF
8
               #RESET_ST:
9
                    // Output depends on inputs and step
10
                    IF "input1" = TRUE AND "input2" = FALSE THEN
                        "output1" := TRUE;
                        "output2" := FALSE;
13
                    ELSIF "input1" = TRUE AND "input2" = TRUE THEN
14
                        "output1" := FALSE;
15
                        "output2" := TRUE;
16
                   ELSE
17
                        "output1" := TRUE;
18
                        "output2" := TRUE;
19
                   END_IF;
20
                    // Always goto next step
21
                    "STEP" := #STEP1_ST;
22
               #STEP1_ST:
23
                    // Outputs and new step depend on inputs and step
24
                    IF "input1" = TRUE THEN
25
                        "STEP" := #STEP2_ST;
26
                        "output1" := TRUE;
27
                        "output2" := FALSE;
28
                   ELSE
29
                        "STEP" := #STEP1_ST;
30
                        "output1" := FALSE;
31
                        "output2" := TRUE;
32
                    END_IF;
33
               #STEP2_ST:
34
                   // New step depends on inputs
35
                    IF "input1" = FALSE AND "input2" = TRUE THEN
36
                        "STEP" := #STEP1_ST;
37
                   ELSE
38
                        "STEP" := #STEP2_ST;
39
                   END_IF;
40
                    // Outputs only depend on step
41
                    "output1" := TRUE;
42
                    "output2" := FALSE;
43
               ELSE // if something's wrong...
44
                    "STEP" := #RESET_ST;
45
                    "output1" := FALSE;
46
                    "output2" := FALSE;
47
           END_CASE;
48
      END_IF;
49
```

Listing 7.2: Code van de functie Sequencer.

is zal deze code worden uitgevoerd. Ook is te zien dat de nieuwe stap wordt toegekend onafhankelijk van de ingangen. De sequencer blijft hierdoor slechts één scan cycle in stap #RESET_ST. In stap #STEP1_ST zijn zowel de nieuwe stap als de uitgangen afhankelijk van ingang input1 maar niet afhankelijk van input2. Als input1 TRUE is wordt de nieuwe stap #STEP_2 toegekend. Als dat niet het geval is wordt de nieuwe stap #STEP_1. De sequencer blijft dan in de huidige stap. Op deze manier is het mogelijk om te blijven "hangen" in een stap totdat aan een bepaalde conditie wordt voldaan. In stap #STEP_2 is alleen de nieuwe stap afhankelijk van de ingangen. Ook hier is het mogelijk om te blijven hangen in de stap. De uitgangen zijn niet afhankelijk van de ingangen (maar wel van de stap natuurlijk).

Het is niet altijd noodzakelijk om een nieuwe stapwaarde toe te kennen aan de stapvariabele. Als de sequencer onder een bepaalde conditie in de huidige stap moet blijven hoeft de stap niet expliciet te worden toegekend. In listing 7.3 zijn twee stukjes code te zien die een identieke werking hebben. In de code links wordt in regel 6 de huidige stapwaarde expliciet toegekend aan de variabele STEP. In de code rechts is die toekenning weggelaten.

1

2

3

4

5

6

7

8

9

```
. . .
           #STEP2_ST:
               IF "input1" = FALSE THEN
3
                    "STEP" := #STEP1_ST;
4
               ELSE
                    "STEP" := #STEP2_ST;
               END_IF;
7
               "output1" := TRUE;
8
               "output2" := FALSE;
9
           ELSE // if something's wrong...
10
               . . .
```

```
#STEP2_ST:

IF "input1" = FALSE THEN

    "STEP" := #STEP1_ST;

END_IF;

    "output1" := TRUE;

    "output2" := FALSE;

ELSE // if something's wrong...

...
```

Listing 7.3: Voorbeeld van het weglaten van de toekenning van een nieuwe stapwaarde.

7.3 Eerste binnenkomst en laatste verlaten van een stap

Soms is het nodig om bij de eerste binnenkomst van een stap een actie uit te voeren. Te denken valt aan het verhogen van een teller of het starten van een timer. Evenzo is goed mogelijk om tijdens de laatste keer verlaten van een stap iets te ondernemen. Beide kunnen eenvoudig gerealiseerd worden door het gebruik van een extra stapvariabele. We hebben het hier trouwens over de eerste binnenkomst vanuit een andere stap. Bij het laatste verlaten spreken we over de laatste keer voordat naar een andere stap wordt gegaan.

In het codevoorbeeld in listing 7.4 is gebruikgemaakt van een tweede stapvariabele OLDSTEP. Zoals de naam suggereert bevat deze variabele de oude waarde van de stap. Nu is dat niet helemaal waar, we kunnen beter spreken van een variabele die het mogelijk maakt om, in samenwerking met de variabele STEP, een verandering van de stapwaarde te detecteren.

Stel dat de sequencer uit een stap komt en de nieuwe stapwaarde _some_step_ is. Er is voor

```
_some_step_: // example of a step evaluation
2
                         IF OLDSTEP <> STEP THEN
3
                              // Code A
                              OLDSTEP := STEP;
5
6
                         END_IF;
8
                         // Code B
9
                         IF _some_condition_is_true_ THEN
                              STEP := _some_new_step_;
                         END_IF;
12
13
                         IF OLD_STEP <> STEP THEN
14
                              // Code C
16
                              . . .
17
                         END_IF;
18
                          . . .
```

Listing 7.4: Opzet sequencer met detectie binnenkomst en verlaten.

gezorgd dat STEP en OLDSTEP niet aan elkaar gelijk zijn (we zien zo waarom). Bij de eerste binnenkomst vanuit een andere stap levert het IF-statement in regel 3 TRUE op zodat de code in regel 4 t/m 6 wordt uitgevoerd (Code A). In dit stukje code wordt de stapwaarde STEP gekopieerd naar OLDSTEP om ervoor te zorgen dat bij de volgende scan cycle deze code niet wordt uitgevoerd. Vervolgens wordt Code B uitgevoerd. Verder nemen we voor nu even aan dat de stapwaarde niet wijzigt. Dan is STEP gelijk aan OLDSTEP en wordt de code bij Code C niet uitgevoerd. Bij de volgende keer dat deze stap wordt geëvalueerd zal alleen de code bij Code B worden uitgevoerd omdat STEP en OLDSTEP aan elkaar gelijk zijn. Als nu in Code B een nieuwe stapwaarde wordt toegekend (regel 11), dan zal de code bij Code C ook worden uitgevoerd, want STEP en OLDSTEP zijn nu ongelijk aan elkaar.

In listing 7.5 is het gebruik van de eerste binnenkomst en laatste vertrek te zien. Er zijn zes tellers aangemaakt die bijhouden hoe vaak een stap wordt binnengegaan en verlaten. De tellers worden allemaal op 0 gezet onder besturing van de reset. Zodra de reset inactief wordt, worden de stappen geëvalueerd. Bij de eerste binnenkomst of laatste keer verlaten van een stap wordt de desbetreffende teller met één verhoogd.

Let ook op de toekenning van STEP en OLDSTEP binnen de reset. De volgende stap na de reset is #RESET_ST. Deze waarde wordt toegekend aan STEP maar mag niet aan OLDSTEP worden toegewezen anders wordt de allereerste keer dat stap #RESET_ST wordt geëvalueerd de code in de regels 15 t/m 18 niet uitgevoerd. OLDSTEP moet dus een andere waarde krijgen dan STEP.

7.4 Het gebruik van timers in een sequencer

Een timer kan in een sequencer worden gebruikt om een bepaalde tijd af te meten. Soms is het nodig om gewoon een bepaalde tijd te wachten voordat naar een andere stap wordt gegaan zonder enige andere conditie. Maar het is ook mogelijk om een timer te gebruiken om een timeout te realiseren. Denk hierbij aan een beweging van een onderdeel van een opstelling. Als het onderdeel niet binnen een bepaalde tijd een eindmelder raakt wordt er

```
// If reset is active ...
1
      IF "reset" = TRUE THEN
2
           "STEP" := #RESET_ST;
3
           "OLDSTEP" := #STEP2_ST;
4
           "counter_entry_reset" := 0;
5
           "counter_exit_reset" := 0;
6
           "counter_entry_step1" := 0;
7
           "counter_exit_step1" := 0;
8
           "counter_entry_step2" := 0;
9
           "counter_exit_step2" := 0;
10
      ELSE
11
           // Evaluate the current step
           CASE "STEP" OF
               #RESET_ST:
14
                   IF "OLDSTEP" <> "STEP" THEN
15
                        "OLDSTEP" := "STEP";
16
                        "counter_entry_reset" := "counter_entry_reset" + 1;
17
                   END_IF;
18
19
                   "STEP" := #STEP1_ST;
20
21
                   IF "OLDSTEP" <> "STEP" THEN
22
                        "counter_exit_reset" := "counter_exit_reset" + 1;
23
                   END_IF:
24
               #STEP1_ST:
                   IF "OLDSTEP" <> "STEP" THEN
26
                        "OLDSTEP" := "STEP";
27
                        "counter_entry_step1" := "counter_entry_step1" + 1;
28
                   END_IF;
29
30
                   IF "input" = TRUE THEN
31
                        "STEP" := #STEP2_ST;
32
                   END_IF;
33
34
                   IF "OLDSTEP" <> "STEP" THEN
35
                        "counter_exit_step1" := "counter_exit_step1" + 1;
36
                   END_IF;
37
               #STEP2_ST:
38
                   IF "OLDSTEP" <> "STEP" THEN
39
                        "OLDSTEP" := "STEP";
40
                        "counter_entry_step2" := "counter_entry_step2" + 1;
41
                   END_IF;
42
43
                   IF "input" = FALSE THEN
44
                        "STEP" := #STEP1_ST;
45
                   END_IF;
46
47
                   IF "OLDSTEP" <> "STEP" THEN
48
                        "counter_exit_step2" := "counter_exit_step2" + 1;
49
                   END_IF;
50
           END_CASE;
51
      END_IF;
52
```

Listing 7.5: Code van de functie SequencerEntryExit.

gesprongen naar een foutroutine.

We bespreken een voorbeeld van een sequencer met een IEC-timer. Dit keer maken we gebruik van een functieblok om de sequencer in onder te brengen. Aan het functieblok wordt een datablok gekoppeld dat alle parameters van het functieblok herbergt. De declaratie van de parameters is te zien in figuur 7.2. We maken dit keer gebruik van een noodstopvoorziening die op een flank werkt (zie de parameters in regel 2 en 15). De sequencer heeft een ingang en een uitgang (regels 3 en 6). Natuurlijk heeft de sequencer ook een variabele voor STEP en OLDSTEP zodat binnenkomst en verlaten van een stap kan worden geprogrammeerd. Een opvallende regel is regel 13. Hierin wordt een IEC-timer TheTimer van het type TON (on-delay timer) gedeclareerd. Een IEC-timer heeft een eigen data-opslag. Die wordt ondergebracht in het datablok van de sequencer. De timer is dus als een lokale variabele gedeclareerd. Zie voor meer informatie over IEC-timers para-graaf 8.12.2. De variabele preset_value wordt gebruikt de tijd van de timer op te geven (regel 14). De variabele start_timer wordt gebruikt om de timer te starten (regel 16). In de regels 21 t/m 23 zijn de stapnummers gedeclareerd.

	SequencerlECTimer									
		Na	me	Data type	Offset	Default value	Visible in	Setpoint	Comment	
1	-00	•	Input							
2	-00	•	emergency_stop	Bool	0.0	false			Emercengy stop input	
З	-00	•	input	Bool	0.1	false			Just an input	
4		•	<add new=""></add>							
5	-00	•	Output							
6	-00	•	output	Bool	2.0	false			Just an output	
7		•	<add new=""></add>							
8	-00	•	InOut							
9		•	<add new=""></add>							
10	-00	•	Static							
11	-00	•	STEP	Int	4.0	0			The current step (or the next one)	
12	-00	•	OLDSTEP	Int	6.0	0			The previous step	
13	-00	•	TheTimer	TON	8.0				The IEC timer	
14	-00	•	preset_value	Time	30.0	T# Om s			Timer value	
15		•	emergency_stop_edge_flag	Bool	34.0	false			Edge detect flag for emercengy stop	
16		•	start_timer	Bool	34.1	false			Flag to start the timer	
17		•	<add new=""></add>							
18		•	Temp							
19		•	<add new=""></add>							
20	-	٠	Constant							
21		•	EMERGENCY_STOP_ST	Int		0				
22		•	STEP1_ST	Int		1				
23	-00	•	STEP2_ST	Int		2				

Figuur 7.2: Declaratie van het datablok van de sequencer met timer.

Het voordeel van een functieblok is dat alle parameters behouden blijven over aanroepen van het functieblok heen.

De code van de sequencer is te zien in listing 7.6. Het programma wordt begonnen met het aanroepen van de timer (regel 2). Dat moet iedere scan cycle gebeuren anders worden de parameters IN en PT niet door de timer geëvalueerd. Dit geldt ook voor de uitgangen Q en ET (De uitgangen hoeven niet opgegeven te worden zoals we later zullen zien). De evaluatie van de noodstop en de stappen is iets anders geprogrammeerd dan de voorbeelden hiervoor. In de regels 5 t/m 8 wordt de noodstop geëvalueerd. Hier wordt gebruik gemaakt van flankdetectie. Bij een opgaande flank op parameter emergency_stop wordt de code uitgevoerd. Flankdetectie wordt besproken in paragraaf 8.11. De evaluatie van de stappen is los geprogrammeerd van de noodstopdetectie. Dat heeft als voordeel dat na een noodstopdetectie binnen dezelfde scan cycle ook de noodstopstap wordt uitgevoerd.

```
//Call timer to update inputs and outputs
1
2
      #TheTimer(IN := #start_timer, PT := #preset_value);
3
      // If there is a positive edge on emergency stop..
4
      IF #emergency_stop = TRUE AND #emergency_stop_edge_flag = FALSE THEN
5
           #STEP := #EMERGENCY_STOP_ST;
6
           #OLDSTEP := #STEP1_ST;
7
      END_IF;
8
9
      // Evaluate the steps
10
      CASE #STEP OF
11
           #EMERGENCY_STOP_ST:
               #OLDSTEP := #STEP;
13
               #preset_value := T#0s;
14
               #start_timer := FALSE;
               #output := FALSE;
16
               #STEP := #STEP1_ST;
17
           #STEP1_ST:
18
               // Entry code: start timer
19
               IF #0LDSTEP <> #STEP THEN
20
                   #OLDSTEP := #STEP;
                   // Set the time
22
                   #preset_value := T#30s;
23
                   // Start the timer
24
                   #start_timer := TRUE;
25
               END_IF;
26
27
               // Timer expired?
28
               IF #TheTimer.Q = TRUE THEN
29
                   #STEP := #STEP2_ST;
30
               END_IF;
31
32
               #output := TRUE;
33
34
               // Exit code: reset timer
35
               IF #OLDSTEP <> #STEP THEN
36
                   #preset_value := T#0s;
37
                   #start_timer := FALSE;
38
               END_IF;
39
           #STEP2_ST:
40
               #OLDSTEP := #STEP;
41
42
               #output := FALSE;
43
44
               IF #input = TRUE THEN
45
                   #STEP := #STEP1_ST;
46
               END_IF;
47
      END_CASE;
48
49
      // Update the emergency edge flag
50
       #emergency_stop_edge_flag := #emergency_stop;
51
```

Listing 7.6: Code van het functieblok SequencerIECTimer.

In de stap #EMERGENCY_STOP_ST wordt de timer gestopt en de tijd op 0 seconden gezet. Daarna wordt direct naar de volgende stap gegaan.

De timer wordt actief gebruikt in stap #STEP1_ST. Bij de eerste binnenkomst van de stap wordt de tijd op 30 seconden gezet en de timer gestart (regels 23 en 25). Natuurlijk moet er gewacht worden tot de volgende scan cycle voordat de timer daadwerkelijk wordt gestart. Omdat de variabelen zijn opgeslagen in een datablok blijven ze ongewijzigd totdat er een andere waarde aan wordt toegekend. We hoeven de variabele #start_timer dus maar één keer op TRUE te zetten. In de regels 29 t/m 31 wordt gekeken of de timer niet verlopen is. Dat doen we door de Q-uitgang van de timer te testen. De Q-uitgang blijft namelijk FALSE zolang de tijd niet verstreken is. Nu is ook te zien waarom bij de aanroep van de timer in regel 2 de uitgangen niet hoeven te worden opgegeven. Het is namelijk mogelijk om de uitgangen van de timer direct te gebruiken. Als de tijd verstreken is wordt stap #STEP2_ST als nieuwe stap aangemerkt. Bij de laatste keer verlaten van de stap wordt de tijd weer op 0 seconden gezet en de timer uitgeschakeld. Merk op dat de IEC-timers gestart worden door een opgaande flank op de IN-parameter (zie regel 2). De variabele #start_timer moet dus eerst op FALSE gezet worden voordat het weer op TRUE gezet kan worden. Dit mag niet binnen dezelfde scan cycle gebeuren anders ziet de timer geen opgaande flank.

In stap #STEP2_ST wordt gewacht totdat ingang #input TRUE is. Daarna wordt naar stap #STEP1_ST gegaan.

In regel 51 wordt de variabele #emergency_stop_edge_flag bijgewerkt met de huidige waarde van de noodstopingang. Dit is nodig om in de volgende scan cycle een verandering op de noodstopingang te detecteren.

7.5 Parallelle verwerking van sequencers

In veel productiesystemen is enige mate van parallellisme te ontdekken. Delen van de verwerking in zo'n systeem kunnen dan gelijktijdig uitgevoerd te worden. Het ligt dan voor de hand om een besturingsprogramma te ontwikkelen dat aansluit op de parallelle productieprocessen.

Let wel: de PLC laat zich naar de gebruiker en de programmeur zien als een processor met één kern. Er is dus geen sprake van echt parallellisme. Het operating system van de PLC ondersteunt geen parallelle taken op één processor. De enige uitzondering hierop zijn de Organization Blocks. Die kunnen het lopende programma op willekeurige momenten onderbreken (en werken dan nog steeds niet parallel).

In listing 7.7 is de opzet van twee parallelle sequencers te zien. In feite zijn het twee sequencers die na elkaar doorlopen worden. Eerst wordt sequencer A doorlopen en daarna sequencer B. Sequencer A bestuurt de onderdelen van het ene deelproces en sequencer B de andere. Als de scan cycle-tijd maar kort genoeg is, lijkt het voor de gebruiker van het systeem of de twee sequencers parallel opereren.

In de code is te zien dat sequencer A synchroniseert op sequencer B. Daartoe wordt een variabele reached_synchronize_point gebruikt die tijdens de initialisatiestap in sequencer B op FALSE wordt gezet. In sequencer A wordt in een stap getest of de variabele op TRUE is gezet. Dan wordt naar een andere stap gegaan. Als de variabele FALSE is, blijft de sequencer in de huidige stap. In sequencer B wordt op een bepaald moment de synchro-
```
CASE STEP_SEQUENCER_A OF
2
                          . . .
                                                         . . .
           _some_step_A_:
3
                          IF reached_synchronize_point = TRUE THEN
                               STEP_SEQUENCER_A := _some_other_step_A_;
                          END_IF;
7
8
           _some_other_step_A:
9
10
                           . . .
       END_CASE;
12
       CASE STEP_SEQUENCER_B OF
13
           _init_step_B_:
14
                          reached_synchronize_point := FALSE;
15
16
                          . . .
           _some_step_B_:
17
18
                          reached_synchronize_point := TRUE;
19
20
                          . . .
       END_CASE:
```

Listing 7.7: Opzet parallelle sequencers.

nisatievariabele op TRUE gezet waardoor sequencer A verder kan. Op dat moment zijn sequencer A en B gesynchroniseerd.

7.6 Parallelle verwerking binnen een sequencer

Het is ook mogelijk om binnen een sequencer parallellisme te realiseren. We spreken dan liever van taken om het verschil aan te geven met parallel opererende sequencers. De taken worden uitgevoerd binnen één stap. De stap zelf doet vrij weinig. Het zorgt ervoor dat de taken gestart worden en wacht in de stap totdat beide taken zijn afgelopen. Dat moet ook wel want er kan niet zomaar naar een andere stap gegaan worden anders stoppen de taken met uitvoering.

We bespreken een voorbeeld van een sequencer met twee taken. Binnen de taken maken we gebruik van drie timers (type TON). Taak A gebruikt twee timers die na elkaar gestart worden (de eerste is afgelopen en de tweede begint). Taak B gebruikt één timer. De tijden zijn zo ingesteld dat taak A eerder klaar is dan taak B.

In figuur 7.3 is de interface van de sequencer te zien. We ontwikkelen de sequencer weer in een functieblok met bijbehorend datablok. De sequencer heeft een noodstop, een ingang en een uitgang (de uitgang gebruiken we verder niet). Verder zijn er variabelen om de stappen bij te houden, twee voor de sequencer en voor de taken elk één. Binnen de taken maken we geen gebruik van binnenkomst en verlaten. Dit is gedaan om het geheel overzichtelijk te houden. Verder zijn er variabelen om de tijden van de timers in te stellen en om de timers te starten en te stoppen. Er zijn twee variabelen waarmee de taken kunnen aangeven dat ze zijn afgerond.

De code van de sequencer met twee taken is te zien in de listings 7.8 en 7.9. Aan het begin

	SequencerSimultaneous											
		Na	me	Data type	Offset	Default value	Visible in	Setpoint	Comment			
1		•	Input									
2		•	emergency_stop	Bool	0.0	false			Emercengy stop input			
3		•	input	Bool	0.1	false			Just an input			
4		•	Output									
5		•	output	Bool	2.0	false			Just an output			
6		•	InOut									
7		•	<add new=""></add>									
8		•	Static									
9	-	•	STEP	Int	4.0	0			The current step (or the next one)			
10	-	•	OLDSTEP	Int	6.0	0			The previous step			
11	-	•	TASKA_STEP	Int	8.0	0			The current step of task A			
12	-	•	TASKB_STEP	Int	10.0	0			The current step of task B			
13	-	•	TimerA1	TON	12.0				IEC timer for task A			
14	-	•	TimerA2	TON	34.0				IEC timer for task A			
15	-	•	TimerB	TON	56.0				IEC timer for task B			
16	-	•	timera1_pv	Time	78.0	T#Oms			Timer value			
17	-	•	timera2_pv	Time	82.0	T#Oms			Timer value			
18	-	•	timerb_pv	Time	86.0	T#Oms			Timer value			
19	-	•	emergency_stop_edg	Bool	90.0	false			Edge detect flag for emercengy stop			
20	-	•	timera1_start	Bool	90.1	false			Flag to start the timer			
21		•	timera2_start	Bool	90.2	false			Flag to start the timer			
22		•	timerb_start	Bool	90.3	false			Flag to start the timer			
23		•	taska_ready	Bool	90.4	false			Task A ready flag			
24		•	taskb_ready	Bool	90.5	false			Task B ready flag			
25		•	Temp									
26		•	<add new=""></add>									
27		•	Constant									
28		•	EMERGENCY_STOP_ST	Int		0						
29		•	STEP1_ST	Int		1						
30		•	STEP2_ST	Int		2						
31		•	TASKA_INIT_ST	Int		0						
32		•	TASKA_STEP1_ST	Int		1						
33	-00	•	TASKA_STEP2_ST	Int		2						
34	-00	•	TASKA_STEP3_ST	Int		3						
35	-00	•	TASKB_INIT_ST	Int		0						
36		•	TASKB_STEP1_ST	Int		1						
37		•	TASKB_STEP2_ST	Int		2						
38		•	TASKB_STEP3_ST	Int 🔳		3						

Figuur 7.3: Declaratie van het datablok van de sequencer met twee taken.

worden de timers aangeroepen om de ingangen en uitgangen te actualiseren. Daarna wordt getest of de noodstop is gebruikt (opgaande flank).

De taken worden uitgevoerd in stap #STEP1_ST van de sequencer. Bij de eerste binnenkomst in de stap worden de taken geïnitialiseerd. De stapwaarde van de taken worden toegekend en de variabelen die aangeven dat een taak klaar is worden op FALSE gezet. Daarna wordt taak A doorlopen. Die start de eerste timer (TimerA1) en stopt de tweede timer (TimerA2). Daarna wordt gewacht tot de eerste timer is verlopen. Als dat zo is, wordt de tweede timer gestart. Dan wordt gewacht tot de tweede timer is afgelopen. In de laatste stap (#TASKA_STEP3_ST) wordt de ready-vlag op true gezet om aan te geven dat de taak klaar is. Taak B is iets eenvoudiger van opzet. Er wordt maar één timer gebruikt (TimerB). Als de timer is verlopen wordt deze weer gestopt. Daarna wordt aangegeven dat de taak klaar is.

Zoals eerder al is besproken wacht de sequencer in stap #STEP1_ST totdat beide taken klaar zijn. Dit gebeurt na het doorlopen van taak B. Er is geen code voor het verlaten van de stap.

```
//Call timers to update inputs and outputs
1
2
      #TimerA1(IN := #timera1_start, PT := #timera1_pv);
      #TimerA2(IN := #timera2_start, PT := #timera2_pv);
3
      #TimerB(IN := #timerb_start, PT := #timerb_pv);
4
5
      // If there is a positive edge on emergency stop..
6
      IF #emergency_stop = TRUE AND #emergency_stop_edge_flag = FALSE THEN
7
           #STEP := #EMERGENCY_STOP_ST;
8
           #0LDSTEP := #STEP1_ST;
9
      END_IF;
11
      // Evaluate the steps
      CASE #STEP OF
13
           #EMERGENCY_STOP_ST:
14
               #OLDSTEP := #STEP;
               #output := FALSE;
16
               #STEP := #STEP1_ST;
17
           #STEP1_ST:
18
               // Entry code: start tasks
19
               IF #OLDSTEP <> #STEP THEN
20
                   #OLDSTEP := #STEP;
                   // Set up start of tasks
22
                   #TASKA_STEP := #TASKA_INIT_ST;
23
                   #TASKB_STEP := #TASKB_INIT_ST;
24
                   // Reset task ready flags
25
                   #taska_ready := FALSE;
26
                   #taskb_ready := FALSE;
27
               END_IF;
28
29
               // Task A
30
               CASE #TASKA_STEP OF
31
                   #TASKA_INIT_ST:
32
                        // Start timer A1 and stop timer A2
33
                        #timera1_pv := T#15s;
34
                        #timeral_start := TRUE;
35
                        #timera2_pv := T#0s;
36
                        #timera2_start := FALSE;
37
                        #TASKA_STEP := #TASKA_STEP1_ST;
38
                   #TASKA_STEP1_ST:
39
                        // If timer ready...
40
                        IF #TimerA1.Q = TRUE THEN
41
                            #timera1_pv := T#0s;
42
                            #timera1_start := FALSE;
43
                            #timera2_pv := T#10s;
44
                            #timera2_start := TRUE;
45
                            #TASKA_STEP := #TASKA_STEP2_ST;
46
                       END_IF;
47
                   #TASKA_STEP2_ST:
48
                        // If timer ready...
49
                        IF #TimerA2.Q = TRUE THEN
50
                            #timera2_pv := T#0s;
51
```

Listing 7.8: Code van het functieblok SequencerSimultaneous (deel 1).

```
#timera2_start := FALSE;
                            #TASKA_STEP := #TASKA_STEP3_ST;
2
                        END_IF;
3
                   #TASKA_STEP3_ST:
4
                        // Signal task ready
5
                        #taska_ready := TRUE;
6
               END_CASE;
7
8
               // Task B
0
               CASE #TASKB_STEP OF
                   #TASKB_INIT_ST:
11
                        // Start timer B
12
                        #timerb_pv := T#30s;
                        #timerb_start := TRUE;
14
                        #TASKB_STEP := #TASKB_STEP1_ST;
                   #TASKB_STEP1_ST:
16
                        // If timer ready
17
                        IF #TimerB.Q = TRUE THEN
18
                            #TASKB_STEP := #TASKB_STEP2_ST;
19
                        END_IF;
20
                   #TASKB_STEP2_ST:
21
                        // Stop timer
22
                        #timerb_pv := T#0s;
23
                        #timerb_start := FALSE;
24
                        #TASKB_STEP := #TASKB_STEP3_ST;
25
                    #TASKB_STEP3_ST:
26
                        // Signal task ready
27
                        #taskb_ready := true;
28
               END_CASE;
29
30
               // Both tasks complete?
31
               IF #taska_ready AND #taskb_ready THEN
                    #STEP := #STEP2_ST;
33
               END_IF;
34
35
               // No exit code
36
           #STEP2_ST:
37
               #0LDSTEP := #STEP;
38
39
               #output := FALSE;
40
41
               IF #input = TRUE THEN
42
                   #STEP := #STEP1_ST;
43
               END_IF;
44
      END_CASE;
45
46
      // Update the emergency stop edge flag
47
48
      #emergency_stop_edge_flag := #emergency_stop;
```

Listing 7.9: Code van het functieblok SequencerSimultaneous (deel 2).

8. TIPS, TRICKS & TROUBLESHOOT

In dit hoofdstuk worden wat zaken behandeld die niet direct in een tutorial thuishoren maar wel handig zijn om te weten. Zo wordt uitgelegd hoe je projecten kan archiveren en gearchiveerde projecten kan inlezen. De PLC kan in STOP gaan na een fout, maar wat is er nu gebeurd? Dat is te zien via diagnostiek.

8.1 Projecten archiveren

Via TIA Portal is het mogelijk om projecten te archiveren. Alle bestanden van het project worden dan door middel van compressie in één bestand geplaatst. Dit archief, dat in feite een gewoon ZIP-bestand is, kan dan worden opgeslagen op bijvoorbeeld een USBstick.

Opmerking: maak nooit zelf een archief aan, altijd via TIA Portal.

Selecteer in Tia Portal **Project** \rightarrow **Archive**, zie figuur 8.1.

_							
	tia V14	Siem	ens -	C:\User	s\jesse\E	ocumen	ts\Automat
	Pro	ject	Edit	View	Insert	Online	Options
	*	New)
i		Open					Ctrl+O
		Migra	te proj	ect			
		Close					Ctrl+W
		Save					Ctrl+S
		Save	as			Ctrl	+Shift+S
		Delet	e proje	ct			Ctrl+E
		Archiv	/e				
		Retrie	ve				
-							

Figuur 8.1: Archiveren project.

Vervolgens wordt gevraagd of het project opgeslagen moet worden, zie figuur 8.2. Klik op knop Yes.



Figuur 8.2: Project opslaan.

Er wordt een dialoogvenster geopend waarin de naam van het archiefbestand en de plaats waar het moet worden opgeslagen moeten worden ingevuld. Zie figuur 8.3. In de figuur wordt het archief met de naam tut_lad op schijf I: (USB-stick) opgeslagen.

Er volgt een venster waarin de voortgang wordt weergegeven, zie figuur 8.4.

Archive project			×					
Archiving settings								
Select settings for the archiving of Project:								
IA Portal project archive								
──								
Add date and time to the file	name							
File name:	tut_lad							
New file name:	tut_lad							
Path:	14							
		Archiving Cancel	1					

Figuur 8.3: Bestandsnaam en doelmap opgeven.



Figuur 8.4: Project wordt gearchiveerd.

8.2 Projecten inlezen

Gearchiveerde projecten kunnen weer worden ingelezen. Daarna zijn ze te openen via TIA Portal. Selecteer in TIA Poral de menu-optie **Project** \rightarrow **Retrieve** (figuur 8.5).

VIA Siem	ens -	C:\User	s\jesse\[)ocumen	ts\Automat			
Project	Edit	View	Insert	Online	Options			
New								
Migra	 te proj		Cui+O					
Close			Ctrl+W					
Save					Ctrl+S			
Save	as		Ctrl+Shift+S					
Delet	e proje	ect		Ctrl+E				
Archiv	/e							
Retrie	ve							

Figuur 8.5: Inlezen project.

TIA Portal vraagt of er een project moet worden ingelezen. Het huidige project wordt afgesloten. Zie de figuren 8.6 en 8.7.



Figuur 8.6: Inlezen project.



Figuur 8.7: Huidige project wordt afgesloten.

Selecteer het gearchiveerde project (figuur 8.8) en klik op de knop **Open**.



Figuur 8.8: Selecteer het opgeslagen project.

Hierna moet de map worden opgegeven waarin het project moet worden opgeslagen. Zoek een mooie plek uit (figuur 8.9).



Figuur 8.9: Selecteer de doelmap.

Het kan zijn dat de doelmap al bestaat. TIA Portal vraagt dan of de doelmap mag worden overschreven. Klik op de knop **Yes** als het bestaande project mag worden overschreven. Zie figuur 8.10.





Figuur 8.10: Overschrijf de doelmap.

Nadat het project is ingelezen wordt het direct geopend. Zie figuur 8.11.



Figuur 8.11: Het project wordt geopend.

8.3 PLC diagnostiek

Als de PLC onverwacht in STOP gaat, is er meestal een serieus probleem. Maar waarom is de PLC in STOP gegaan? Er zijn veel verschillende problemen mogelijk. Een BCD-conversie kan zijn mislukt, een *I/O-slave* kan offline gegaan zijn, er kan een programmeerfout zijn gemaakt.

De PLC registreert al deze gebeurtenissen. Ze kunnen worden opgevraagd via het diagnostische menu. Dubbelklik in het linker paneel onder PLC_1 op het onderdeel **Online & Diagnostics**. Zie figuur 8.12.

Er wordt een paneel in het midden van het scherm geopend waarin de diverse onderdelen geselecteerd kunnen worden. Vul de onderdelen in zoals het wordt getoond in de figuur. Klik daarna op de knop **Go Online**. Nu gaat de PC online met de PLC. Dat is te zien aan de balk aan de bovenkant; de kleur verandert naar oranje. Zie figuur 8.13.

Klik links in het middenpaneel op het menu-onderdeel **Diagnostics Buffer**. In het middenpaneel is nu een lijst met meldingen van de PLC te zien. Merk op dat de datum en de tijd van de PLC nogal verkeerd zijn ingesteld. Zie figuur 8.14.

Project tree 🛛 🔳 🖣	tut_lad ► PLC_1 [CPU 3	115F-2 PN/DP] _ ■ ■ X
Devices		
🖻 🔲 🖬	Online access ▼ Diagnostics	Online access
 tut_lad Add new device Devices & networks PLC_1 [CPU 315F-2 Device configura Online & diagno Frogram blocks Technology obje External source fi PLC tags E PLC tags E PLC data types Watch and force Online backurs 	General Diagnostic status Diagnostics buffer Cycle time Memory Communication MPI/DP interface [X1] PROFINET interface [Operating hours c Performance data Functions Assign IP address Set time	Status Offline
 Image: Device proxy data Program info PLC supervisions . PLC alarm text lists Image: Device devices Image: Common data Image: Documentation setti Image: Devices Image: Devices Image: Device device devices Image: Device device devices Image: Device device devices Image: Device device device devices Image: Device device device device devices Image: Device de	Firmware update Assign PROFINET d	Type of the PG/PC interface: PN/IE PG/PC interface: Im Intel(R) 82579LM Gigabit Network Connection Connection to interface/subnet: Direct at slot '2 X2' 1st gateway: Device address: 192.168.0.100 Go online

Figuur 8.12: Verbinding opzetten voor diagnostiek.

agnostics	Online access	
General	Status	
Diagnostic status		
Diagnostics buffer		
Cycle time	Online	
Memory		
Communication		
MPI/DP interface [X1]		
PROFINET interface [Flash LED
Operating hours c		
Performance data		
Performance data nctions		
Performance data	Online access	
Performance data	Online access Type of the PG/PC interface:	PN/IE
Performance data	Online access Type of the PG/PC interface: PG/PC interface:	PN/IE
Performance data	Online access Type of the PG/PC interface: PG/PC interface: Connection to interface/subnet:	PN/IE PN/IE Intel(R) 82579LM Gigabit Network Connection Direct at slot '2 X2'
Performance data nctions	Online access Type of the PG/PC interface: PG/PC interface: Connection to interface/subnet:	PN/IE Intel(R) 82579LM Gigabit Network Connection Direct at slot '2 X2'
Performance data nctions	Online access Type of the PG/PC interface: PG/PC interface: Connection to interface/subnet: 1st gateway:	PN/IE Intel(R) 82579LM Gigabit Network Connection Direct at slot '2 X2'

Figuur 8.13: De verbinding is opgezet.

tut_lad PLC_1 [CPU 31	5F-2 PN/DP]	_ # = ×								
Online access	Diagnostics buffer	^								
 Diagnostics 										
General	Events									
Diagnostic status										
Diagnostics buffer	Display CPU Time Stamps in PG/PC local time									
Cycle time										
Memory	No. Date and time Event									
Communication	1 1/19/1997 20:31:04.740 Mode transition from STARTUP to RUN									
MPI/DP interface [X1]	2 1/19/1997 20:31:04.736 Request for manual warm restart									
PROFINET interface [3 1/19/1997 20:31:04.655 Mode transition from STOP to STARTUP									
Operating hours c	4 1/19/1997 20:31:01.902 STOP caused by PG stop operation or by SFB 20	"STOP"								
Performance data	5 1/19/1997 20:20:12.783 Mode transition from STARTUP to RUN									
Functions	6 1/19/1997 20:20:12.779 Request for automatic warm restart									
	7 1/19/1997 20:20:12.701 Mode transition from STOP to STARTUP									
-	8 1/19/1997 20:20:05.906 Power on backed up									
	9 1/19/1997 20:19:56.786 Power failure									
	Freeze display									
	Details on event									
Details on event: 1 of 10										
	Description: Mode transition from STARTUP to RUN Startup information: - Time for time stamp at the last backed up power on - Single processor operation	•								
	< III	>								

Figuur 8.14: Inhoud diagnostische buffer.

8.4 Clock Memory Byte

In de PLC is het mogelijk om één byte te reserveren als *clock memory*. De PLC genereert in elke bit een kloksignaal van verschillende frequenties. Alle kloksignalen hebben een duty cycle van 50%. Het gebruik van de clock memory wordt tijdens de configuratie opgegeven.

Dubbelklik in het linker paneel op het PLC menu-onderdeel **Device configuration**. Dubbelklik in het midden paneel op de CPU-module. Klik daarna in het paneel middenonder op Clock memory. Vink het onderdeel Clock memory aan en vul het byte-adres van de clock memory in. Zie figuur 8.15. In de figuur is byte MBO gereserveerd voor de clock memory.



Figuur 8.15: Instellen clock memory byte.

In tabel 8.1 staan alle alle frequenties en periodetijden vermeld. Om bijvoorbeeld een knipperlamp voor alarmering te maken met een frequentie van 1 Hz moet bit M0.5 ge-

bruikt worden als MB0 het clock memory byte is.

bit	7	6	5	4	3	2	1	0
Frequentie (Hz)	0,5	0,625	1,0	1,25	2,0	2,5	5,0	10,0
Periode (s)	2,0	1,6	1,0	0,8	0,5	0,4	0,2	0,1

 Tabel 8.1: Frequenties en periodetijden van de clock memory byte.

8.5 Instellen maximum scan cycle tijd

Het is mogelijk om de maximale scan cycle tijd in te stellen. Dubbelklik in het linker paneel op het PLC menu-onderdeel **Device configuration**. Dubbelklik in het midden paneel op de CPU-module. Klik daarna in het paneel middenonder op Cycle. Vul in het onderdeel Cycle monitoring time de gewenste tijd in. Zie figuur 8.16.

Properties									I
PLC_1 [CPU 315F-2 PN/DP]									
General IO tags	Syst	tem const	tants	Texts]				
 General Fail-safe 	^	Cycle							*
MPI/DP interface [X1] PROFINET interface [X2]			Ordo	monitoring	time	150	ma		
Startup Cycle	≡ -		Cycle	Cycle load d communica	ue to	20	%		
Clock memory Interrupts			Size of th	e process ir i	nage nput: [384			
Diagnostics system System diagnostics			Size of th	e process ir ou	nage itput: [384			
Time of day ▶ Web server		4	OB85 call i	fI/O access oc	error curs:	No OB85 call		•	
Operating mode	~								¥

Figuur 8.16: Instellen maximum scan cycle tijd.

8.6 Peripheral access

Zoals bekend maakt de PLC voor het starten van een scan cycle eerste een kopie van (een deel van) alle ingangen. Deze waarden worden dan in de *process image table* geplaatst. Het afvragen van ingangen vindt dan plaats met waarden uit deze tabel. Uitgangen worden eerst in de process image table geplaatst en pas aan het eind van de scan cycle naar buiten gestuurd (Bij Siemens is dat eigenlijk aan het begin van de scan cycle voordat de ingangen worden ingelezen.) De reden hiervoor is dat (in ieder geval voor de ingangen) de ingangswaarden consistent blijven tijdens het uitvoeren van een scan cycle.

Soms is het echter wenselijk om de momentane waarden van ingangen op te vragen. Een voorbeeld hiervan is bijvoorbeeld dat de ingangen buiten het bereik van de process image table liggen. Evenzo kan het nodig zijn om de uitgangen direct aan te sturen niet pas aan het eind van een scan cycle.

Het is mogelijk om ingangen op te vragen en uitgangen direct aan te sturen buiten de process image table om. Dat wordt *peripheral access* genoemd. Merk op dat peripheral access alleen met eenheden van byte, word en long word mogelijk zijn. Bits kunnen niet los worden opgevraagd of geschreven.

Peripheral access wordt tot stand gebracht door achter het adres de *qualifier* :P te plaatsen. Stel dat word-ingang IW272 moet worden ingelezen dan wordt dat met peripheral access dus %IW272:P.

Het is echter niet mogelijk om de qualifier :P in de PLC tags-tabel op te nemen zoals te zien is in figuur 8.17. Dat moet gebeuren in de bouwstenen als de adressen worden ingevoerd.

tut_	tut_peripheral + PLC_1 [CPU 315F-2 PN/DP] + PLC tags										
			4	📹 Tags 🔳 User constants 👷 Sy			🗶 Syste	stem constants			
1	🚅 🔮 📴 🖬 🖂 🔤										
P	PLC tags										
		Name	Tag table	Data type	Address		Retain	Acces	Visibl	Comment	
1	-00	ADC_VALUE	Default tag table 💌	Word 🔳	%IW272:P	-					
2		<add new=""></add>			Syntax charac uncheo the che	error in ter 7. Th cked cha ecked cl	address iere are a aracters f haracter :	at Idditional following sequence	×1		
	<			1111							>

Figuur 8.17: Foutieve invoer PLC tag met peripheral access.

In figuur 8.18 is zijn twee tags te zien. De qualifier : P is niet ingevoerd. In figuur 8.19 is een rung uit OB1 te zien. Hierin een een move-blok te zien. Aan de ingangskant is nu de tag ADC_VALUE met de qualifier : P te zien.

tut_	tut_peripheral → PLC_1 [CPU 315F-2 PN/DP] → PLC tags										
				4	Tags	🗉 User constants 🛛 👷 System con			em constants	;	
۵	2 2 B B M E										
Р	PLC tags										
		Name	Tag table	Data type	Address	Retain	Acces	Visibl	Comment		
1	-00	ADC_VALUE	Default tag table	Word	%IW272						
2	-00	INTERNAL_VALUE	Default tag table	Word	%MW20						
3		<add new=""></add>	-		1		V	V			
	<									>	

Figuur 8.18: Correcte invoer in de tags-tabel.



Figuur 8.19: Aanroep van peripheral access in OB1.

8.7 Schakelen tussen programmeertalen

Het is mogelijk om te schakelen tussen de programmeertalen LAD, FBD en STL. In figuur 8.20 is een rung te zien in LAD. Deze rung wordt omgezet naar FBD. Selecteer het blok dat omgezet moet worden en klik daarna op de rechter muisknop. Selecteer in het contextmenu Switch programming language en selecteer daarna FBD.



Figuur 8.20: Omzetten van een blok in LAD naar FBD.

In figuur 8.21 is het resultaat van de omzetting te zien.



Figuur 8.21: Het blok in FBD.

Het is op deze manier niet mogelijk om in Graph de programmeertaal van de overgangscondities te wijzigen. Dat moet op een andere manier gebeuren.

8.8 Importeren extern bronbestand

In TIA Portal is het mogelijk om externe bronbestanden te importeren. De volgende typen bronnen kunnen worden geïmporteerd: Statement List (STL)⁷, Structured Control Langu-

⁷ Het bestand moet de extensie .awl hebben wat staat voor Anweisungsliste.

age (SCL), Data Block (DB) en User Data Type (UDT). Deze laatste heet in TIA Portal PLC Data Type. LAD en FDB kunnen niet (direct) geïmporteerd worden.

Dubbelklik om een extern bronbestand in het project te integreren in de Project Tree op Add new external file. Zie figuur 8.22.



Figuur 8.22: Add new external file.

TIA Portal opent een dialoog waarin het externe bronbestand kan worden aangegeven. In dit geval betreft het een SCL-bestand. Zie figuur 8.23. Selecteer het bestand en klik op **0pen**.

TIA V14 Open	TIA Open 🔀											
SYSTEM (C:) • Users • jesse • My Documents • Automation •	- 🛃	Search Automation	2								
Organize 🔻 New folder			:==	• 🔟 🕜								
★ Favorites	Name ^	Date modified	Туре	Size								
🧫 Desktop) Sessions	19-12-2017 12:47	File folder									
Downloads	퉬 tut_graph	20-12-2017 11:08	File folder									
E Recent Places	🍌 tut_import_export	25-12-2017 18:53	File folder									
🔁 Libraries	🍌 tut_lad	19-12-2017 15:40	File folder									
Documents	戼 tut_peripheral	20-12-2017 15:20	File folder									
J Music	🍌 tut_test	25-12-2017 18:04	File folder									
Pictures	AverageTemp.scl	25-12-2017 18:01	SCL File	2 KB								
Videos	ConvertADCToTemp.sd	21-12-2017 11:38	SCL File	4 KB								
🤣 Homegroup												
I	•			•								
File n	File name: ConvertADCToTemp.scl											
			Open 🔻	Cancel								

Figuur 8.23: Selecteer extern bronbestand.

Het externe bronbestand wordt ingevoegd onder het onderdeel External source files. Het bronbestand kan nu als blok in het project worden toegevoegd door het om te zetten. Klik op de naam van het externe bronbestand met de rechter muisknop. Selecteer in het contextmenu de optie Generate blocks from source. Zie figuur 8.24.

Er volgt een waarschuwing dat een bestaand blok kan worden overschreven. Zie figuur 8.25. Klik op **ok**.

Project tree	🔲 ┥ tut_import_e	xport > PL	C_1 [CPU 315	5F-2 PN/DP]					
Devices									
	🔲 🗟 🔐 PLC_1 [C	PU 315F-2 PN/0	DP] 🔻 🖽		🔲 🔍 ±				
						A.C			
tut_import_export				2200	and a	SOC.			
💕 Add new device		er?		~°'	2730 stl				
Devices & networks	20		~	1610 M	o' 100				
PLC_1 [CPU 315F-2 PN/DP]	Ý		No.	4 4	<u>م</u>				
Device configuration	1	2	-	r 4 5	6 7	8	9	10	11
🖳 Online & diagnostics	Rail_0	12.00%	 		. — . –		_	_	
🔻 🛃 Program blocks	i								
📑 Add new block									
💶 Main [OB1]	103	r L	l∎≞						
🕨 🚂 Technology objects			•		: = :				
🔻 📷 External source files									
📑 Add new external file			-						
ConvertADCToTemp.scl	Open								
🕨 🎑 PLC tags	- open								
PLC data types	X Cut	Ctrl+X							
Watch and force tables	Сору	Ctrl+C							
🕨 📴 Online backups	Paste	Ctrl+V							
Device proxy data	X Delete	Del							
📴 Program info	Rename	F2							
🖙 PLC supervisions & alarms	💋 Go online	Ctrl+K							
🖹 PLC alarm text lists	Go offline	Ctrl+M							
🕨 🛅 Local modules	Start simulation	Ctrl+Shift+X							
Ungrouped devices									
🕨 🙀 Common data	Search in project	Ctrl+F							
Documentation settings	Generate blocks from	n source							
🕨 🚺 Languages & resources	Cross-references	F11							
Online access	Call structure								
Card Reader/USB memory	Assignment list								
	- Properties	AltiEnter							
	inoperues	Alt+Enter							





Figuur 8.25: Waarschuwing overschrijven blok.

Daarna volgt een scherm waarop de voortgang is te zien. Zie figuur 8.26.



Figuur 8.26: Voortgang conversie extern bronbestand naar blok.

Na het importeren is het blok toegevoegd aan de lijst met blokken. Zie figuur 8.27.



Figuur 8.27: Het blok is gegenereerd.

8.9 Exporteren naar een extern bronbestand.

In TIA Portal is het mogelijk om een blok te exporteren naar een extern bronbestand. De volgende programmeertalen kunnen geëxporteerd worden: Statement List (STL)⁸, Structured Control Language (SCL), Data Block (DB) en User Data Type (UDT). Deze laatste heet in TIA Portal PLC Data Type. LAD en FDB kunnen niet (direct) geïmporteerd worden. Daarvoor moeten ze eerst omgezet worden naar STL. Zie paragraaf 8.7. Graph kan niet geëxporteerd worden.

Selecteer het blok dat geëxporteerd moet worden. Klik daarna op de rechter muisknop en selecteer het menu-onderdeel **Generate source from blocks**→**Selected blocks only**. Zie figuur 8.28.

TIA Portal opent daarna een dialoog waarin wordt gevraagd om de bestandsnaam op te geven. Selecteer de juiste map en vul de bestandsnaam in en klik op **Save**. Zie figuur 8.29.

8.10 Dupliceren van een project

Van een project is eenvoudig een kopie (of duplicaat) te maken. Navigeer in Explorer naar de map waarin het project is opgeslagen en selecteer het project. Maak een kopie aan (rechter muisknop en dan Copy). Hernoem de kopie-map naar de gewenste naam. Navigeer vervolgens in de kopie-map. Daar is een projectbestand te vinden dat eindigt met de extensie ap14. Hernoem het bestand naar een nieuwe naam en laat de extensie intact. Er is nu een volledige kopie gemaakt van het project.

8.11 Flankdetectie in SCL

In LAD, FBD en STL is met eenvoudige bouwstenen of instructies mogelijk om een opgaande of neergaande flank te detecteren. In SCL bestaat zo'n functie niet, het moet zelf door de programmeur geprogrammeerd worden. Gelukkig is het eenvoudig te realiseren middels een merkerbit.

⁸ Het bestand krijgt de extensie .awl wat staat voor Anweisungsliste.

Project tree		tu	ıt_i	mpo	ort_expor	t → PLC_	1 [CPU 3	15F-2 PN/D	P] ► Pr	ogram	
Devices											
	🔲 🖻	10	ê .	šě	🔿 ± 🔍	E 3	🛛 ± 😥	رون 🚱 🕲	% 1	🕹 G	
			sr	lato	h						
tut_import_export				Na	me			Data type		Offset	
Add new device		1	-		Input						
📥 Devices & networks		2	-		s			Bool			
PLC_1 [CPU 315F-2 PN/DP]		з	-		R			Bool			
Device configuration		4			<add r<="" td=""><td>new></td><td></td><td></td><td></td><td></td></add>	new>					
🞖 Online & diagnostics		5	-	•	Output						
🔻 🔙 Program blocks		6			Z			Bool			
📑 Add new block		7			<add r<="" td=""><td>new></td><td></td><td></td><td></td><td></td></add>	new>					
📲 Main [OB1]		8		•	InOut				_		
🖶 srlatch [FC1]	Open										
🕨 🙀 Technology objects							D DO	(**) REGION			
🕨 🔚 External source files	K Cut					Ctrl+X	THEN				
🕨 🌄 PLC tags	Beste		Ctrl+C			Z := TRUE:					
PLC data types						Ctri+v	#R THEN				
Watch and force tables	Copya	is te	xt				:= FALSE;				
🕨 🙀 Online backups	X Delete					Del	F;				
🕨 🛄 Device proxy data	Renan	ne				F2					
🔤 Program info	Comp	ile				•	-				
🖙 PLC supervisions & alarms	Down	load	to d	evid	e						
PLC alarm text lists	of Go on	line				Ctrl+K					
Local modules	🖉 Go off	ine				Ctrl+M					
Ungrouped devices	Al Ouick	com					-				
🕨 🙀 Common data		com	par	-			_				
Documentation settings	Searc	h in I	proj	ect		Ctrl+F					
🕨 🐻 Languages & resources	Gener	ate s	sour	ce f	rom blocks	•	Sele	cted blocks o	only		
Online access	Y Cross-	refer	renc	es		F11	Including all dependent blocks				

Figuur 8.28: Selectie te exporteren blok.

V14 Save As				×	۱
SYSTEM (C	:) • Users • jesse • My Documents • Automation •		Search Automation		2
Organize 🔻 New folder				= - 📀	
Favorites	Name ^	Date modified	Туре	Size	
Nesktop]]] Sessions	19-12-2017 12:47	File folder		
Downloads	퉬 tut_graph	20-12-2017 11:08	File folder		
🔠 Recent Places	🐌 tut_import_export	25-12-2017 18:53	File folder		
🛁 Libraries	퉬 tut_lad	19-12-2017 15:40	File folder		
Documents	퉬 tut_peripheral	20-12-2017 15:20	File folder		
J Music	퉬 tut_test	25-12-2017 18:04	File folder		
Pictures	AverageTemp.scl	25-12-2017 18:01	SCL File	2 KB	
Videos	ConvertADCToTemp.scl	21-12-2017 11:38	SCL File	4 KB	
<u> </u>	•				٢
File name: srlatch	.sd			•	I
Save as type: SCL file	•s(*.sd)				Ì
					Ľ
Hide Folders			Save	Cancel	1

Figuur 8.29: Specificeer de naam van het te exporteren blok.

In figuur 8.30 te zien hoe een opgaande of neergaande flank gedetecteerd kan worden. Voor het detecteren van een opgaande flank wordt vergeleken of de huidige waarde van een ingang (of merker) logisch 1 is en de vorige waarde een 0. Zo ja, dan heeft de ingang een sprong gemaakt van 0 naar 1. Voor een neergaande flank is het precies andersom; als de huidige waarde een logische 0 is en de vorige waarde een 1 dan heeft de ingang een sprong gemaakt van 1 naar 0.

Het detecteren gebeurt tijdens het doorlopen van een scan cycle. In de volgende scan cycle is de huidige waarde dan natuurlijk de voorgaande waarde. Het merkerbit met de



Figuur 8.30: Huidige en voorgaande waarden bij flankdetectie.

voorgaande waarde moet dus aangepast worden.

De code is te zien in figuur 8.31. Het eerste deel zorgt voor detectie van de opgaande flank en het tweede deel zorg voor detectie van de neergaande flank. Let erop dat de voorgaande waarde bijgewerkt wordt, zie regel 20.

_					
	C/	SE FOR WHILE (* *) RECION			
"	··· (DF TO DO DO () REGION			
	1	// Detect rising edge			
	2 8	JIF "INPUT" = TRUE AND "INPUT_PREV" = FALSE THEN	١.	"INPUT"	%I8.O
	3	// Rising edge detected, do your stuff			
	4	"OUTPUT1" := TRUE;		"OUTPUT1"	%Q8.0
	5	ELSE			
	6	// Not a rising edge			
	7	"OUTPUT1" := FALSE;		"OUTPUT1"	%Q8.0
	8	END_IF;			
	9				
	10	// Detect falling edge			
	11 8	□IF "INPUT" = FALSE AND "INPUT_PREV" = TRUE THEN	•	"INPUT"	%I8.O
-	12	<pre>// Falling edge detected, do your stuff</pre>			
	13	"OUTPUT1" := TRUE;		"OUTPUT1"	%Q8.0
-	14	ELSE			
	15	// Not a falling edge			
	16	"OUTPUT1" := FALSE;		"OUTPUT1"	%Q8.0
	17	END_IF;			
	18				
	19	// Update previous value;			
	20	"INPUT_PREV" := "INPUT";	•	"INPUT_PREV"	%M8.0

Figuur 8.31: SCL-code voor het detecteren van een opgaande en neergaande flank.

8.12 Timers is SCL

In SCL is het mogelijk om timers te gebruiken. Zowel de Simatic als de IEC-timers worden ondersteund. Er worden voorbeelden gegeven van beide type timers.

8.12.1 Simatic timers

In dit voorbeeld wordt een Simatic timer gebruikt. Eerst wordt een tags-tabel opgesteld met diverse variabelen. Zie figuur 8.32.

De code voor instantiëring en gebruik van de timer is te zien in figuur 8.33. De timer gedraagt zich in SCL als een functie. Het heeft dan ook een teruggaveparameter (hier timer_val_return) van het type S5Time. De parameter T_NO het nummer van de timer. Dat mag van het type Timer zijn zoals in het voorbeeld te zien is, maar het mag ook een Int zijn. De parameter S is de startingang van de timer. Deze is van het type Bool. De parameter TV is de startwaarde van de timer. Deze is van het type S5Time. In het voorbeeld is een constante gebruikt. De parameter R is de resetingang van de timer van het type Bool. De parameter BI geeft de interne timerwaarde terug en is van het type Word. De laatste parameter, Q, is de Q-uitgang van de timer en is van het type Bool. Deze is (in dit geval)

tut	tut_scl_timer + PLC_1 [CPU 315F-2 PN/DP] + PLC tags + Default tag table [7]										
🥩 🥐 🖻 🖻 💖 🛍											
Default tag table											
	N	ame	Data type	Address	Retain	Acces	Visibl	Comment			
1	-00	start_timer	Bool	%18.0							
2	-00	timer	Timer	%ТО							
3	-00	reset_timer	Bool	%18.1			\checkmark				
4	-00	value_timer	Word	%MW20							
5	-00	output_timer	Bool	%Q8.0							
6	-00	timer_val_return	S5Time	%MW22							
7	-00	q_timer	Bool	%M8.0			\checkmark				
8		<add new=""></add>		I		V	v				

Figuur 8.32: Tags-tabel voor gebruik van een timer.

TRUE als de timer aan het aftellen is.

Het is mogelijk om de Q- en BI-parameters te gebruiken in vergelijkingen. Let er wel op dat BI van het type Word is en eerst omgezet moet worden naar een Int. Dat wordt gerealiseerd met de functie WORD_TO_INT. Verder is het mogelijk om de teruggaveparameter te vergelijken. Hier is echter eerst een conversie nodig van het type S5Time naar het type Time. Dit wordt gerealiseerd door de functie S5TIME_TO_TIME. Let erop dat de SCL-compiler de conversie niet zelf regelt. Dit wordt gedaan door de functies DT_TIME (FC6) en S5TI_TIM (FC33). Deze functies zijn te vinden onder Program blocks→System blocks→Program resources. Ze moeten met de overige blokken in de PLC geladen worden.

8.12.2 IEC timers

In dit voorbeeld wordt een IEC timer gebruikt. Eerst wordt een tags-tabel opgesteld met diverse variabelen. Zie figuur 8.34.

```
IF... CASE... FOR... WHILE.. (*...*) REGION
     // Instantiate timer 0
      "timer_val_return" := S_PEXT(T_NO:="timer", S:="start_timer", TV:=s5t#10s, R:="reset_timer", BI=>"value_timer", Q=>"q_timer");
  4 // Do something with value of g timer
  5 [IF "q_timer" = TRUE THEN
         // Do your stuff if Q output of timer is true
  6
          "output_timer" := TRUE;
     ELSE
         // Do your stuff if Q output of timer is false
  10
          "output_timer" := FALSE;
  11 END_IF;
  13 // Do something with the internal timer value
  14 pif WORD_TO_INT("value_timer") > 50 THEN
       // Do stuff if internal timer value > 50 ...
  15
          "output_timer" := TRUE;
  16
  17
    ELSE
       // ... do stuff if not
  18
  19
          "output_timer" := FALSE;
  20 END IF;
  21
 22 // Test the return value of the timer function
  23 pIF S5TIME_TO_TIME("timer_val_return") > T#10s THEN
         "output_timer" := TRUE;
 24
  25
     ELSE
          "output_timer" := FALSE;
  26
  27 END_IF;
```

Figuur 8.33: SCL-code voor het instantiëren en gebruiken van een Simatic timer.

tut_scl_timer_iec → PLC_1 [CPU 315F-2 PN/DP] → PLC tags → Default tag table [4]										
🛫 👻 🖻 🗄 😤 🛍										
Default tag table										
	1	Name	Data type	Address	Retain	Acces	Visibl	Comment		
1	-	start_timer	Bool	%18.0						
2	-	q_timer	Bool	%M8.0						
3	-	elapsed_time_timer	Time	%MD20						
4	-	output	Bool	%Q8.0						
5		<add new=""></add>				V	V			

Figuur 8.34: Tags-tabel voor gebruik van een IEC timer.

Een IEC timer wordt gerealiseerd door middel van een System Function Block (SFB). Bij het instantiëren van de timer wordt daarom ook eerst gevraagd naar het aanmaken van een datablok. Zie figuur 8.35. De naam van het datablok kan eventueel gewijzigd worden zoals in de figuur te zien is. Aangezien het hier niet om een "gebruikers"-blok gaat, wordt het datablok opgeslagen onder Program blocks—System blocks—Program resources.



Figuur 8.35: Aanmaken van een datablok voor gebruik van een IEC timer.

Na aanmaken van het datablok wordt in de SCL-editor de naam van het datablok gebruikt, samen met de naam van het type timer (in dit geval TP). De code is te zien in figuur 8.36.



Figuur 8.36: SCL-code voor het instantiëren en gebruiken van een IEC timer.

De timer heeft vier parameters. De parameter IN is van het type Bool en wordt gebruikt om de timer te starten. Een opgaande flank start de timer. De parameter PT is van het type Time (en niet S5Time) en bevat de te tellen tijd. De parameter Q van het type Bool. De werking is afhankelijk van het type timer. Bij het type TP is Q TRUE zolang de tijd niet verstreken is. De parameter ET is van het type Time een geeft de verstreken tijd aan.

Aangezien de parameteroverdracht via een datablok wordt geregeld is het mogelijk om de parameters via het datablok te manipuleren. In het codevoorbeeld is te zien dat de Qen EV-parameters op deze manier worden gebruikt in vergelijkingen. Hierdoor is mogelijk om de Q- en ET-parameters weg te laten bij de instantiëring. Ook kunnen de IN- en PTparameters op deze wijze worden toegekend. Ze moeten wel voorkomen in parameterlijst en gekoppeld worden aan bestaande variabelen of constanten.

8.13 Counters in SCL

Het is mogelijk om counters in SCL te gebruiken. Zowel de Simatic als de IEC counters worden ondersteund.

8.13.1 Simatic counters

In dit voorbeeld wordt een Simatic counter van het type S_{CU} gebruikt. Eerst wordt een tags-tabel opgesteld met diverse variabelen. Zie figuur 8.37.

tut_	tut_scl_counter → PLC_1 [CPU 315F-2 PN/DP] → PLC tags → Default tag table [8]											
∌	🛫 🔮 🗄 🐨 🛍											
1	Default tag table											
	N	lame	Data type	Address	Retain	Acces	Visibl	Comment				
1	-	set_counter	Bool	%18.0								
2	-	reset_counter	Bool	%18.1								
з	-	counter	Counter	%C0								
4	-	upcount_counter	Bool	%18.2								
5	-	value_counter	Word	%MW20								
6	-	q_counter	Bool	%M8.0								
7	-	counter_val_return	Word	%MW24								
8	-	output_counter	Bool	%Q8.0								

Figuur 8.37: Tags-tabel voor gebruik van een counter.

De code voor instantiëring en gebruik van de counter is te zien in figuur 8.38. De counter gedraagt zich in SCL als een functie. Het heeft dan ook een teruggaveparameter (hier counter_val_return) van het type Word. Merk op dat de teruggaveparameter weliswaar een Word is maar de counterwaarde als BCD-getal teruggeeft.

De parameter C_NO het nummer van de timer. Dat mag van het type Counter zijn zoals in het voorbeeld te zien is, maar het mag ook een Int zijn. De parameter CU is van het type Bool en zorgt ervoor dat de counterwaarde met één verhoogd wordt. De parameter S is ook van het type Bool en zorgt ervoor dat de counter geladen wordt met de *preload value*, de waarde die wordt gegeven aan de parameter PV. Merk op dat PV van het type Word maar geeft de counterwaarde in BCD-formaat weer. De parameter R is van het type Bool en zorgt ervoor dat de counterwaarde op O gezet wordt (reset).

De parameter CV is van het type Word en geeft de counterwaarde terug als een integer-getal (dus niet als BCD-getal). De parameter Q geeft aan of de counterwaarde groter is dan 0. In dat getal is de waarde van Q TRUE.

De Q-uitgang is te gebruiken in vergelijkingen om testen of de counter de waarde 0 (of

CONCEPT



Figuur 8.38: SCL-code voor het instantiëren en gebruiken van een counter.

niet) heeft. De CV-uitgang is te gebruiken in vergelijkingen. Merk op dat CV van het type Word is en eerst moet worden omgezet naar een Int. Dat wordt gedaan door de functie WORD_TO_INT. De teruggaveparameter kan ook gebruikt worden in vergelijking maar let erop dat deze waarde in BCD-formaat is. Om het te vergelijken met een integer moet de waarde eerst geconverteerd worden. Dat wordt gedaan door de functie BCD16_T0_INT.

Merk op dat de andere twee type counters, S_CD en S_CUD , ook andere parameters hebben.

8.13.2 IEC counters

In dit voorbeeld wordt een IEC counter gebruikt. IEC counters hebben een groter telbereik dan Simatic counters, van -32768 t/m 32767 (type Int). Eerst wordt een tags-tabel opgesteld met diverse variabelen. Zie figuur 8.39.

tut_scl_counter_iec + PLC_1 [CPU 315F-2 PN/DP] + PLC tags + Default tag table [4]										
🛫 👻 🖻 🖳 🖤 🛍										
Default tag table										
		Name	Data type	Address	Retain	Acces	Visibl	Comment		
1	-00	count_up_counter	Bool	%18.0			~			
2		reset_counter	Bool	%18.1		~	~			
З	-00	q_counter	Bool	%18.2		~	~			
4		count_value_counter	Int	%MW20						
5		<add new=""></add>				V	 Image: A start of the start of			

Figuur 8.39: Tags-tabel voor gebruik van een IEC counter.

Een IEC counter wordt gerealiseerd door middel van een System Function Block (SFB). Bij het instantiëren van de counter wordt daarom ook eerst gevraagd naar het aanmaken van een datablok. Zie figuur 8.40. De naam van het datablok kan eventueel gewijzigd worden zoals in de figuur te zien is. Aangezien het hier niet om een "gebruikers"-blok gaat, wordt het datablok opgeslagen onder Program blocks—System blocks—Program resources.

Call options		×
Single	Data block Name example_IEC_counter Number Manual Automatic If you call the function block as a single instance, the function block saves its data in its own instance data block.	,
	more	
	OK Cancel	

Figuur 8.40: Aanmaken van een datablok voor gebruik van een IEC counter.

Na aanmaken van het datablok wordt in de SCL-editor de naam van het datablok gebruikt, samen met de naam van het type counter (in dit geval CTU). De code is te zien in figuur 8.41.



Figuur 8.41: SCL-code voor het instantiëren en gebruiken van een IEC counter.

De counter heeft vijf parameters. De parameter CU is van het type Bool en wordt gebruikt om de counter met één te verhogen. De parameter R is van het type Bool en zet de counter op 0 (reset). De parameter PV is van het type Int. De parameter Q van het type Bool. De werking is afhankelijk van het type counter. In dit geval wordt Q TRUE als de counter de telwaarde bereikt die is opgegeven bij PV. De parameter CV is van het type Int een geeft de huidige telwaarde aan.

Aangezien de parameteroverdracht via een datablok wordt geregeld is het mogelijk om de parameters via het datablok te manipuleren. In het codevoorbeeld is te zien dat de Qen CV-parameters op deze manier worden gebruikt in vergelijkingen. Hierdoor is mogelijk om de Q- en CV-parameters weg te laten bij de instantiëring. Ook kunnen de IN-, R en PT-parameters op deze wijze worden toegekend. De R-parameter mag weggelaten worden in de parameterlijst, de andere twee niet. Ze moeten wel voorkomen in parameterlijst en gekoppeld worden aan bestaande variabelen of constanten.

Merk op dat de andere twee counters, naam CTD en CTUD, (ook) andere parameters hebben. Zo heeft de CTD een LD-parameter waarmee de tellerwaarde op een *preset value* kan worden ingesteld. Hier ontbreekt echter de R-parameter.

8.14 Wijzigen van de programmeertaal in Graph

Natuurlijk is de taal Graph zelf niet om te zetten naar een andere taal. Het gaat hierbij om de taal die gebruikt wordt bij het programmeren van de overgangscondities. Die kan ingesteld worden op LAD of FBD.

Klik onder het kopje Program blocks met de rechter muisknop op de FB waarin het Graphprogramma zich bevindt. Selecteer in het contextmenu de optie Properties. Er wordt nu een dialoog geopend waarin de taal te wijzigen in.

In het tabblad General is de optie General te vinden. Rechtsonder is dan de taal te wijzigen in LAD of FBD. Zie figuur 8.42.

General FE	supervision	definitions	
General	Conoral		
Information	General		
Time stamps			
Compilation		Name:	example_Graph
Protection		Type:	FB
Attributes			
		Language:	GRAPH
	•	Number:	1
	_		🔿 Manual
	•		Automatic
			С. С. С. С
	Block		
		Language in networks:	LAD 🗸
			LAD
			FRD

Figuur 8.42: Selectie van de taal van de overgangscondities bij een Graph-programma.

BIBLIOGRAFIE

Veel materiaal is tegenwoordig (alleen) via Internet beschikbaar. Voorbeelden hiervan zijn de datasheets van ic's die alleen nog maar via de website van de fabrikant beschikbaar worden gesteld. Dat is veel sneller toegankelijk dan boeken en tijdschriften. De keerzijde is dat websites van tijd tot tijd veranderen of verdwijnen. De geciteerde weblinks werken dan niet meer. Helaas is daar niet veel aan te doen. Er is geen garantie te geven dat een weblink in de toekomst beschikbaar blijft.

- [1] Siemens support website. URL: https://support.industry.siemens.com/ (bezocht op 02-01-2018)
 (blz. 11).
- [2] H. Berger. Automating with SIMATIC S7-300 inside TIA Portal. 2de ed. Publicis Publishing, 2014. ISBN: 978-3-89578-443-9 (blz. 11).
- [3] Siemens. S7-300 CPU 31xC and CPU 31x: Technical specifications. Mrt 2011. URL: https://cache. industry.siemens.com/dl/files/906/12996906/att_70325/v1/s7300_cpu_31xc_and_cpu_31x_manual_en-US_ en-US.pdf (bezocht op 03-01-2018) (blz. 14).
- [4] Siemens. SIMATIC S7-300, Module data. Jun 2017. URL: https://support.industry.siemens.com/cs/ attachments/8859629/s7300_module_data_manual_en-US_en-US.pdf?download=true (bezocht op 02-01-2018) (blz. 14).
- [5] Betatherm. Datasheet 10K3A542i. 2018. URL: http://www.farnell.com/datasheets/69441.pdf (bezocht op 03-01-2018) (blz. 46).

A. LAD-PROGRAMMA VERKEERSLICHTEN

Totally Integ Automation	grated Portal							
tut_lad / verkeersli	PLC_1 [cht [FC1]	CPU 315	6F-2 P	N/D	P] / Prog	ram bl	ocks	
vorkoorslicht F	Proportios							
Cananal	roperties							
General								50
Name	verkeerslich	it	Number	•	1		Туре	FC
Language	LAD		Number	ring	Automatic			
Information								
Title	Zeer eenvou steekplaats slichten.	udig voetover- met verkeer-	Author		JodB	JodB		
Family			Version		0.1		User-defined ID	
verkeerslicht								
Namo		Data tune	Offect	Defa	ultivalue	Cunor	Comment	
Name		Data type	Offset	Derau	lit value	vision	Comment	
Input								
Output								
InOut								
Temp								
Constant								
- Boturn								
 Return 								
verkeers	licht	Void						
Wil voetgange 1 naar 0 gaat	er oversteke en de SET-a - - - -	en? Vang de a sctie nog stee "drukknop1" "drukknop2" "timer.groen_ klaar" "reset"	Ctie in. F eds actie – CLK %MB.3 "voet_gezi flank"	Flankd f is.	etectie is noc "wet.gezien" - SR Q	dig omdat	voet_gezien na	aar 1 gaat als RESET van
Symbol "drukknop1"	Ac %	ddress		Type Bool		Comm	ient	
"drukknop2"	%1	8.1		Bool		Drukkr	2 מסו	
"reset"	%1	8.7		Bool		Reset	systeem	
"timer groen k	///	U8 2		Bool		Timer	voor groen klaar	met tiidmeten
"voot corier"	.iudi %1	10.2		Pocl		Veet	voor groen kiddl	met ujumeten
voet_gezien"	%			D001		voetga	anger gezien	
"voet_gezien_f	lank" %I	VI8.3		Bool		Flankd	etector voet_gez	tien
"voet_lampje"	%0	28.0		Bool		Voetga	anger gezien feed	dback lamp







B. FUNCTIE FC1 "ConvertADCToTemp"

In deze bijlage is de code afgebeeld van de functie ConvertADCToTemp. Maak een tekstbestand aan met een ASCII-editor zoals Notepad. Kopieer de code van deel 1 en deel 2 in het tekstbestand. Verander de extensie van .txt in .scl. De code kan via de importfunctie van TIA Portal in het project geladen worden. Zie daarvoor paragraaf 8.8.

```
1 FUNCTION "ConvertADCToTemp" : Real
2 TITLE = Convert ADC Value to Temperature
3 { S7_Optimized_Access := 'FALSE' }
4 AUTHOR : JodB
5 FAMILY : TEMP
6 NAME : TCONVERT
7 VERSION : 1.0
8 //
9 // This routine converts the raw temperature data from the self
10 // made NTC temp sensor to the temp in degree C.
11 11
              +24 V
                               The transfer function for Vout is:
12 //
13 //
                14 //
                Vout = Z * 24 V
15 //
               +-+
16 //
               17 //
            Rs | |
                               where
18 //
                                           Rntcp
               19 //
               +-+
                                    Z = -----
                                        Rs + Rntcp
20 //
                +----- Vout
21 //
22 //
          Т
                where
         +-+
               +-+
23 //
                                    Rntcp = \{A * exp (B/T)\} // Rin
24 //
         25 // Rin | |
              | | Rntc
                               with A and B being parameters of Rntc,
26 //
         and Rin being the input resistance of
27 11
         +-+
               +-+
28 //
                               the analog input.
          29 //
          +--
               -+
30 //
                31 //
               ===
32 //
33 // The tranfer function has to be rewritten to a function with
34 // T explicit. Note that T is in Kelvin.
35 // The raw ADC value has a maximum of C600 hex at 10.0 V and
36 // a minimum of 0000 hex at 0.0 V.
37 // Please note that with a high power supply voltage, the self
38 // heating effect of the NTC is considerable.
```

Listing B.1: Code van de functie ConvertADCToTemp (deel 1).

```
VAR_INPUT
1
        ADC_VALUE : Word; // ADC raw data
2
     END_VAR
3
     VAR_OUTPUT
5
        VNTC : Real; // Measured voltage across the NTC
6
        INTC : Real; // Calculated current through the NTC
7
                      // Calculated value of the NTC
8
        RNTC : Real;
        PNTC : Real; // Calculated power of the NTC
9
     END_VAR
10
     VAR_TEMP
12
        Z : Real;
                   // Transfer function of the voltage divider
        ZI : Int;
                   // For conversion from Word to Int
14
     END_VAR
15
16
     VAR CONSTANT
17
        VPOWER : Real := 24.0; // Power supply voltage
18
        VANALOG_MAX : Real := 10.0; // Maximum voltage on the ADC input
19
        ADCVALUE_AT_VANALOG_MAX : Int := 27648; // ADC value at maximum ADC voltage
20
        A : Real := 0.02010974; // A parameter of the NTC
21
        B : Real := 3899.387; // B (beta) parameter of the NTC
22
        RS : Real := 47000.0;
                               // Series resistor
23
        RIN : Real := 100000.0; // Imput resistance of the ADC input
24
        K_TO_C : Real := 273.15; // Conversion from Kelvin to Celsius
25
        DISSIPATION_CONSTANT : Real := 0.002; // Dissipation constant
26
     END_VAR
27
28
29
30 BEGIN
      // ADC value to integer
31
      #ZI := WORD_TO_INT(#ADC_VALUE);
32
33
      // Voltage measured
34
      #VNTC := (1.0 * #ZI) / #ADCVALUE_AT_VANALOG_MAX * #VANALOG_MAX;
35
36
      // Calculate Z as function of ...
37
      #Z := #VNTC / #VPOWER;
38
39
      // Rntc in Ohms. Function found with the aid of Maple 10.
40
      #RNTC := - (#VNTC * #RS * #RIN / (- #VPOWER * #RIN + #VNTC * #RIN + #VNTC * #RS));
41
42
      // Calculate current through the NTC
43
      #INTC := #VNTC / #RNTC;
44
45
      // Calculate power dissipated by the NTC
46
      #PNTC := #VNTC * #INTC;
47
48
      // Temperature in degree C. Function found with the aid of Maple 10. This is the
49
      // return value of the function. There is compensation for the self-heating effect
50
      #ConvertADCToTemp := #B / LN(#Z * #RS * #RIN / (#A * (#RIN - #Z * #RS - #Z * #RIN)))
51
           - #K_TO_C - #PNTC / #DISSIPATION_CONSTANT;
52
53 END_FUNCTION
```

Listing B.2: Code van de functie ConvertADCToTemp (deel 2).

C. FUNCTIE FC2 "CheckMinMax"

In deze bijlage is de code afgebeeld van de functie CheckMinMax. Maak een tekstbestand aan met een ASCII-editor zoals Notepad. Kopieer de code in het tekstbestand. Verander de extensie van .txt in .scl. De code kan via de importfunctie van TIA Portal in het project geladen worden. Zie daarvoor paragraaf 8.8.

```
1 FUNCTION "CheckMinMax" : Void
2 TITLE = Check Minimum and Maximum Temps
3 { S7_Optimized_Access := 'FALSE' }
4 AUTHOR : JodB
5 FAMILY : TEMP
6 NAME : CMM
7 VERSION : 1.0
     VAR_INPUT
8
        C_TEMPTOOHIGH : Real;
9
        C_TEMPTOOLOW : Real;
10
        TEMPERATURE : Real;
11
     END_VAR
13
     VAR_OUTPUT
14
        TEMPT00HIGH : Bool;
15
        TEMPTOOLOW : Bool;
16
     END_VAR
17
18
19
20 BEGIN
      IF #TEMPERATURE > #C_TEMPTOOHIGH THEN // If current temp too high...
21
          #TEMPT00HIGH := true;
                                                // signal it.
22
      ELSE
23
           #TEMPTOOHIGH := false;
24
      END_IF;
25
26
      IF #TEMPERATURE < #C_TEMPTOOLOW THEN // If current temp too low...
27
          #TEMPTOOLOW := true;
                                                // signal it.
28
      ELSE
29
           #TEMPTOOLOW := false;
30
      END_IF;
31
33 END_FUNCTION
```

Listing C.1: Code van de functie CheckMinMax.

D. FUNCTIE FC3 "Alarms"

In deze bijlage is de code afgebeeld van de functie Alarms. Maak een tekstbestand aan met een ASCII-editor zoals Notepad. Kopieer de code in het tekstbestand. Verander de extensie van .txt in .scl. De code kan via de importfunctie van TIA Portal in het project geladen worden. Zie daarvoor paragraaf 8.8.

```
1 FUNCTION "Alarms" : Void
2 TITLE = Alarms holding relay
3 { S7_Optimized_Access := 'FALSE' }
4 AUTHOR : JodB
5 FAMILY : TEMP
6 NAME : HOLD
7 VERSION : 1.0
     VAR_INPUT
8
        TEMPTOOHIGH : Bool;
9
        TEMPTOOLOW : Bool;
10
        RESETALARMS : Bool;
11
     END_VAR
12
     VAR_IN_OUT
14
        ALARMSHOLDING : Bool;
15
     END_VAR
16
17
18
19 BEGIN
      // This is the code of the alarms holding relay. If an alarm is triggered
20
      // the holding relay will be energized. If the alarms will disappear, the
21
      // alarms holding relay will still be energized.
22
      // The holding relay can be reset with a reset.
23
24
      IF #RESETALARMS THEN
25
           #ALARMSHOLDING := FALSE;
26
      ELSIF #TEMPTOOHIGH OR #TEMPTOOLOW THEN
27
           #ALARMSHOLDING := TRUE;
28
      END_IF;
29
30
31
32 END_FUNCTION
```

Listing D.1: Code van de functie Alarms.

E. FUNCTIEBLOK FB1 "AverageTemp"

In deze bijlage is de code afgebeeld van het functieblok AverageTemp. Maak een tekstbestand aan met een ASCII-editor zoals Notepad. Kopieer de code van deel 1 en deel 2 in het tekstbestand. Verander de extensie van .txt in .scl. De code kan via de importfunctie van TIA Portal in het project geladen worden. Zie daarvoor paragraaf 8.8.

Merk op dat een functieblok gebruikt maakt van een Instance Data Block. Bij compilatie van een functieblok wordt niet gevraagd welk datablok moet worden aangemaakt en gekoppeld. Dat gebeurt pas bij het aanmaken van een aanroep van het functieblok vanuit een ander blok, bijvoorbeeld OB1.

```
1 FUNCTION_BLOCK "AverageTemp"
2 TITLE = Calculate the average temperature over 10 entries
3 { S7_Optimized_Access := 'FALSE' }
4 AUTHOR : JodB
5 FAMILY : TEMP
6 NAME : AVERAGE
7 VERSION : 1.0
     VAR_INPUT
8
        RECORD_TEMP : Bool; // Flag to signal record of temperature
9
        CURRENT_TEMP : Real; // The temperature
     END_VAR
11
12
     VAR_OUTPUT
        AVERAGE_TEMP : Real; // The average temperature
14
     END_VAR
16
     VAR
17
        RECORD_TEMP_EDGE : Bool; // Edge flag for RECORD_TEMP
18
        INDEX : Int := 1; // The current index in the array
19
        TEMP : Array[1..10] of Struct // The temperatures and valid flags
20
           temperature : Real;
21
           valid : Bool;
22
        END_STRUCT;
23
     END_VAR
24
25
     VAR_TEMP
26
        LOOP_INDEX : Int; // Loop index to visit elements in array
27
        CUMU_TEMP : Real; // Sum of all the recorded temperatures
28
        NUMBER_VALID : Int; // Number of valid entries
2.9
30
     END_VAR
```

Listing E.1: Code van het functieblok AverageTemp (deel 1).

```
1
2
3 BEGIN
      // This routine records temperatures in an array and calculates the average
4
      // temperature over all valid entries. For recording a temperature, an edge
5
      // is detected on input RECORD_TEMP. The entries are recorded in an array
6
      // used as a circular buffer.
7
8
      // Should we record once?
9
      IF #RECORD_TEMP AND NOT #RECORD_TEMP_EDGE THEN
10
          // Do record it
11
          #TEMP[#INDEX].temperature := #CURRENT_TEMP;
          #TEMP[#INDEX].valid := TRUE;
          // Advance the index
14
          #INDEX := #INDEX + 1;
          // But if it is past the end, flip it to the begin
16
          IF #INDEX > 10 THEN
17
               #INDEX := 1;
18
          END_IF;
19
      END_IF;
20
      // Update edge relay
21
      #RECORD_TEMP_EDGE := #RECORD_TEMP;
22
23
      // Make sure we start at 0.0
24
      #CUMU_TEMP := 0.0;
25
      // Count the number of valid entries
26
      #NUMBER_VALID := 0;
27
      // Visit all array items and sum them
28
      FOR #LOOP_INDEX := 1 TO 10 BY 1 DO
29
          IF #TEMP[#LOOP_INDEX].valid THEN
30
               #CUMU_TEMP := #CUMU_TEMP + #TEMP[#LOOP_INDEX].temperature;
31
               #NUMBER_VALID := #NUMBER_VALID + 1;
32
          END_IF;
33
      END_FOR;
34
35
      // Calculate average, but note that if there are no valid entries,
36
      // we would get and division by zero error. So give back an
37
      // unrealisic average temperature
38
      IF #NUMBER_VALID = 0 THEN
39
          #AVERAGE_TEMP := -273.15;
40
      ELSE
41
          #AVERAGE_TEMP := #CUMU_TEMP / #NUMBER_VALID;
42
      END_IF;
43
44
  END_FUNCTION_BLOCK
45
```

Listing E.2: Code van het functieblok AverageTemp (deel 2).

F. OB35 "CyclicInterrupt"

In deze bijlage is de code afgebeeld van de Organization Block CyclicInterrupt. Maak een tekstbestand aan met een ASCII-editor zoals Notepad. Kopieer de code in het tekstbestand. Verander de extensie van .txt in .scl. De code kan via de importfunctie van TIA Portal in het project geladen worden. Zie daarvoor paragraaf 8.8. Let op: TIA Portal importeert dit bestand als OB0. Dit nummer is te wijzigen in de Properties van het blok.

```
1 ORGANIZATION_BLOCK "CyclicInterrupt"
2 TITLE = "Cyclic Interrupt"
3 { S7_Optimized_Access := 'FALSE' }
4 AUTHOR : JodB
5 FAMILY : TEMP
6 NAME : CYCINT
7 VERSION : 1.0
     VAR_TEMP
8
        OB35_EV_CLASS : Byte; // Bits 0-3 = 1 (Coming event), Bits 4-7 = 1 (Event class
9
            1)
        OB35_STRT_INF : Byte; // 16#36 (OB 35 has started)
10
        OB35_PRIORITY : Byte; // Priority of OB Execution
11
        OB35_OB_NUMBR : Byte; // 35 (Organization block 35, OB35)
12
        OB35_RESERVED_1 : Byte; // Reserved for system
13
        OB35_RESERVED_2 : Byte; // Reserved for system
14
        OB35_PHASE_OFFSET : Word; // Phase offset (msec)
        OB35_RESERVED_3 : Int; // Reserved for system
16
                              // Frequency of execution (msec)
        OB35_EXC_FREQ : Int;
17
        OB35_DATE_TIME : Date_And_Time; // Date and time OB35 started
18
     END_VAR
19
20
21
  BEGIN
22
      // Check if counter is expired (1 minute)
23
      IF "CYCLIC_INTERRUPT_COUNTER" = 599 THEN
24
          // If so, set RECORD_TEMP and start counting from 0
25
          "RECORD_TEMP" := TRUE;
26
          "CYCLIC_INTERRUPT_COUNTER" := 0;
27
      ELSE
28
          // If not, reset RECORD_TEMP and update counter
29
          "RECORD_TEMP" := FALSE:
30
          "CYCLIC_INTERRUPT_COUNTER" := "CYCLIC_INTERRUPT_COUNTER" + 1;
      END_IF;
32
33
  END_ORGANIZATION_BLOCK
34
```

Listing F.1: Code van Organization Block CyclicInterrupt.
G. PLC BLOCKS, ADRESSEN, MEMORY

De PLC beschikt over een aantal blocks, waarin programma en data gestructureerd kan worden.

Organization Blocks (OB)

OB's zijn de interfaces tussen het OS en het gebruikersprogramma. De belangrijkste OB is OB1: cyclic operation block, voer het programma "steeds" uit. Daarnaast zijn er tal van andere OB's. Dus: om een programma draaiend te krijgen moet ALTIJD OB1 gebruikt worden, ook al doet deze niets anders dan FB's of FC's aanroepen.

Function Blocks (FB)

Dit zijn blokken met parameteroverdrachtmogelijkheden en eigen geheugen. Dit geheugen voor dataopslag ligt in een DB en wordt persistent genoemd, dat wil zeggen dat een FB zijn eigen data kan bewaren over aanroepen heen. Voor C-programmeurs is het te vergelijken met static variabelen.

Functions (FC)

Dit zijn blokken die ook parameteroverdrachtmogelijkheden hebben, maar geen eigen geheugen. Nadat een functie klaar is, wordt alle data gewist. Typische voorbeelden zijn het berekenen van de wortel van een getal, grootste gemene deler. Functions kunnen waarden retourneren.

Data Blocks (DB)

Dit zijn de blokken waarin de data wordt opgeslagen. Ze kunnen maximaal 16420 bytes groot zijn.

System Function (SFC), System Function Blocks (SFB)

Deze zijn als FC en FB, maar nu met voorgeprogrammeerde functies, bijvoorbeeld communicatie over de bus. Deze zijn in de firmware van de PLC opgenomen.

Input- en outputadressen geconfigureerde PLC

De digitale ingangen lopen van I0.0 t/m I1.7. Hierin zijn 0 en 1 het input adresbyte en .0 en .7 het bitnummer binnen een adres. Er zijn in totaal 16 ingangen. De digitale uitgangen lopen van Q0.0 t/m Q1.7. Hierin zijn 0 en 1 het output adresbyte en .0 en .7 het bitnummer binnen een adres. Er zijn in totaal 16 uitgangen. De analoge ingangen zijn PIW272 t/m PIW278. De uitgangen zijn te vinden op PQW272 en PQIW274. Merk op dat het om PI en PQ gaat (buiten de process image table om) en dat het words zijn. Bv. PIW278 bestaat uit byte 278 en 279. De ingangen van de simulatiemodule lopen van I8.0 t/m I8.7. De uitgangen lopen van Q8.0 t/m Q8.7

Memory

Het geheugen loopt van M0.0 tot M2047.7. Het geheugen is ook byte-, word- en long wordadresseerbaar. Het is een algemeen geheugen dat gedeeld wordt met andere OB's, FB's en FC's.

H. FORMULES TEMPERATUURMETING

Een NTC-weerstand heeft een weerstandswaarde die aardig benaderd wordt met de formule:

$$R_{NTC} = A \cdot \mathbf{e}^{\frac{B}{T}} \tag{H.1}$$

A en B zijn hierin parameters van de NTC en T de temperatuur in Kelvin.

De overdracht van de spanningsdeler uit figuur 6.1 is als volgt te berekenen:

$$Z = \frac{V_{NTC}}{V_{POWER}} = \frac{R_{NTC}//R_{IN}}{R_S + R_{NTC}//R_{IN}}$$
(H.2)

Hierin is V_{POWER} de spanning van de voeding, V_{NTC} de spanning over de NTC, R_{NTC} de weerstand van de NTC, R_{IN} de ingangsweerstand van de analoge ingang en R_S de serieweerstand. Invullen van (H.1) en uitwerken levert de functie:

$$Z = \frac{R_{IN} \cdot A \cdot \mathbf{e}^{\frac{B}{T}}}{R_S \cdot R_{IN} + R_S \cdot A \cdot \mathbf{e}^{\frac{B}{T}} + R_{IN} \cdot A \cdot \mathbf{e}^{\frac{B}{T}}}$$
(H.3)

Hieruit is T (in Kelvin) te herleiden:

$$T = \frac{B}{\ln\left(\frac{Z \cdot R_S \cdot R_{IN}}{A \cdot (R_{IN} - Z \cdot R_S - Z \cdot R_{IN})}\right)}$$
(H.4)

 V_{NTC} is echter ook gelijk aan:

$$V_{NTC} = \frac{ADC_{VALUE}}{ADC_{VALUE_MAX}} \cdot V_{ANALOG_MAX}$$
(H.5)

Hierin is ADC_{VALUE} de huidige waarde van de ADC, ADC_{VALUE_MAX} de ADC-waarde bij de maximale analoge ingangsspanning en V_{ANALOG_MAX} de maximale analoge ingangsspanning. De overdracht *Z* is dan eenvoudig te bepalen uit het eerste deel van (H.2) en in te vullen in (H.4).

Formule H.2 is om te werken zodat R_{NTC} bepaald kan worden:

$$R_{NTC} = \frac{V_{NTC} \cdot R_S \cdot R_{IN}}{V_{POWER} \cdot R_{IN} - V_{IN} \cdot R_S - V_{NTC} \cdot R_{IN}}$$
(H.6)

Dan is ook de stroom I_{NTC} door de NTC te bepalen:

$$I_{NTC} = \frac{V_{NTC}}{R_{NTC}} \tag{H.7}$$

En het gedissipeerde vermogen is:

$$P_{NTC} = V_{NTC} \cdot I_{NTC} \tag{H.8}$$

De temperatuur *T* is ook als volgt te berekenen nu R_{NTC} bekend is:

$$T = \frac{B}{\ln R_{NTC} - \ln A} \tag{H.9}$$

De waarde van A is trouwens te *benaderen* door:

$$A = R_{25} \cdot \mathbf{e}^{\frac{B_{25}}{T_{25}}} \tag{H.10}$$

Hierin is R_{25} de weerstandswaarde van de NTC, B_{25} de betawaarde en T_{25} de temperatuur in K bij 25 °C. In de praktijk is het beter om A en B via *curve fitting* technieken te bepalen.

De NTC is een weerstand en weerstanden dissiperen vermogen. Daardoor warmen ze op. Zo ook dus de NTC. De dissipatieconstante DC geeft aan hoeveel vermogen wordt gedissipeerd bij een stijging van 1 °C. De temperatuurstijging als gevolg van de zelfopwarming is:

$$T_{self} = \frac{P_{NTC}}{DC} \tag{H.11}$$

Deze temperatuur moet dus afgetrokken worden van de berekende temperatuur in (H.4) en (H.9).

De volgende waarden⁹ voor de meetopstelling zijn:

$A = 0,020109745 \ \Omega$	$V_{POWER} = 24,0 \text{ V}$
B = 3899, 3874 K	$V_{ANALOG\ MAX} = 10,0$ V
$R_S = 47.000 \ \Omega$ (nominaal)	$ADC_{VALUE\ MAX} = 27648$
$R_{IN} = 100.000 \ \Omega$ (nominaal)	$^{\circ}$ C = K $-2\bar{73}, 15$
$DC = 2,0 \text{ mW/}^{\circ}C$	

Bij het ontbreken van de NTC (of defect) zal de spanning op de analoge ingang boven de "overflow range" stijgen. De spanning is dan:

$$V_{ANALOG_IN} = \frac{R_{IN}}{R_S + R_{IN}} \cdot V_{POWER} = \frac{100.000}{147.000} \cdot 24 = 16,33 \text{ V}$$
(H.12)

De maximale spanning op een analoge ingang mag 20 V bedragen.

⁹ A en B bepaald via curve fitting.